



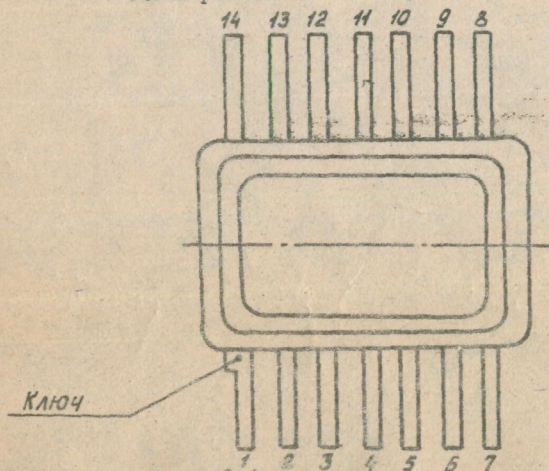
Микросхемы типов 249 ЛПА,
249 ЛПБ, 249 ЛПВ

Э Т И К Е Т К А

Микросхемы интегральные серии 249 предназначены для применения в радиоэлектронной аппаратуре специального назначения в качестве оптронных переключателей-инверторов.

Климатическое исполнение В.

Схема расположения выводов.



Масса не более 0,4 г.

Таблица назначения выводов

| Вывод | Цепь | Вывод | Цепь |
|-------|---------|-------|-------|
| 1 | Ключ | 8 | Вход |
| 2 | - | 9 | - |
| 3 | - | 10 | Выход |
| 4 | Питание | 11 | Земля |
| 5 | - | 12 | - |
| 6 | Вход | 13 | - |
| 7 | - | 14 | - |

Продолжение таблицы

| Наименование параметра, режим измерения, единица измерения | Буквенное обозначение | 249ЛПИА | | | | 249ЛПТБ | | | | 249ЛПТВ | | | | Температура, °С |
|---|-----------------------|----------|-----|-------|-----|----------|-----|-------|-----|----------|------|-------|--|------------------------|
| | | не менее | | более | | не менее | | более | | не менее | | более | | |
| | | 500 | 800 | 800 | 500 | 300 | 600 | 600 | 300 | 1000 | 1300 | 1200 | | |
| Время задержки распространения сигнала при включении (при U_n от 4,5 В до 5,5 В; I вх. и от 9 мА до 11 мА), нс | $t_{зд.р.}$ | 1,0 | | | | | | | | | | | | 25±10 -60±3 70±3 |
| Время задержки распространения сигнала при выключении (при U_n от 4,5 В до 5,5 В; I вх. и от 9 мА до 11 мА), нс | $t_{зд.р.}$ | 0,1 | | | | | | | | | | | | 25±10 -60±3 70±3 |
| Сопротивление изоляции (при $U_{из}$ от 90 В до 110 В), Ом | $R_{из}$ | 10^9 | | | | | | | | | | | | от -60±3 до 70±3 |
| Паразитная емкость (при $U_{из} = 0$), пФ | Спр | | 2 | | | | | | | | | | | от -60±3 до 70±3 |

Содержание драгоценных металлов в 1000 шт. микросхем

Золото 9,0992г

Серебро _____

в том числе :

Золото $7,63 \cdot 10^{-5}$ г/мм на 14 выводах длиной 4,5 *mm*

Цветных металлов не содержится.

Сведения о приемке

Микросхемы типа 249ДП1А соответствуют техническим условиям

ТТО.343.000 ТУ

Приняты по извещению № 97 от 27.0292



Указания по эксплуатации

1. Допустимое значение статического потенциала 30 В.
2. Проводить монтаж микросхем только в обесточенном состоянии.
3. Запрещается кручение выводов микросхемы вокруг оси и изгиб выводов в плоскости корпуса микросхемы. После формовки выводов обязательно производить их лужение, в том числе мест перегибов.
4. Во избежание ложных срабатываний микросхемы (через проходную емкость не более 2 пФ) не допускается изменение напряжения на входных выводах (относительно выходных) со скоростью большей 10^8 В/с. При наличии паразитной монтажной емкости между входными и выходными выводами микросхемы допустимая скорость изменения напряжения на входных выводах должна быть соответственно уменьшена.
5. Максимально допустимая длительность входного сигнала, при котором гарантируется работоспособность схемы, должна быть не более 0,005с. При этом величина потребляемой мощности не гарантируется.
6. При проведении измерений динамических параметров на входном контроле, а также при эксплуатации в аппаратуре у потребителя не допускается контактирование девятого вывода микросхемы с металлическими проводниками.
7. Допускается облужка девятого вывода.