

Формирователь импульсов переноса 24АП2 предназначен для формирования сигналов логического управления матрицами приборов с зарядовой связью в устройствах телевизионной аппаратуры.

Основные технические характеристики

Размах выходных сигналов	0,1 В.
Сопротивление нагрузки	не менее 2 кОм.
Тип ПЭС-матриц	576x512, 288x232.
Формируемые выходные сигналы:	
	импульсы управления секцией накопления,
	импульсы управления секцией памяти,
	импульсы фиксации,
	импульсы переноса накопления,
	импульсы переноса памяти,
	импульсы синхронизации осциллографа.
Напряжение питания	$6 \pm 0,3$ В.
Ток потребления	не более 3 мА.

Рекомендации по применению

Схема микросборки выполнена на интегральных микросхемах серии 765 типа КМОП, что обуславливает необходимость принятия мер по защите ее от воздействия статического электричества.

Следует учитывать, что сигнал, подаваемый на контакт 6, определяет частоту импульсов переноса.

Сигнал на контакте 8 определяет временное положение импульсов переноса относительно фронта гасящего импульса частоты полей, сигналы на контактах 18, 7, 9 и 16 определяют необходимый стандарт разложения. Длительность входного импульса на контакте 6 не должна быть менее 2 мкс.

Буферные каскады, входящие в состав микросборки, рекомендуется использовать для увеличения нагрузочной способности по ее основным выходам, причем первый буферный каскад работает с инверсией сигнала, а остальные три — без инверсии. Сигнал с контакта 24 рекомендуется использовать для синхронизации осциллографа с внутренним сопротивлением по входу внешней синхронизации не менее 3 кОм и емкостью не более 75 пФ.

Рекомендуемая схема включения микросборки приведена на рисунке.

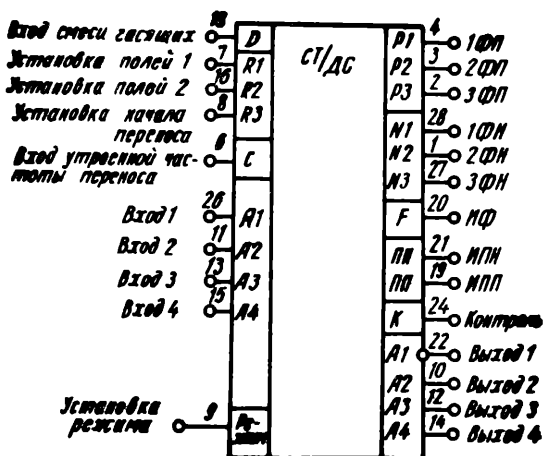


Схема включения микросборки 24АП2

Ел - I7, 1 - 5,25

В составе микросборки используются микросхемы серии 765.

Пример записи в конструкторской документации: микросборка 24АП2 ТЭЗ.448.001.