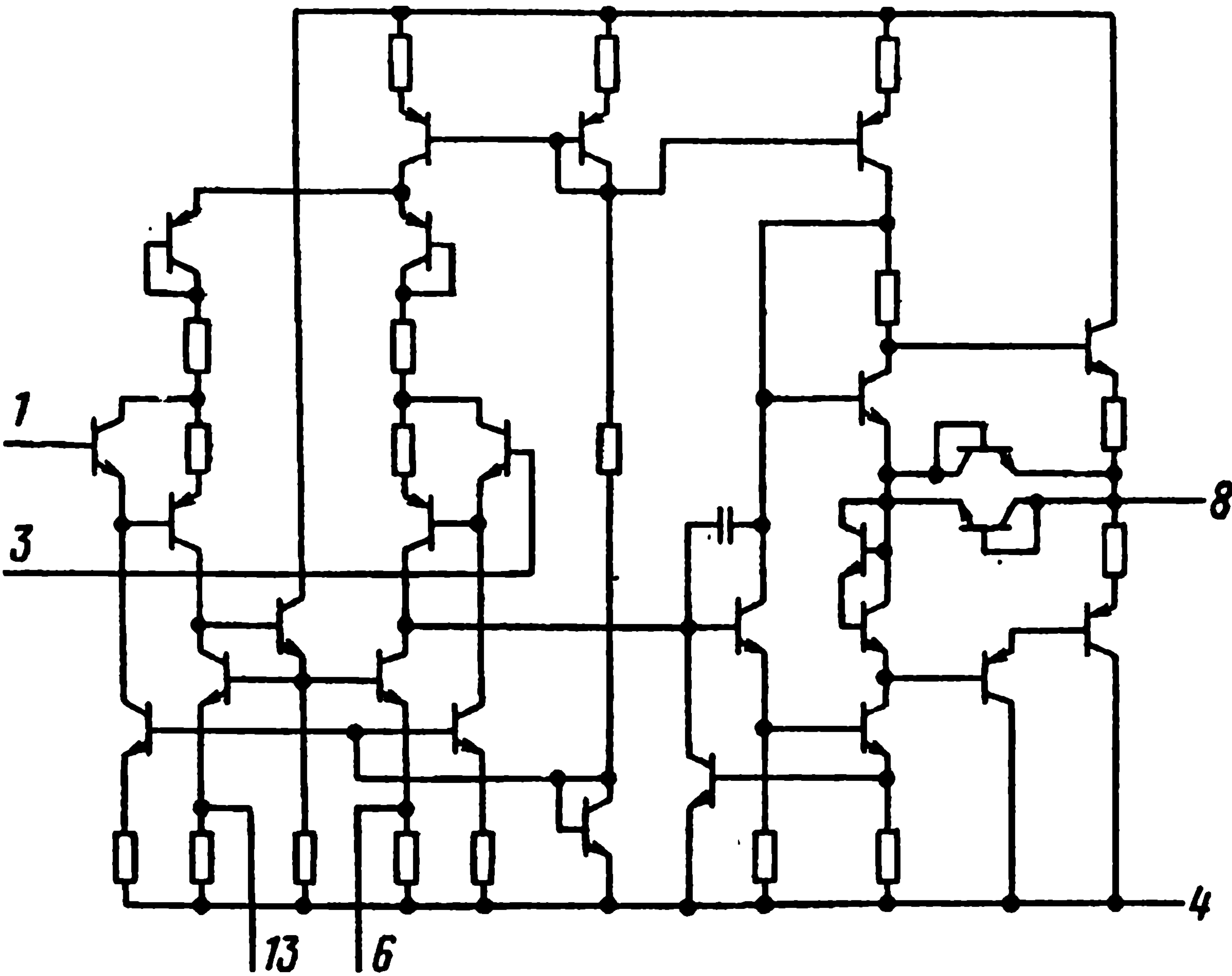


740УД4-1

Микросхема представляет собой операционный усилитель средней точности с малыми входными токами. Содержит 45 интегральных элементов. Бескорпусная ИС с гибкими выводами.



Назначение выводов: 1 — вход инвертирующий; 2, 5, 7, 9, 11, 12 — свободные; 3 — вход неинвертирующий; 4 — напряжение питания ($-U_n$); 6, 13 — балансировка; 8 — выход; 10 — напряжение питания (U_n).

Электрические параметры

Номинальное напряжение питания	$\pm 15 \text{ В} \pm 10\%$
Отрицательное выходное напряжение	$\geq 10,5 \text{ В}$
Положительное выходное напряжение	$\geq 12 \text{ В}$
Входной ток	$\leq 100 \text{ нА}$
Разность входных токов	$\leq 15 \text{ нА}$
Ток потребления от источника питания U_n	$\leq 2,8 \text{ мА}$
Ток потребления от источника питания $-U_n$	$\leq 3 \text{ мА}$
Коэффициент усиления напряжения	$\geq 50 \cdot 10^3$
Коэффициент ослабления синфазного напряжения	$\geq 70 \text{ дБ}$
Коэффициент влияния источника питания на напряжение смещения нуля	$\leq 200 \text{ мкВ/В}$
Частота единичного усиления	$\geq 1 \text{ МГц}$
Скорость нарастания выходного напряжения	$\geq 2,5 \text{ В/мкс}$