



Микросхема ЭКР1568РР1

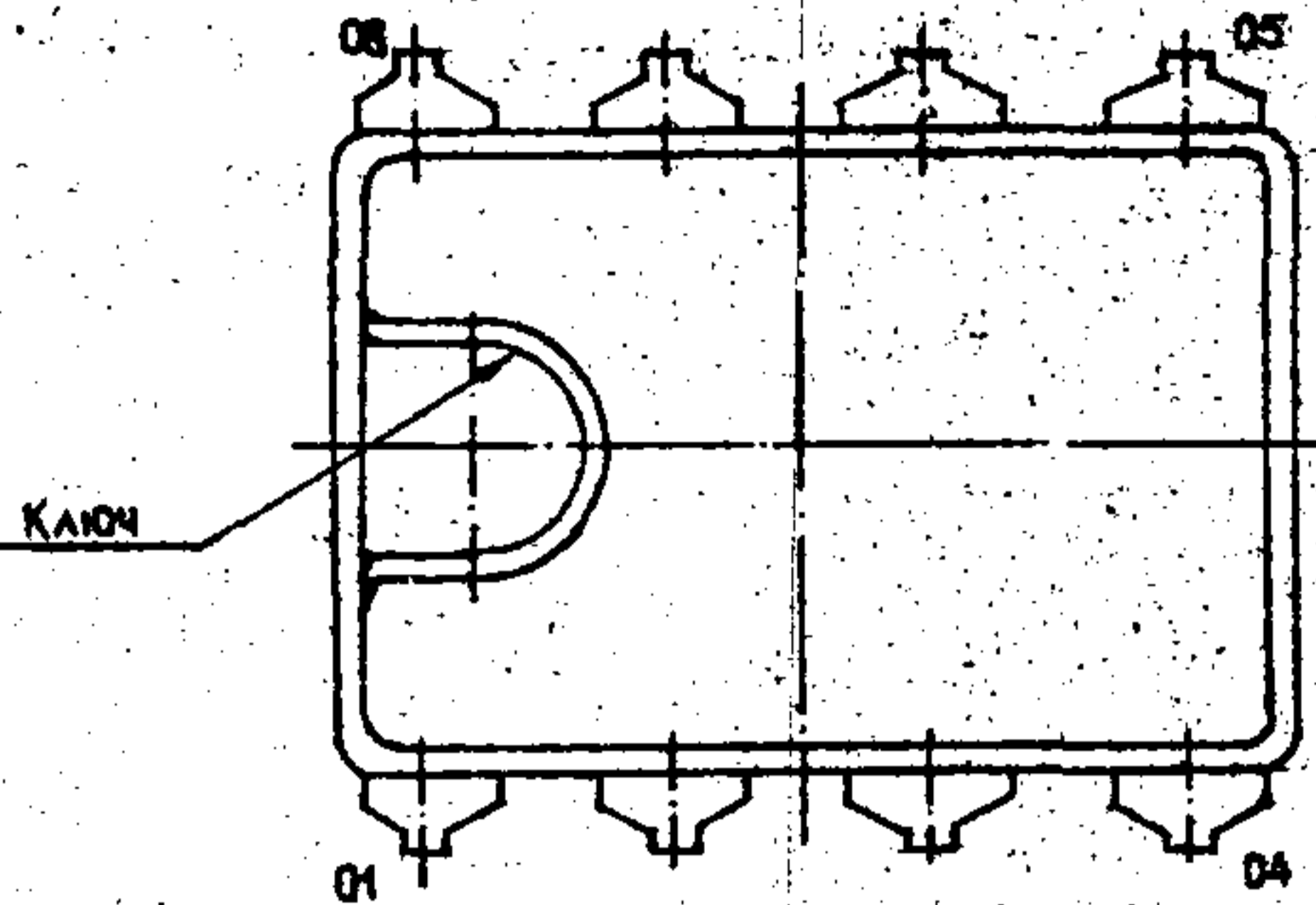
Э Т И К Е Т К А

Микросхема интегральная ЭКР1568РР1 - репрограммируемое ИЭУ с электрическим

стиранием и выходом на интерфейс

Схема расположения выводов

Таблица назначения выводов



Номер вывода	Назначение
01	Вход адреса A0
02	Вход адреса A1
03	Вход адреса A2
04	Общий вывод OV
05	Вход-выход сигнала "Последовательные данные" SDA
06	Вход сигнала "Последовательный такт" SCL
07	Вход сигнала "Тест" TEST
08	Вывод питания от источника напряжения U

Основные электрические параметры при $T_{amb} = (25 \pm 10)^\circ C$

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение	Норма	
		не менее	не более
Выходное напряжение низкого уровня, В $U_{cc} = 2,5 В, I_{OL} = 3 мА$	U_{OL}	—	0,4
Ток утечки низкого и высокого уровней на входе SCL, мкА $U_{IH} = U_{cc}, U_{IL} = 0 В$	I_{IL}, I_{IH}	—	10
Ток утечки высокого уровня на выходе, мкА $U_{OH} = U_{cc}$	I_{LOW}	—	10
Ток потребления в режиме хранения, мкА $t_{SCL} = 100 кГц$ $\frac{U_{cc} = 3,0 В}{U_{cc} = 6,0 В}$	I_{CCS}	—	$\frac{8,5}{10,0}$
Динамический ток потребления в режиме "считывание", мА $t_{SCL} = 100 кГц$ $\frac{U_{cc} = 3,0 В}{U_{cc} = 6,0 В}$	I_{CCRD}	—	$\frac{0,25}{1,6}$
Динамический ток потребления в режиме "запись/стирание", мА $t_{SCL} = 100 кГц$ $\frac{U_{cc} = 3,0 В}{U_{cc} = 6,0 В}$	$I_{CCWR/E}$	—	$\frac{0,35}{2,5}$
Частота следования импульсов тактовых сигналов, кГц	f	—	100
Входная емкость, пФ $U_I = 0 В$	C_I	—	7,0
Время неразрушаемого хранения информации, лет	t_S	10	—
Количество циклов стирания/записи байтов, шт.	—	10^4	—