

# 1107ПВ2, К1107ПВ2А, КР1107ПВ2

Микросхема представляет собой 8-разрядный АЦП параллельного типа с частотой преобразования 20 МГц и предназначена для преобразования видеосигналов в один из потенциальных кодов: двоичный (прямой или обратный) и дополняющий (прямой или обратный) в системах телевидения, автоматики, связи и вычислительной технике.

Не требует внешней схемы выборки-хранения. Совместима со схемами типа ТТЛ.

Содержит 15623 интегральных элемента. Корпус металлокерамический, типа 2136.64-1 (КР1107ПВ2 – 2136.64-5.01), масса не более 22г. Особенностью корпуса является наличие радиатора, выполненного в виде анодированной пластины из алюминиевого сплава.

## Электрические параметры

Номинальное напряжение питания:

$U_{П1}$	5 В ±5%
$U_{П2}$	-6В±3%
Выходное напряжение высокого уровня	> 2,4 В
Выходное напряжение низкого уровня	< 0,4 В
Напряжение смещения нуля на входе	-0,1...+ 0,1 В
Абсолютная погрешность преобразования в конечной точке шкалы	-0,1...+ 0,1 В
Ток потребления:	
при $U_{П1}$	35 мА
при $U_{П2}$	< -450 мА
Ток потребления от источника опорного напряжения	< 35 мА
Входной ток высокого уровня	< 75 мкА
Входной ток низкого уровня	<  —2  мА
Входной ток смещения нуля	< 500 мкА
Ток нагрузки выхода при напряжении высокого уровня	<  —0,4  мА
Ток нагрузки выхода при напряжении низкого уровня	< 2 мА
Нелинейность	-0,1...+0,1 МЗР
Дифференциальная нелинейность	-0,1...+0,1 МЗР
Нелинейность ХП	-1...1 МЗР
Время преобразования	< 100 нс
Время задержки выходного буферного регистра	< 50 нс
Апертурное время	10...22 нс
Апертурная неопределенность	< 60 пс
Входная емкость аналогового входа	< 300 пф
Монотонность ХП при скорости изменения входного сигнала	< 15 В/мкс
Сохраняемость	
1107ПВ2	25 лет
К1107ПВ2, КР1107ПВ2	12 лет
Минимальная наработка	50 000 ч
1107ПВ2	100 000 ч
К1107ПВ2, КР1107ПВ2	50 000 ч

## Предельно допустимые режимы эксплуатации

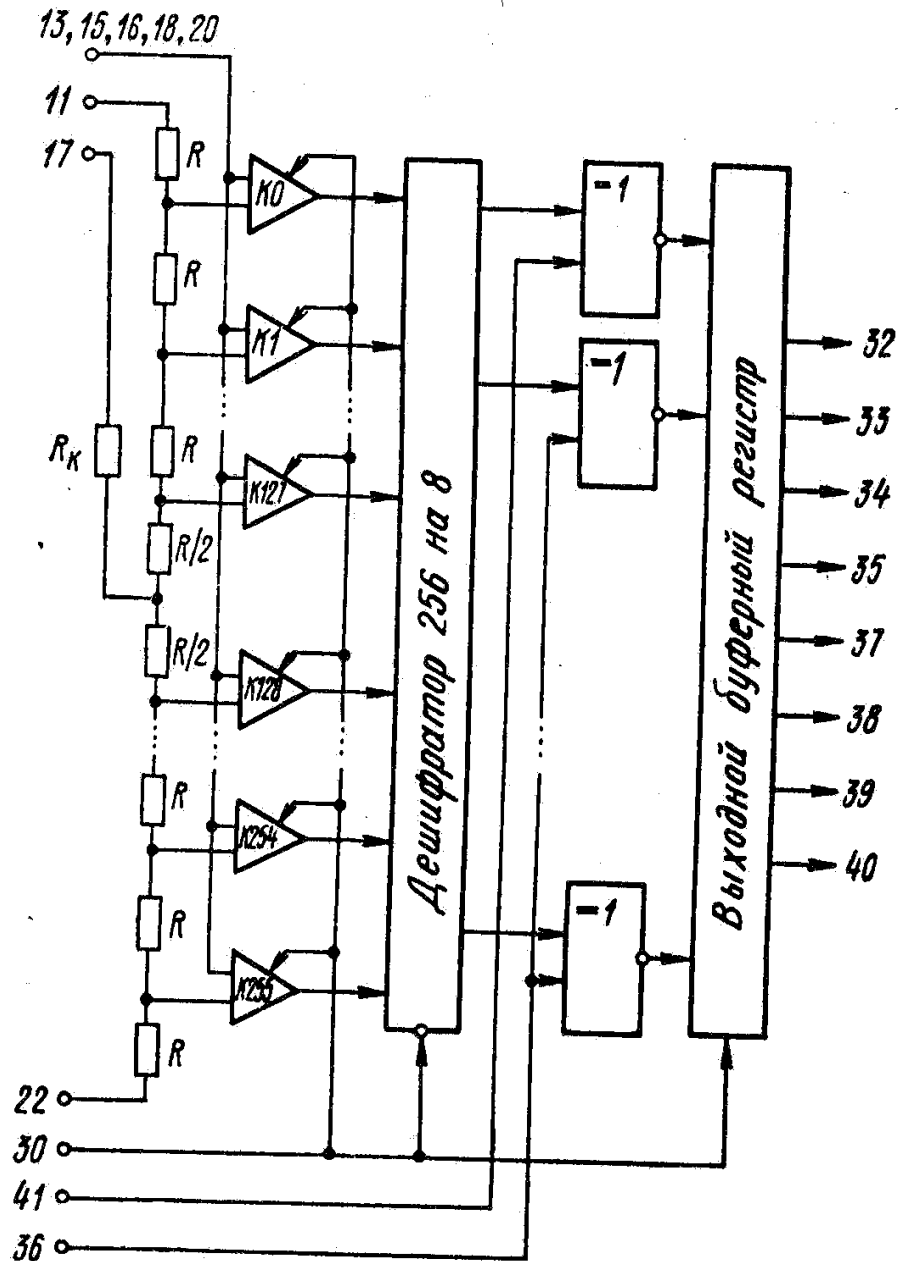
Напряжение питания:	
$U_{П1}$	4,75...5,25 В
$U_{П2}$	-6,18...-5,82 В
Входное напряжение	-2,1...+0,1 В
Входное напряжение высокого уровня	2,4...5 В
Опорное напряжение:	
$U_{ОП1}$	-0,1...0,1 В
$U_{ОП2}$	-2,1...-1,9 В
Максимальный ток нагрузки	2 мА
Температура окружающей среды	
1107ПВ2	-45...+70 °С
К1107ПВ2, КР1107ПВ2	-10...+70 °С

### Рекомендации по применению

Не рекомендуется подведения каких-либо электрических сигналов к корпусу и неиспользуемым выводам. Предусмотреть отдельные шины (связи) «цифровая земля» и «аналоговая земля» с соединением их только в одной точке на клемме источника питания. К выводам  $U_{П1}$  и  $U_{П2}$  необходимо подключение конденсаторов емкостью 10 мкФ и 0,1 мкФ, а к выводам  $U_{ОП1}$  и  $U_{ОП2}$  — конденсаторов емкостью 10 мкФ.

Назначение выводов: 1...10 — свободные; 11 — опорное напряжение ( $U_{ОП1}$ ); 13, 15, 16, 18, 20 — входы (аналоговый сигнал); 14, 19 — общий (аналоговая «земля»); 17 — вывод корректировки нелинейности; 22 — опорное напряжение ( $U_{ОП2}$ ); 28, 43 — напряжение питания ( $U_{П1}$ ); 29, 42 — общий (цифровая «земля»); 30 — тактовый сигнал; 32 — выход 8 (младший разряд); 33 — выход 7; 34 — выход 6; 35 — выход 5; 36 — вход 2, управление выходным кодом (УВК2); 37 — выход 4; 38 — выход 3; 39 — выход 2; 40 — выход 1 (старший разряд); 41 — вход 1, управление выходным кодом (УВК1); 47...50 — напряжение питания ( $-U_{П2}$ ); 12, 21, 23...27, 31, 44...46, 51...64 — свободные.

Функциональная схема КР1107ПВ2



Микросхема К1107ПВ2 является модификацией ИС К1107ПВ1 на 8 разрядов с сохранением основных схмотехнических решений, принципа и числа ступеней шифрации. При этом вторая ступень шифратора разбивается на четыре 6-разрядные секции, вместо двух 5-разрядных в АЦП К1107ПВ1.

Каждый из 25 компараторов напряжения прямым входом подключен к определенной точке резисторного делителя опорного напряжения, инвертирующие входы компараторов объединены и образуют аналоговый вход АЦП. Линейка компараторов формирует унитарный («термометрический») код, соответствующий уровню входного напряжения. Делителем опорного напряжения, формирующим пороговый уровень компараторам, служит низкоомный резисторный делитель. Варьируя опорными напряжениями на входах делителя можно компенсировать абсолютную погрешность преобразования в конечной точке шкалы и напряжение смещения нуля на входе. Вывод от средней точки делителя служит для корректировки нелинейности (подключая его к верхнему или нижнему входам делителя опорного напряжения в зависимости от знака нелинейности, можно скорректировать нелинейность на  $\pm 0,25$  МЗР). Унитарный код линейки компараторов преобразуется в 8-разрядный код дешифратором, построенным на схемах И и ИЛИ.

Логические схемы Иключающее ИЛИ имеют внешние входы «управление выходным кодом, вход 1» и «управление выходным кодом, вход 2», по которым имеется возможность сигналами ТТЛ управлять типом выходного кода. Тип выходного кода можно задавать и при помощи постоянных уровней напряжений: подключение к напряжению +5 В будет соответствовать высокому уровню, а к шине — низкому уровню.

Работой АЦП управляет один тактовый сигнал. Выборка производится (стробируются компараторы) через 10...22 нс после прохождения переднего фронта тактового сигнала. Кодирование производится после прохождения заднего фронта тактового импульса, результат его передается в выходной регистр одновременно с передним фронтом очередного тактового импульса. Задержка цифрового выхода  $t_{D0}$  не превышает 50 нс. Это дает возможность передним фронтом очередного тактового импульса производить следующую выборку, т.е. в момент, когда на выходе получается результат n-ой выборки на входе производится n+2 выборка, а результат n+1 выборки хранится в промежуточной ступени. Минимальные длительности импульса и паузы между импульсами, определяемые длительностью переходных процессов в отдельных ступенях АЦП в заданном диапазоне температур, определяют тактовую частоту ( $f_{\text{СМАХ}} > 20$  МГц). Время преобразования АЦП определяется по формуле  $T_c = 1/f_{\text{СМАХ}} + t_{D0}$ . Кодирование входного сигнала приводится в таблице.

Ступенька характеристики преобразования	Напряжение на входе, В	Двоичный код		Дополнительный код	
		Прямой	Обратный	Прямой	Обратный
		УВК1 – «1» УВК2 – «1»	УВК1 – «0» УВК2 – «0»	УВК1 – «1» УВК2 – «0»	УВК1 – «0» УВК2 – «0»
000	0,0000	00000000	11111111	10000000	01111111
001	–0,0078	00000001	11111110	10000001	01111110
002	–0,0156	00000010	11111101	10000010	01111101
⋮	⋮	⋮	⋮	⋮	⋮
127	–0,9961	01111111	10000000	11111111	00000000
128	–1,0039	10000000	01111111	00000000	11111111
129	–1,0117	10000001	01111110	00000001	10000000
⋮	⋮	⋮	⋮	⋮	⋮
254	–1,9922	11111110	00000001	01111110	10000001
255	–2,0000	11111111	00000000	01111111	10000000