

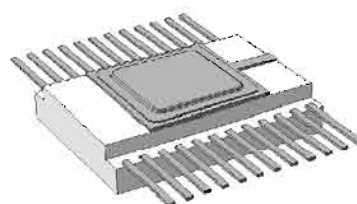


НТЦ СИТ

ЧЕТЫРЕХКАНАЛЬНЫЙ БИПОЛЯРНЫЙ КОММУТАТОР ТОКА С ЛОГИКОЙ НА ВХОДЕ

ОСОБЕННОСТИ

- Номинальное напряжение питания логической части микросхемы $U_{CC1} = 5 \text{ В}$.
- Номинальное напряжение питания аналоговой части микросхемы $U_{CC1} = -5 \text{ В}$
- Коммутируемое напряжение $U_s = 13.5 - 29.7 \text{ В}$.
- Максимальный ток 0.2 А
- Ток потребления от источника $U_{CC1} = 50 \text{ мА}$
- Ток потребления от источника $U_{CC2} = 120 \text{ мА}$
- Ток потребления по аналоговому входу $= 15 \text{ мА}$



Корпус 4118.24-1Н
Типономинал K1109KT8

ОПИСАНИЕ ВЫВОДОВ

Номер вывода	Обозначение	Назначение вывода
1	UCC1	Питание +5 В
2	ARD1	Вход адреса считывания 1
3	UCC3	Питание +27 В
4	F1	Выход формирователя 1
5	F2	Выход формирователя 2
6	UCC2	Питание минус 5 В
7	F3	Выход формирователя 3
8	F4	Выход формирователя 4
9	OV	Общий вывод
10	CH	Контрольный вывод
11	INV	Вход инверсии формирователя 1
12	EWR6	Вход разрешения записи 6
13	EWR4	Вход разрешения записи 4
14	EWR2	Вход разрешения записи 2
15	EWR5	Вход разрешения записи 5
16	EWR3	Вход разрешения записи 3
17	EWR1	Вход разрешения записи 1
18	AWR1	Вход адреса записи в разряд 1 дешифратора
19	AWR2	Вход адреса записи в разряд 2 дешифратора
20	D4	Информационный вход 4 разряда регистров
21	D3	Информационный вход 3 разряда регистров
22	D2	Информационный вход 2 разряда регистров
23	D1	Информационный вход 1 разряда регистров
24	ARD2	Вход адреса считывания 2

ЭЛЕКТРИЧЕСКИЕ ХАРАКТЕРИСТИКИ

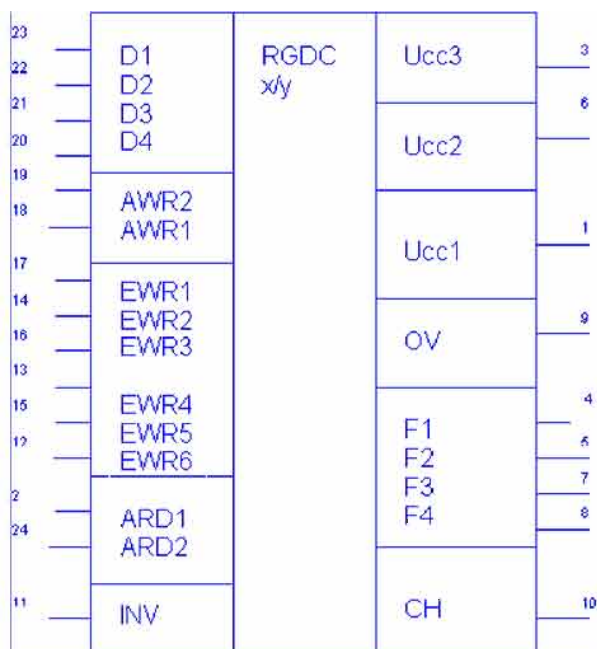
При $T_j = +25^\circ\text{C}$, если не указано другое.

Наименование параметра, ед. измерения	Букв. обозн.	Норма не менее	Норма не более	Режим измерен.
1. Остаточное напряжение, В $I_s = 0.2\text{A}$ $I_s = 0.02\text{A}$	U_{DC}	- -	1.5 1.0	
2. Выходное напряжение низкого уровня контрольного выхода, В	U_{OLCH}	-	0.4	
3. Выходное напряжение высокого уровня контрольного выхода, В	U_{OHCH}	2.4	-	
4. Входной ток низкого уровня, мА по входам: DI-D4 EWR1-EWR6, AWR1, AWR2, ARD1, ARD2, IN	I_{IL}	- - -	0.18 0.36 0.36	
5. Входной ток высокого уровня, мкА по входам: D1-D4 EWR1-EWR6, AWR1, AWR2, ARD1, ARD2, IN	I_{IH}	- - -	20 40 40	
6. Ток потребления от источника U_{CC1} , мА	I_{CC1}	-	50	
7. Ток потребления от источника U_{CC2} , мА	I_{CC2}	-	120	
8. Ток потребления по аналоговому входу, мА	I_{CC}	-	15	
9. Ток утечки аналогового входа, мкА	I_{LC}	-	100	
10. Ток утечки аналогового выхода, мкА	I_{LD}	-	100	
11. Выходной ток низкого уровня в состоянии "Выключено", мкА	I_{OZL}	-	30	
12. Выходной ток высокого уровня в состоянии "Выключено", мкА	I_{OZH}	-	30	
13. Время задержки распространения сигнала при включении, мкс ($U_s = 27\text{В}$)	t_{PHL}	-	2.5	
14. Время задержки распространения сигнала при выключении, мкс ($U_s = 27\text{В}$)	t_{PLH}	-	3.5	

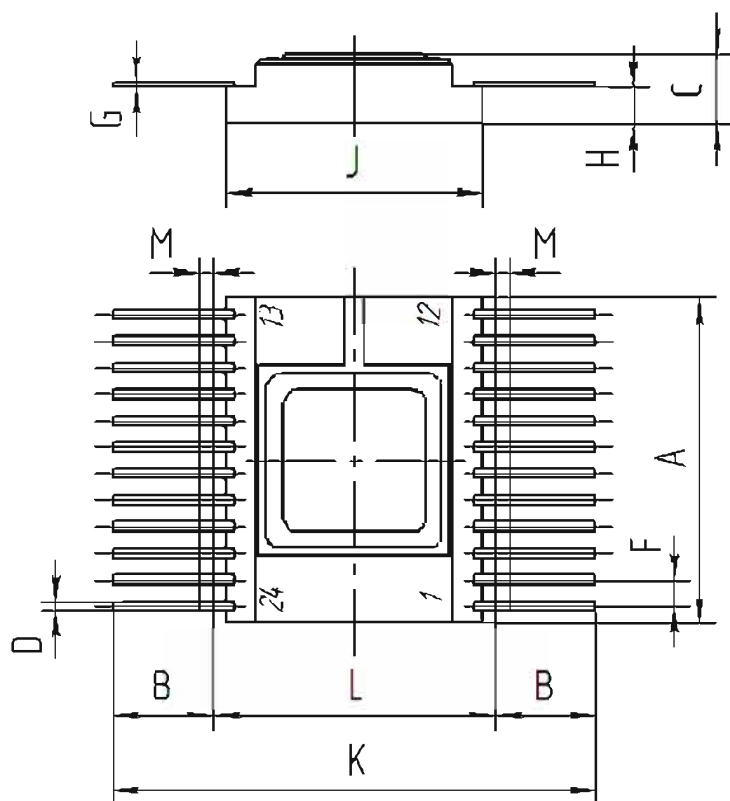
МАКСИМАЛЬНЫЕ ЗНАЧЕНИЯ РЕЖИМОВ

Наименование параметров режима, единица измерения	Букв обознач	Норма				Время воздействия предельного режима, мкс	Примечание
		предельно-допустимый режим		предельный режим			
		не менее	не более	не менее	не более		
Управляющее напряжение низкого уровня, В	$U_{\text{П}}$	0	0.7	-0.5	-	-	1
Управляющее напряжение высокого уровня, В	$U_{\text{ПН}}$	2.0	5.5	-	6.0	-	1
Напряжение питания логической части микросхемы, В	U_{CC1}	4.5	5.5	-	6.0	30	1
Напряжение питания аналоговой части микросхемы, В $I_s = 200 \text{ мА}$ $I_s = 20 \text{ мА}$	U_{CC2}	-5.5	-4.5	-6.0	-	30	1
		-5.5	-2.7	-6.0	-	30	
Коммутируемое напряжение, В	U_s	13.5	29.7	-	30	-	1
Входное напряжение, В	U_1	0	5.5	-0.5	6.0	30	1
Коммутируемый ток, А втекающий вытекающий ($U_s = 27 \text{ В}$)	I_s	-	0.2	-	-	30	1 2
		0.5	-	-	0.25		
Рабочая частота записи информации в регистры, МГц	f	-	1.0	-	-	-	

Примечания: 1. Для предельного режима скважность $Q > 10$.
2. В течение времени не менее 4 мкс.



ГАБАРИТНЫЙ ЧЕРТЕЖ КОРПУСА 4118.24-1Н



МИЛЛИМЕТРЫ		
	МИН	МАКС
A	15,2	15,6
B	4,2	4,8
C	---	3,2
D	0,31	0,45
F	1,25	
G	0,13	0,2
H	1,3	1,8
J	11,8	12,2
K	21	22,8
L	---	13,2
M	---	0,7

