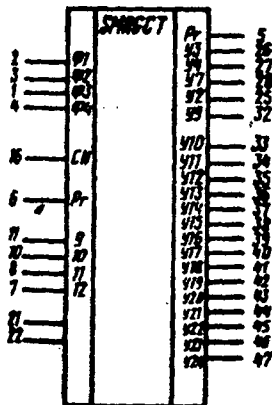


K145ИК1802

Микросхема представляет собой оперативное устройство для применения совместно с микросхемой K145ИК1508 в микрокалькуляторах для экономических, бухгалтерских расчетов с механическим печатающим устройством. Она обеспечивает ввод целых и смешанных чисел с клавиатуры в регистр печати, операционный регистр с естественным представлением запятой в диапазоне от $\pm (0,00000000001\dots99999999999)$, управление шестнадцатипозиционным механическим устройством DK 278, подготовку и вывод входной и выходной информации на дисплей, автоматическую простановку двух и трех нулей при вводе числа, смену знака числа, выбор естественного или фиксированного положения запятой при выводе числа на печать и дисплей, выбор режима округления (с округлением по признаку $5/4$, округление при любой значащей цифре кроме нуля, без округления) при выводе числа на печать и дисплей, выбор режима работы (без печати, с печатью), печать введенного числа без его ввода в оперативную память микрокалькулятора, протяжку бумаги, выдачу управляющих кодов микросхеме K145ИК1508. Выполнена по технологии МОПТ с индуцированным каналом. Содержит 12 417 интегральных элементов. Корпус типа 244.48-5, масса не более 7 г



Условное графическое обозначение К145ИК1802

Назначение выводов: 1 — тактовый сигнал $\Phi 3$; 2 — тактовый сигнал $\Phi 1$; 3 — тактовый сигнал $\Phi 2$; 4 — тактовый сигнал $\Phi 4$; 5 — выход динамического регистра (P_r); 6 — вход P_r ; 7 — вход 12; 8 — вход 11; 9, 12, 13, 14, 15, 17, 18, 19, 20, 23, 29, 30, 31 — свободные; 10 — вход 10; 11 — вход 9; 16 — вход СИ; 21 — вход К1; 22 — вход К2; 24 — общий; 25 — выход Y2; 26 — выход Y3; 27 — выход Y4; 28 — выход Y7; 32 — выход Y9; 33 — выход Y10; 34 — выход Y11; 35 — выход Y12; 36 — выход Y13; 37 — выход Y14; 38 — выход Y15; 39 — выход Y16; 40 — выход Y17; 41 — выход Y18; 42 — выход Y19; 43 — выход Y20; 44 — выход Y21; 45 — выход Y22; 46 — выход Y23; 47 — выход Y24; 48 — напряжение питания.

Электрические параметры

Номинальное напряжение питания	-27 В 5%
Выходное напряжение низкого уровня:		
на управляющий выходах	< -1 В
на выходах СИ, P_r , внешней коммутации (ВК)		< -2 В
Выходное напряжение высокого уровня		
на управляющий выходах		> -2,5 В
на выходах СИ, P_r , внешней коммутации		> -9,5 В
Напряжение лог 1 тактовых сигналов		-25,6...-28,4 В
Напряжение лог 0 тактовых сигналов		0...-0,5 В
Напряжение лог 1 сигнала входной информации		-8,5...-28,4 В

Напряжение лог. 0 сигнала входной информации	0...-2 В
Помехоустойчивость	> -1 В
Динамический ток потребления	< 2 мА
Ток утечки:	
по выводам тактовых сигналов $\Phi 1, \Phi 3$	< 5 мкА
по выводам тактовых сигналов $\Phi 2, \Phi 4$	< 3 мкА
по входам	< 1 мкА
Входной ток:	
по входам K	< 0,5 мА
по остальным входам	< 0,1 мА
Период следования импульсов тактовых сигналов	5...25 мкс
Время перекрытия импульсов тактовых сигналов $\Phi 1$ и $\Phi 2, \Phi 3$ и $\Phi 4$	> 0,9 мкс
Интервалы времени между импульсами тактовых сигналов $\Phi 2$ и $\Phi 3, \Phi 2$ и $\Phi 4, \Phi 4$ и $\Phi 1, \Phi 4$ и $\Phi 2$	0,1...12,5 мкс
Длительность фронта и спада импульсов тактовых сигналов $\Phi 1, \Phi 2, \Phi 3, \Phi 4$	0.. 2 мкс
Длительность импульсов тактовых сигналов	
$\Phi 1, \Phi 3$	> 0,9 мкс
$\Phi 2, \Phi 4$	> 1,8 мкс
Выходное сопротивление управляющих входов:	
в состоянии лог. 0	< 1 кОм
в состоянии лог. 1	> 1000 кОм
Сопротивление нагрузки на выходах $СИ, P_r, BK$	> 1 МОм
Емкость нагрузки:	
на управляющих выходах	< 500 пФ
на выходах $СИ, P_r, BK$	< 60 пФ
Входная емкость	< 10 пФ
Емкость выводов тактовых сигналов	
$\Phi 1, \Phi 3$	< 250 пФ
$\Phi 2, \Phi 4$	< 180 пФ

Предельно допустимые режимы эксплуатации

Максимальное отрицательное напряжение на выводах	< -30 В
Максимальный ток, вытекающий по выводу «корпус» при положительных напряжениях на остальных выводах	< -1 мА
Максимальная рассеиваемая мощность	< 250 мВт
Температура окружающей среды	- 10...+ 55 °С