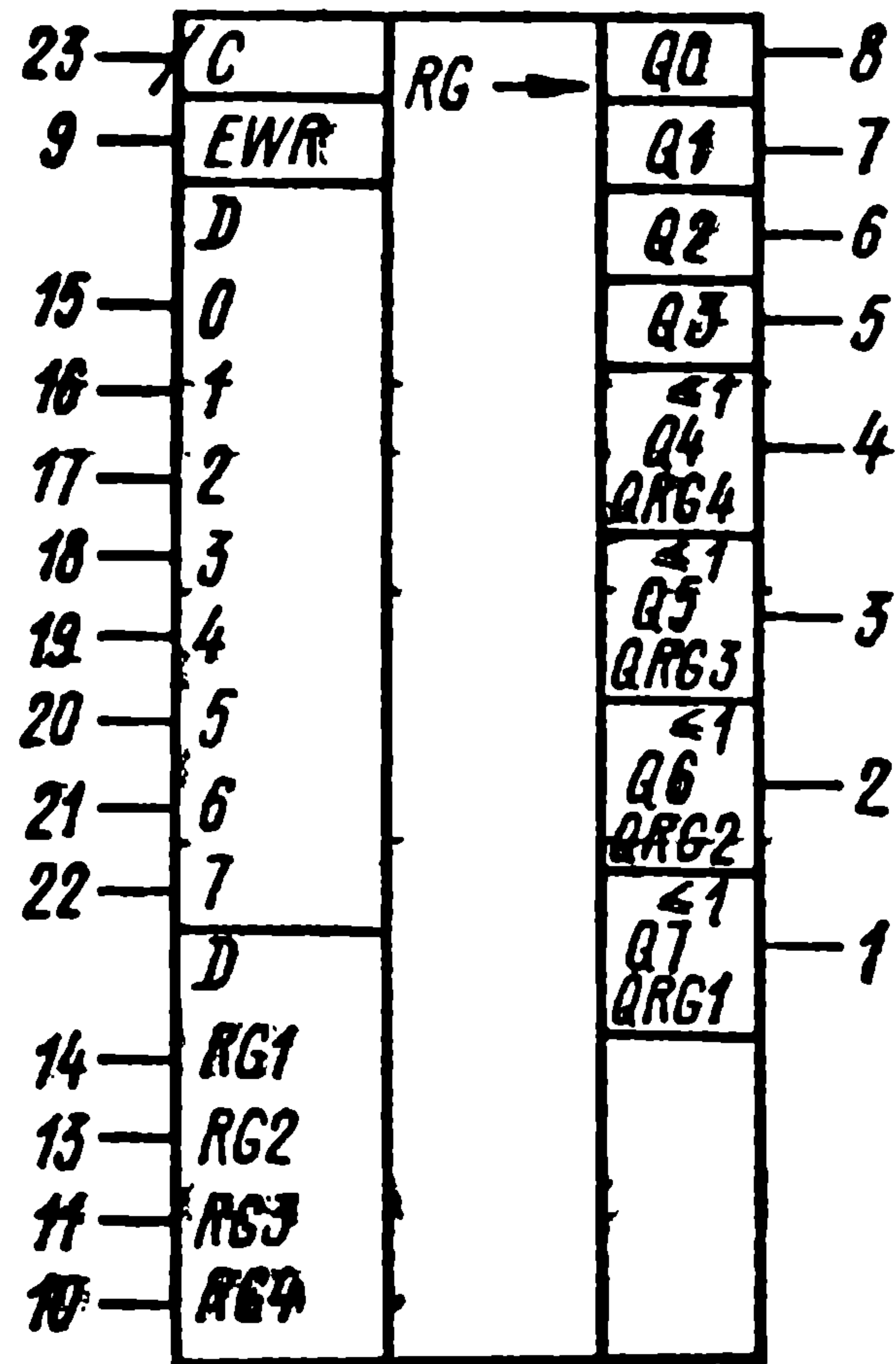


К1517ИР1, КР1517ИР1

Микросхемы представляют собой 32-разрядный универсальный регистр сдвига (матрица из 32 триггеров со схемами управления) и предназначена для создания оперативного преобразователя кодов цифровой информации из последовательного в параллельный и наоборот, с одновременным перераспределением этой информации между рядами передатчиков и приемников и позволяет создать быстродействующие микропроцессорные системы на основе микропроцессоров с конвейерной обработкой информации. Содержат 959 интегральных элементов.

Корпус типа 4118.24-1, масса не более 2,5 г.

Назначение выводов: 1 — выходы Q7 и QRG1; 2 — выходы Q6 и QRG2; 3 — выходы Q5 и QRG3; 4 — выходы Q4 и QRG4; 5 — выход Q3; 6 — выход Q2; 7 — выход Q1; 8 — выход Q0; 9 — вход разрешения за-



Условное графическое обозначение К1517ИР1, КР1517ИР1

писи *EWR*; 10 — вход *DR G4*; 11 — вход *DR G3*; 12 — общий; 13 — вход *DR G2*; 14 — вход *DR G1*; 15 — вход *D0*; 16 — вход *D1*; 17 — вход *D2*; 18 — вход *D3*; 19 — вход *D4*; 20 — вход *D5*; 21 — вход *D6*; 22 — вход *D7*; 23 — вход синхронизация *C*; 24 — напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В ±5%
Выходное напряжение низкого уровня	≤ 0,5 В
Выходное напряжение высокого уровня	≥ 2,4 В
Прямое напряжение на антизвонном диоде	≥ -1,2 В
Ток потребления	≤ 190 мА
Входной ток низкого уровня	≤ -1,5 мА
Входной ток высокого уровня	≤ 50 мкА
Входной пробивной ток	≤ 1 мА
Время задержки распространения при включении (выключении) по входу синхронизации	≤ 60 нс
Потребляемая мощность	≤ 950 мВт

Таблица истинности

Вход				Выход	
<i>D0...D7</i>	<i>DRG1...DRG4</i>	<i>C</i>	<i>EWR</i>	<i>0...7</i>	<i>RG1...RG4</i>
1	X	Z	0	1	X
0	X	Z	0	0	X
X	1	Z	1	X	1
X	0	Z	1	X	0
X	X	0	X	Q0	Q0
X	X	1	X	Q0	Q0

<i>C</i>	<i>EWR</i>	Выполняемая функция
Z	L	Запись и сдвиг информации по входам <i>D0...D7</i>
Z	H	Запись и сдвиг информации по входам <i>DRG1...DRG4</i>