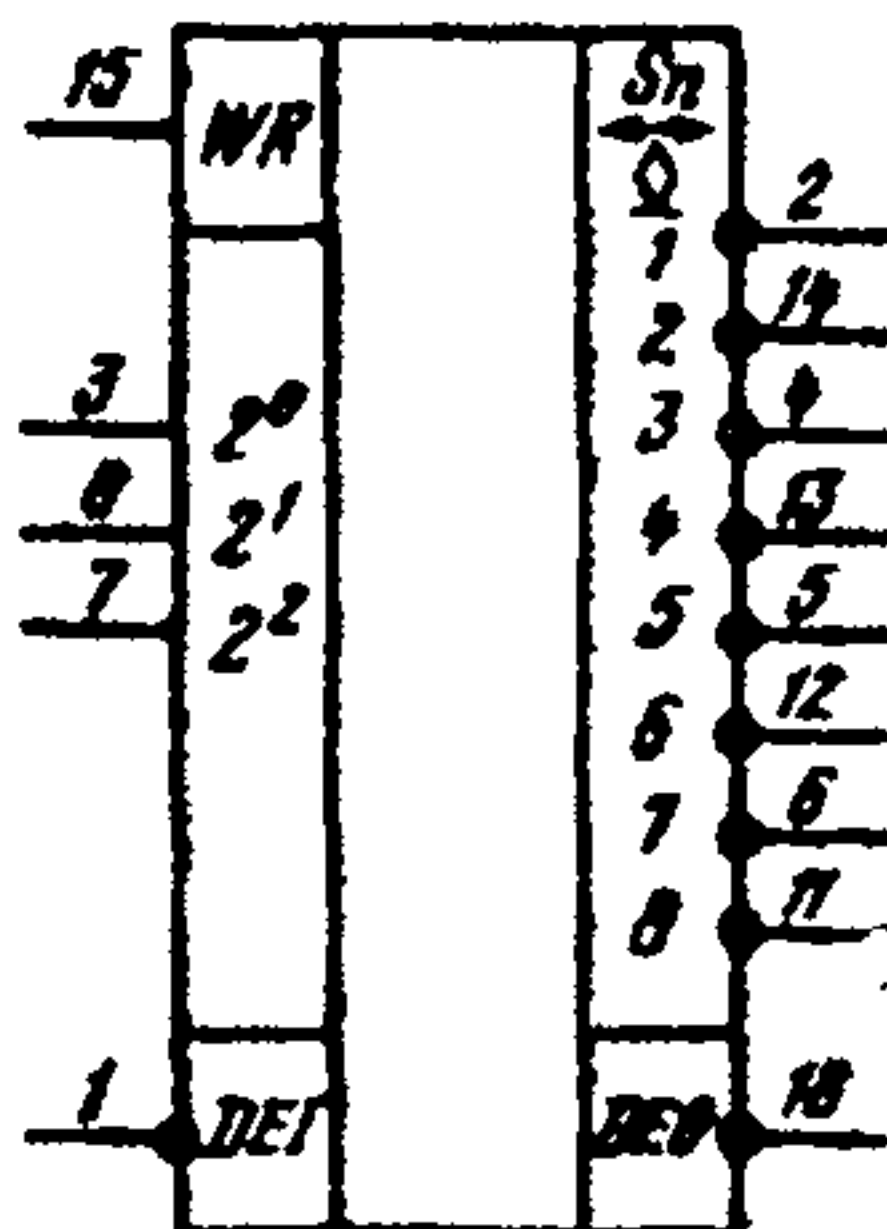


К174КН1

Микросхема представляет собой формирователь сигнала блокировки АПЧГ с возможностью последовательного переключения каналов в обоих направлениях при управлении сигналами дистанционного управления в трехразрядном двоичном коде. Предназначена для использования в блоке управления телевизоров черно-белого и цветного изображения в качестве восьмиканального коммутатора.

Преимущество микросхемы по сравнению с блоком управления на К421КН1 заключается в расширении его функциональных возможностей: независимость работы от других блоков телевизионного приемника при работе в режиме ручного управления и в системах с дистанционным ИК управлением; формирование надежного сигнала блокировки АПЧГ без применения дополнительных навесных элементов; приоритет 1-го канала при включении телевизора без применения навесных элементов; возможность проводного (с использованием К561ИЕ11) реверсивного дистанционного переключения каналов или беспроводного при управлении по адресным входам в двоичном коде. Содержит 180 интегральных элементов. Корпус типа 238.16-2, масса не более 1,5 г

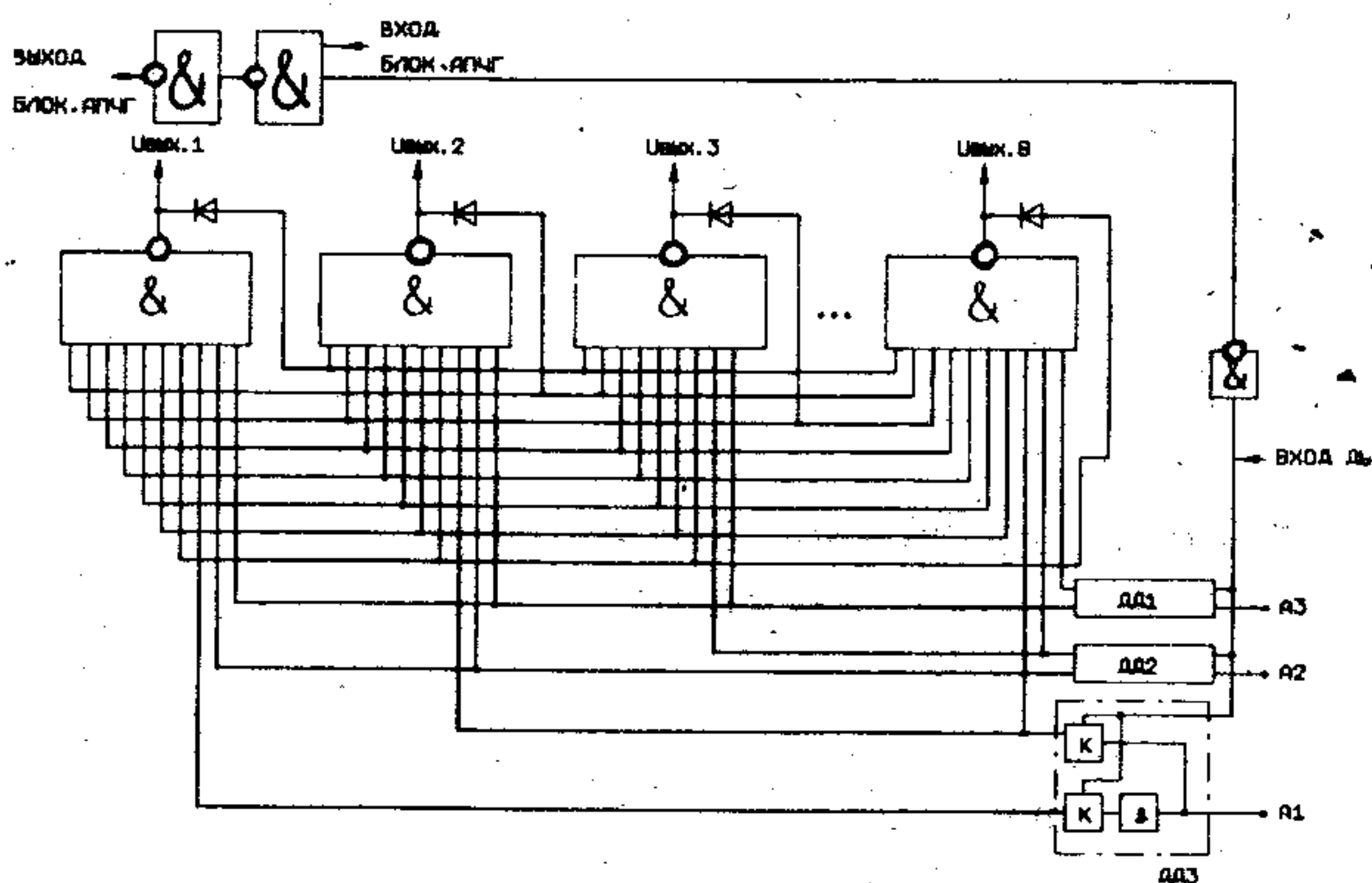


Условное графическое обозначение К174КН1

Назначение выводов

1	Вход блокировки АПЧГ
2	Выход 1 канала
3	Общий вывод
4, 5, 6	Выход 3, 5, 7 каналов
7, 8, 9	Вход А1, А2, А3
10	Напряжение питания
11, 12, 13, 14	Выход 8, 6, 4, 2 каналов
15	Вход дистанционного управления
16	Выход блокировки АПЧГ

Функциональная схема



ДД1, ДД2, ДД3 - логическая схема

о - инверсия

И - перемножитель функции "И"

Электрические параметры

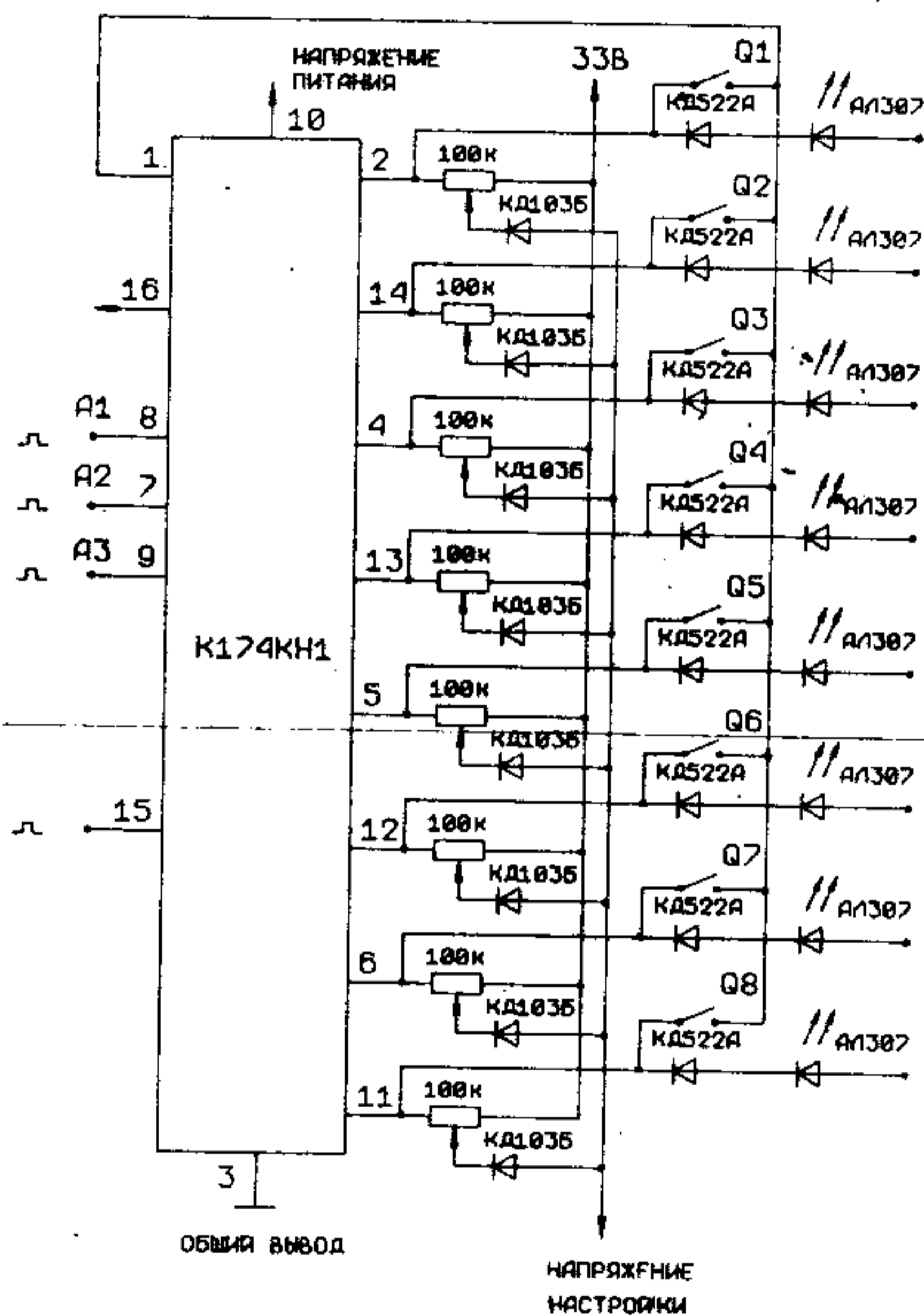
Номинальное напряжение питания	12 В ± 10%
Число коммутируемых программ	8
Ток потребления	< 7 мА
Выходное напряжение лог. 0	< 0,5 В
Выходной ток лог. 1	< 4 мкА
Выходное напряжение лог 0 сигнала «Блокировка АПЧГ»	< 3 В
Входной ток лог 1 сигнала «Блокировка АПЧГ»	< 3 мкА
Входной ток лог 1 управляющих входов	< 0,5 мА
Входной ток лог 0 управляющих входов	< 0,5 мА

Предельно допустимые режимы эксплуатации

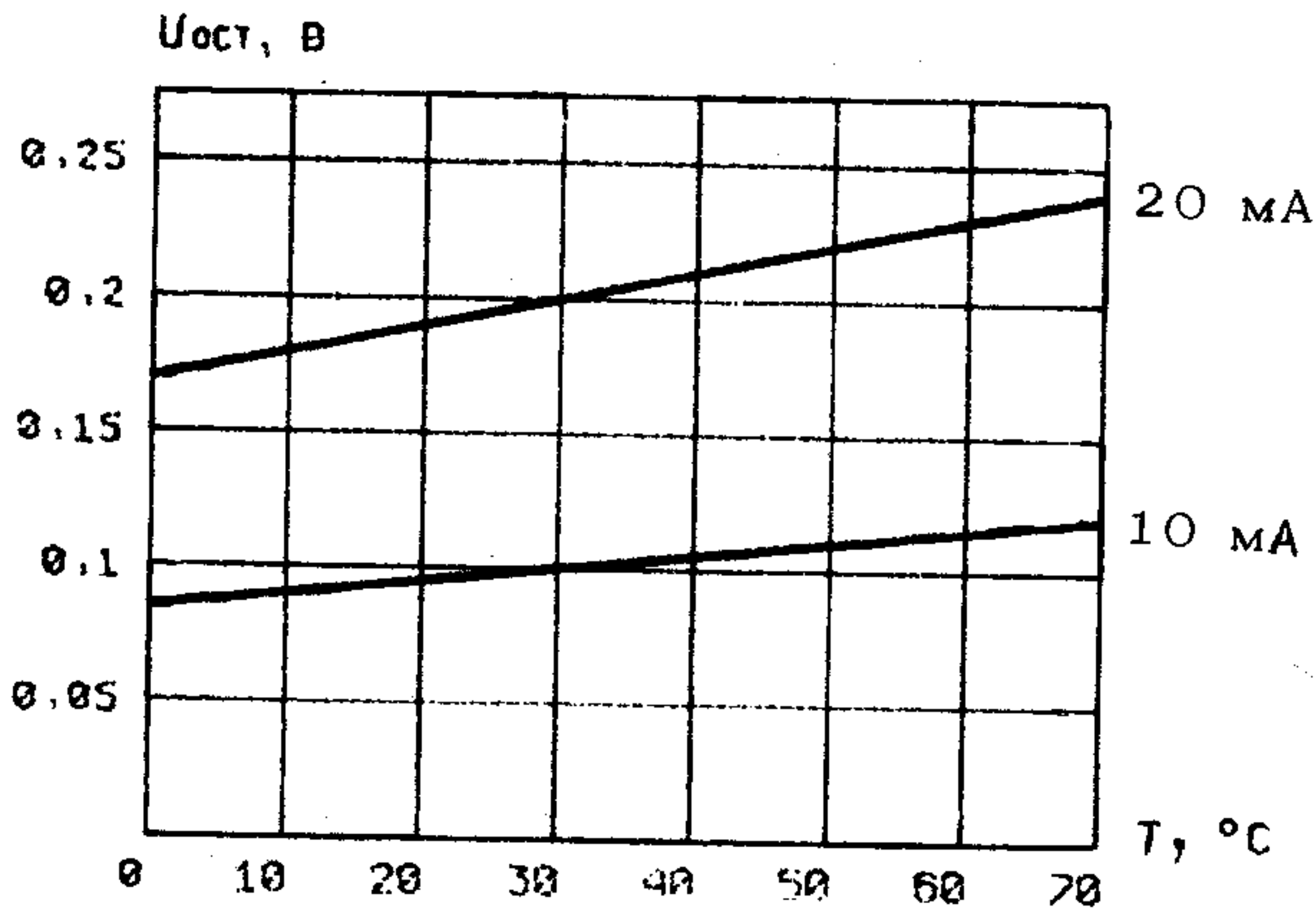
	Предельно допустимые	Предельные
Напряжение питания, В	10,8... 13,2	0. 14
Напряжение, приложенное к закрытому выходу $U_{зкр}$, В	10,8. .33	- 0,5. 35
Входной уровень лог 1 управляющих входов, В	10,8 ¹ 13,2 ¹	- 0,5. 14
Входной уровень лог 0 управляющих входов, В	0. 4	- 0,5. 14

Типовая схема включения

в блоке управления с кнопочным и дистанционным управлением с произвольным доступом



Переключение микросхемы осуществляется путем замыкания выбранного выхода с выводом 1 в режиме кнопочного управления на время не менее 1 мс, либо трехразрядным двоичным кодом по выводам 7, 8, 9 в режиме дистанционного управления при наличии управляющего напряжения на выводе 15. Состояние микросхемы сохраняется после отключения управляющих напряжений с указанных входов.



Зависимость остаточного напряжения от температуры окружающей среды при различных значениях коммутируемого тока