



ПАСПОРТ микросхема КІЛБ721

1. Микросхема КІЛБ721 соответствует техническим условиям 0.308.030 ТУ.
2. Функциональное назначение: микросхема представляет собой две логические схемы ИЛИ-НЕ, каждая из которых имеет четыре входа, а также прямой и инверсный выход.
3. Основные технические характеристики:
 - а) режим работы:
напряжение питания ($E_{пит}$) — минус $27 \pm 2,7$ в;
мощность, потребляемая от источника питания, — не более 80 мвт;
 - б) основные электрические параметры (приведены в таблице).

Таблица

Наименование параметра	Величина параметра	Наименование параметра	Величина параметра
Напряжение на входе микросхемы, соответствующее «лог. 0» ($U_{вх}^{(0)}$), в	От 0 до минус 2,0	Коэффициент разветвления по выходу	15,0
Напряжение на входе микросхемы, соответствующее «лог. 1» ($U_{вх}^{(1)}$), в	От минус 8,5 до минус 20,0	Помехоустойчивость, в, не менее	1,0
Напряжение на выходе микросхемы, соответствующее «лог. 0» ($U_{вых}^{(0)}$), в	От 0 до минус 1,0	Входное сопротивление, $Mом$, не менее	15,0
Напряжение на выходе микросхемы, соответствующее «лог. 1» ($U_{вых}^{(1)}$), в	От минус 9,5 до минус 20,0	Среднее время задержки распространения информации при $C_L = 20 пф$, мксек	0,6

4. Указания и рекомендации по эксплуатации и установке микросхемы:
 - а) предельно допустимые значения электрических параметров в диапазоне температур от плюс 1 до плюс $70^\circ C$:

$$E_{пит} = -30 \text{ в}; U_{вх}^{(1)} = -22 \text{ в}; U_{вых}^{(0)} = +0,3 \text{ в};$$

- б) при эксплуатации необходимо предохранить микросхему от воздействия статических зарядов, вызывающих напряжение более 30 в между любыми ее выводами;
- в) к печатной плате микросхему крепить методом припайки выводов. Расстояние от корпуса микросхемы до места пайки — не менее 2,5 мм;
- г) температура пайки — не более $260^\circ C$. Время пайки — не более 5 сек;
- д) все неиспользуемые при эксплуатации входы микросхемы должны быть заземлены;
- е) в случае ремонта аппаратуры микросхему заменять только при отключенных источниках питания;
- ж) при хранении и транспортировке все выводы микросхемы должны быть закорочены между собой. Выходы плат с микросхемами во время распайки, лакировки, хранения и транспортировки должны быть закорочены и по возможности заземлены.

5. Условия эксплуатации:

- а) температура окружающей среды — от плюс 1 до плюс $70^\circ C$;
- б) многократное циклическое воздействие температуры от плюс 1 до плюс $70^\circ C$;
- в) повышенная относительная влажность воздуха — до 98% при температуре плюс $20^\circ C$;
- г) вибрационные нагрузки в диапазоне частот от 5 до 600 гц с ускорением до 5 g;
- д) многократные удары с ускорением до 15 g;
- е) линейные нагрузки с ускорением до 25 g.

6. Время гарантийной наработки — 5000 ч.

7. Срок хранения — 3 года.

8. Гарантии предприятия-изготовителя: предприятие-изготовитель гарантирует безотказную работу микросхемы в течение времени гарантийной наработки или срок хранения при соблюдении потребителем режимов и условий эксплуатации, правил хранения, а также указаний и рекомендаций по применению и эксплуатации микросхемы.

Гарантии нечисляются со дня приемки микросхемы ОТК.

Вес — 1,1 г.

Содержание золота — 0,425 мг.

Дата выпуска

Представитель ОТК

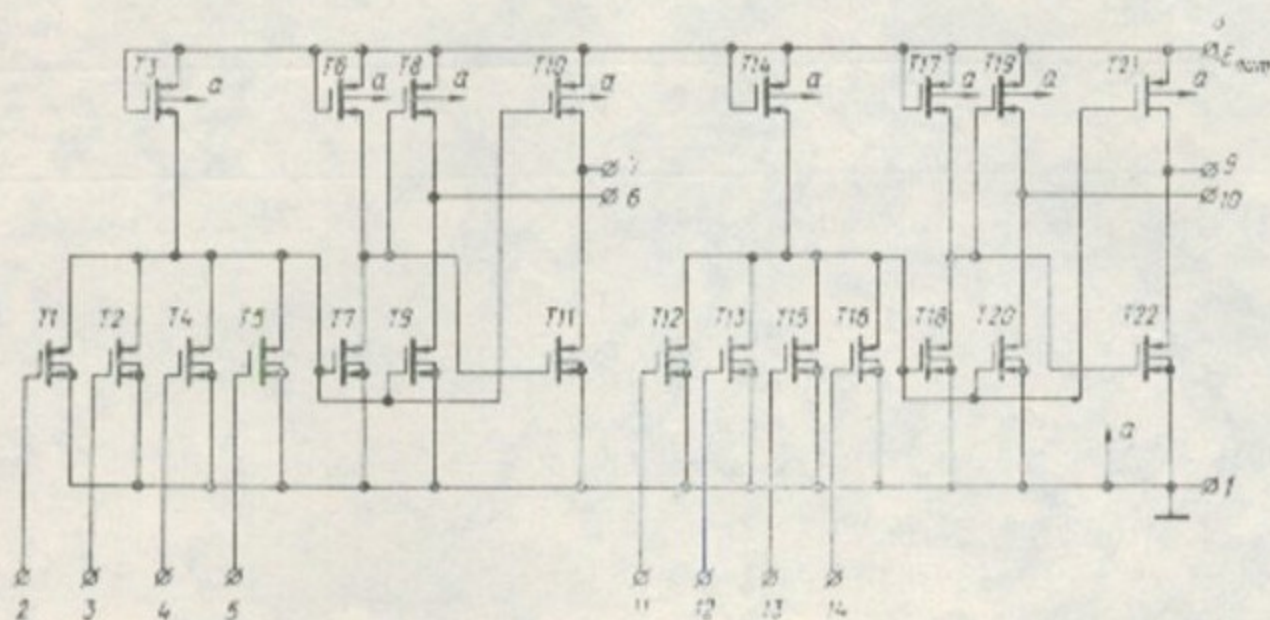
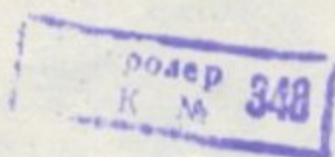


Рис. 1. Схема электрическая принципиальная.

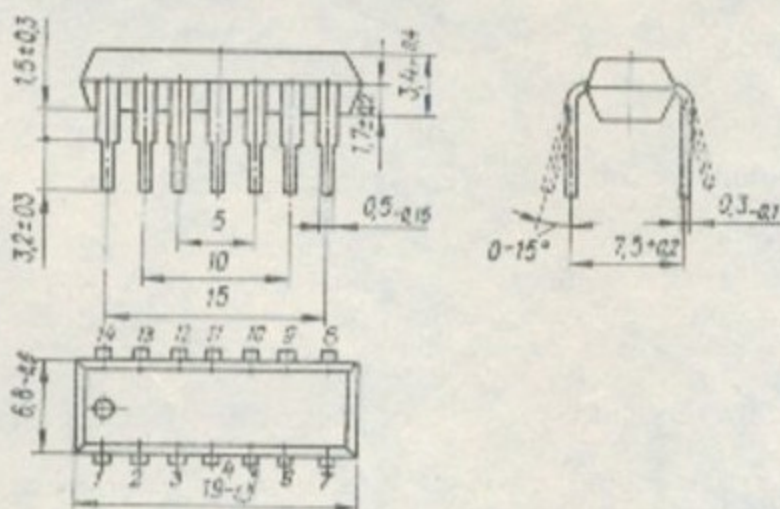


Рис. 2. Габаритный чертёж.