

К200РУ405.

Микросхема представляет собой буферное ЗУ емкостью 64×8 бит. Содержит 5600 интегральных элементов. Корпус микросхемы типа 421.48-3. Назначение выводов:

- 2 – выход 1-го разряда;
- 3 – вход информации 1-го разряда;
- 5 – вход 1-го разряда;
- 6 – общий;
- 7 – питание-Еп;
- 8 – вход 2-го адреса;
- 9 – вход выборки 2-го и 6-го разрядов;
- 10 – вход 3-го адреса;
- 11 – выход 2-го разряда;
- 12 – вход информации 2-го разряда;
- 13 – вход выборки разрядов 1-4;
- 14 – выход 3-го разряда;
- 15 – вход информации 3-го разряда;
- 16 – вход записи разрядов 1-4;
- 18 – питание-Еп;
- 19 – общий;
- 20 – вход выборки 4-го и 8-го разрядов;
- 23 – выход 4-го разряда;
- 24 – вход информации 4-го разряда;
- 26 – выход 8-го разряда;
- 27 – вход информации 8-го разряда;
- 29 – вход 4-го адреса;
- 30 – общий;
- 31 – питание-Еп;
- 32 – вход 5-го адреса;
- 33 – вход выборки 3-го и 7-го разрядов;
- 34 – вход 6-го адреса;
- 35 – выход 7-го разряда;
- 36 – вход информации 7-го разряда;
- 38 – выход 6-го разряда;
- 39 – вход 6-го разряда;
- 40 – вход записи разрядов 5-8;
- 42 – питание-Еп;
- 43 – общий;
- 44 – вход выборки 1-го и 5-го разрядов;
- 47 – выход 5-го разряда;
- 48 – выход информации 5-го разряда;

Электрические параметры:

Напряжение питания	-5,2 В;
Ток потребления, не менее	-960 мА;
Входной ток логической единицы, не более	-2,12 мА;
Входной ток логического нуля, не менее	\geq 4,0 мкА;
Выходное напряжение логической единицы, не менее	\geq 1,0 В;
Выходное напряжение логического нуля, не более	\leq 1,6 В;
Время выборки кристалла, не более	\leq 15 нс;
Время выборки адреса, не более	\leq 17 нс.