

Таблица 1
Table 1

| № п.п. | Обозначение микро- схемы Circuit designati- on | Функциональное назначение Function | Напряжение источника питания, В Supply voltage, V | Макси- мальная мощ- ность потреб- ления, мВт Maximum power consump- tion, mW | Органи- зация матрицы, бит Array organiza- tion, bit | Время считыва- ния, нс Sense time, nsec | Время цикла записи, нс Write cycle time, nsec | Дли- тель- ность коман- ды за- писи, нс Write instruc- tion, nsec | Период регене- рации, мс Refresh time, msec |
|-----------|---|---|---|---|---|---|--|---|---|
| 1. | Серия К505 Series K505PU2 | Матрицы-накопители ОЗУ со схемами управления Read/write memory array with driving circuits | - 12 ± 5% 5 ± 5% | 600 | 1024 × 1 | 700 | 1200 | 500 | 2 |

ФУНКЦИОНАЛЬНЫЕ СХЕМЫ
FUNCTIONAL DIAGRAMS

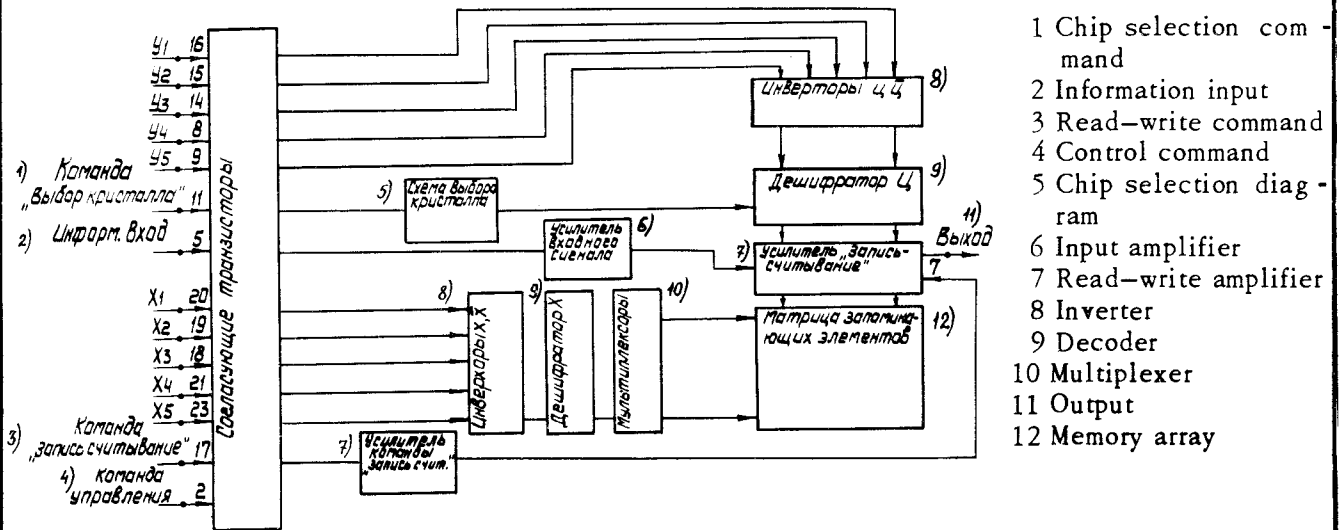


Рис. 2. K505PY2
Fig. 2

Рис.11. Временная диаграмма измерения времени считывания микросхемы К505РУ2
Timing diagram for measuring sense time of К505РУ2 series ICs

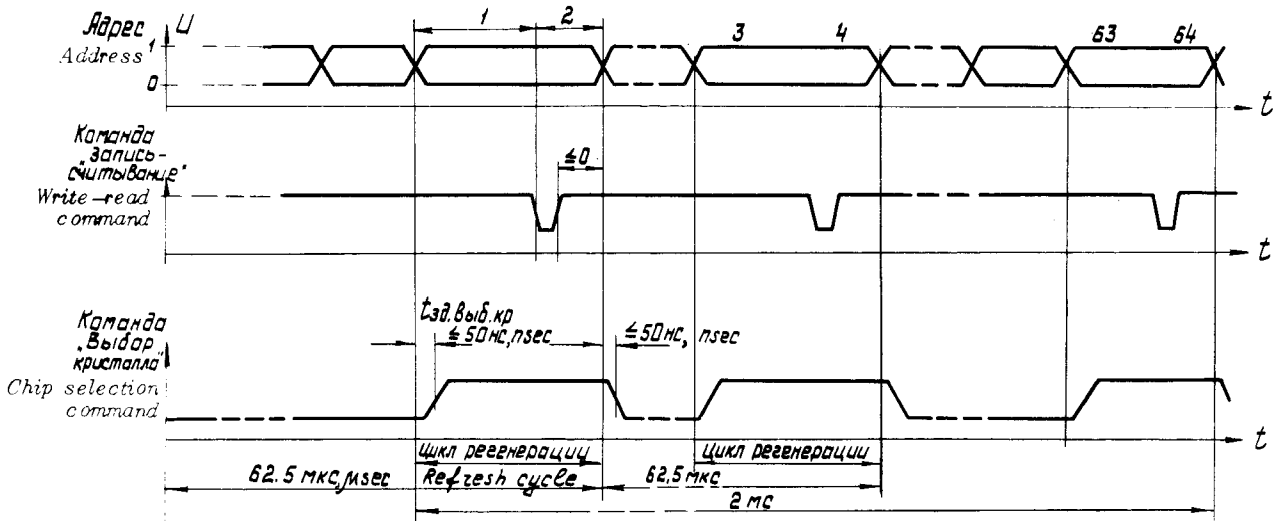
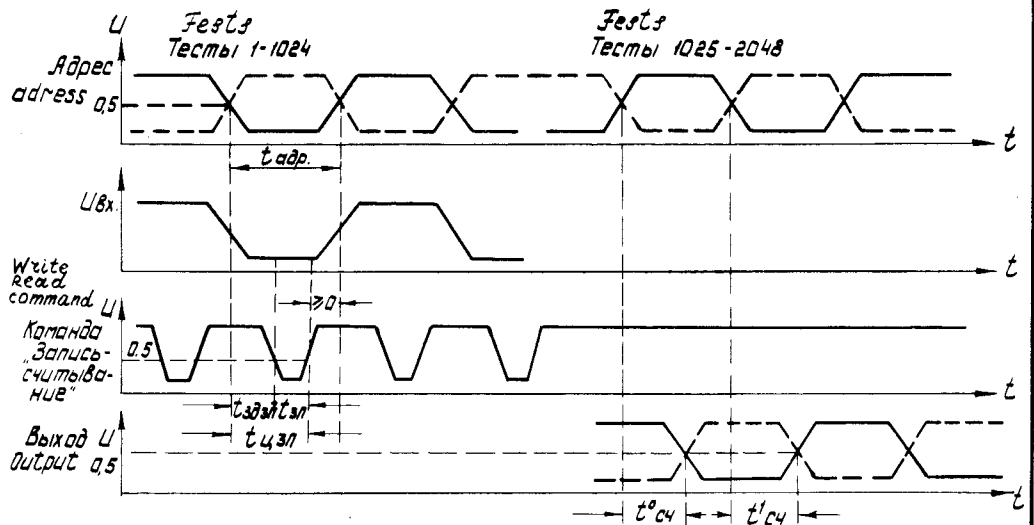


Рис. 12. Временная диаграмма регенерации микросхемы К505РУ2
Timing diagram of refreshing К505РУ2 series ICs