

## Серия К519

В состав серии К519, изготовленной по МНОП технологии, входят типы К519РЕ1 и К519РЕ2, представляющие собой энергонезависимые ПЗУ с многократной перезаписью информации, которое потребитель может сам программировать и многократно перепрограммировать.

### Электрические параметры

Номинальное напряжение питания:

$U_{П1}$	-9 В ±5%
$U_{П2}$	-24 В ±5%
$U_{П3}$	-48 В ±5%

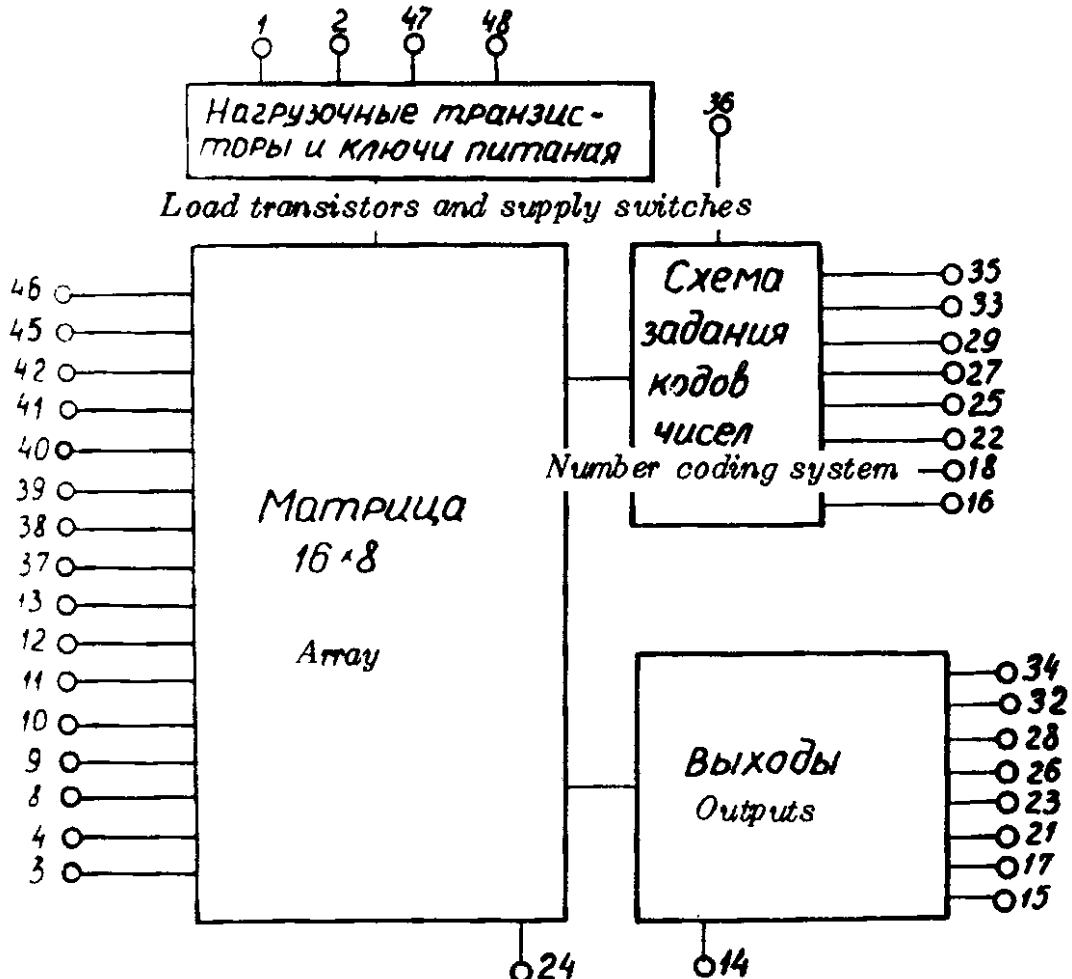
Выходной ток низкого уровня	>70 мкА
Выходной ток высокого уровня	<5 мкА

### Предельно допустимые режимы эксплуатации

Напряжение питания записи	> -51 В
Напряжение смещения записи	> -51 В
Напряжение питания считывания	> -12 В
Напряжение смещения считывания	> -28 В
Входное напряжение дешифраторов	> -12 В
Входное напряжение:	
в режиме записи	> -51 В
в режиме стирания	> -51 В
Длительность импульса стирания	2...3 мс
Температура окружающей среды	-45...+55°C

### К519РЕ1А, К519РЕ1Б

Микросхемы представляют собой матрицу-накопитель ПЗУ с электрической перезаписью информации информационной емкостью 128 бит (16x8). Содержат 434 интегральных элемента. Корпус типа 244.48-11, масса не более 5 г.

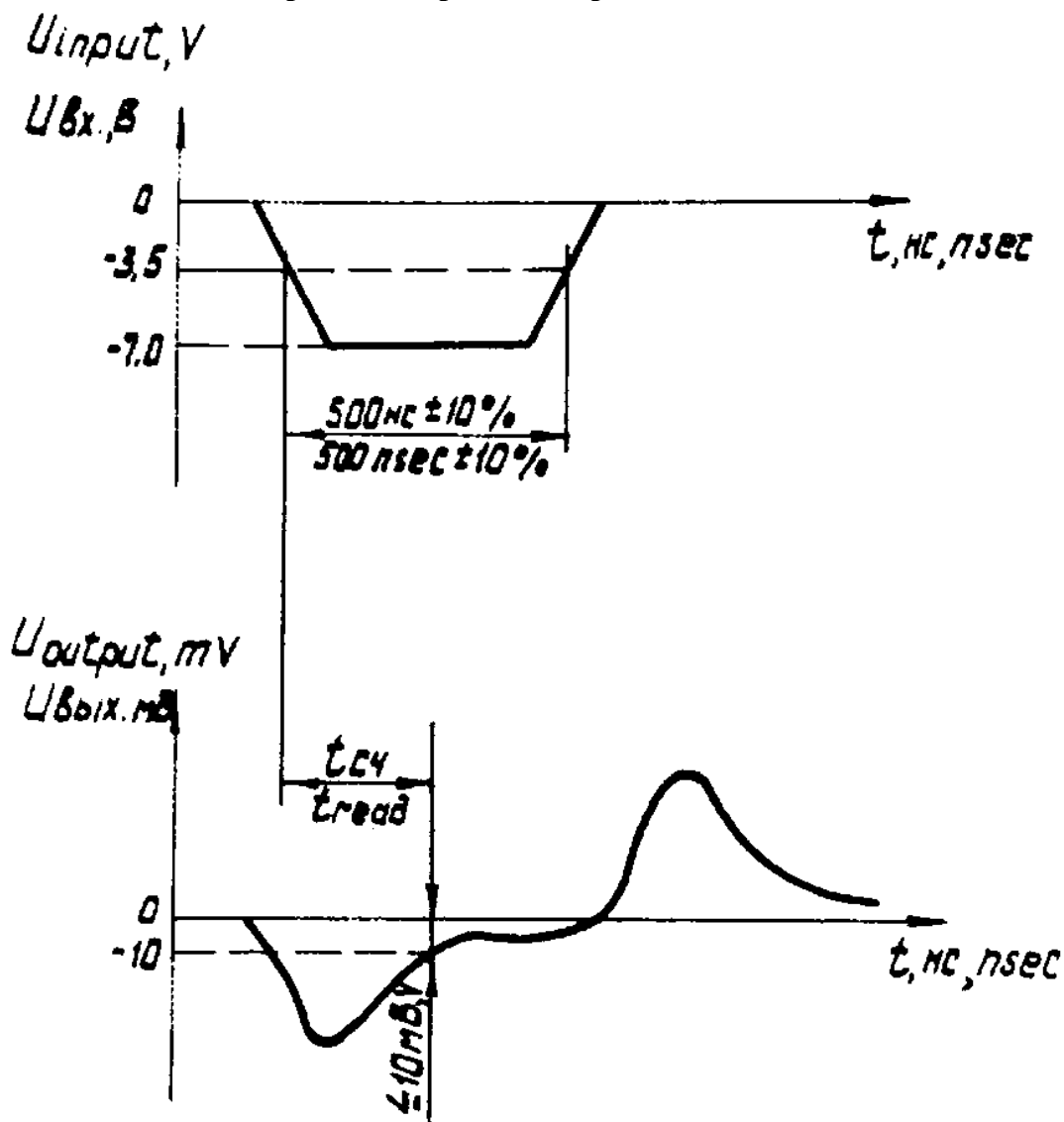


Назначение выводов: 1 — напряжение питания записи; 2 — напряжение смещения записи; 3 — вход 1; 4 — вход 3; 8 — вход 5; 9 — вход 7; 10 — вход 9; 11 — вход 11; 12 — вход 13; 13 — вход 15; 14 — выбор кристалла при считывании; 17 — выход 2; 18 — код числа 2; 21 — выход 3; 22 — код числа 3; 23 — выход 4; 24 — общий; 25 — код числа 4; 26 — выход 5; 27 — выход числа 5; 28 — выход 6; 29 — код числа 6; 32 — выход 7; 33 — код числа 7; 34 — выход 8; 35 — код члена 8; 36 — запрет записи; 37 — вход 16; 38 — вход 14; 39 — вход 12; 40 — вход 10; 41 — вход 8; 42 — вход 6; 45 — вход 4; 46 — вход 2; 47 — напряжение питания считывания; 48 — напряжение смещения считывания.

### Электрические параметры

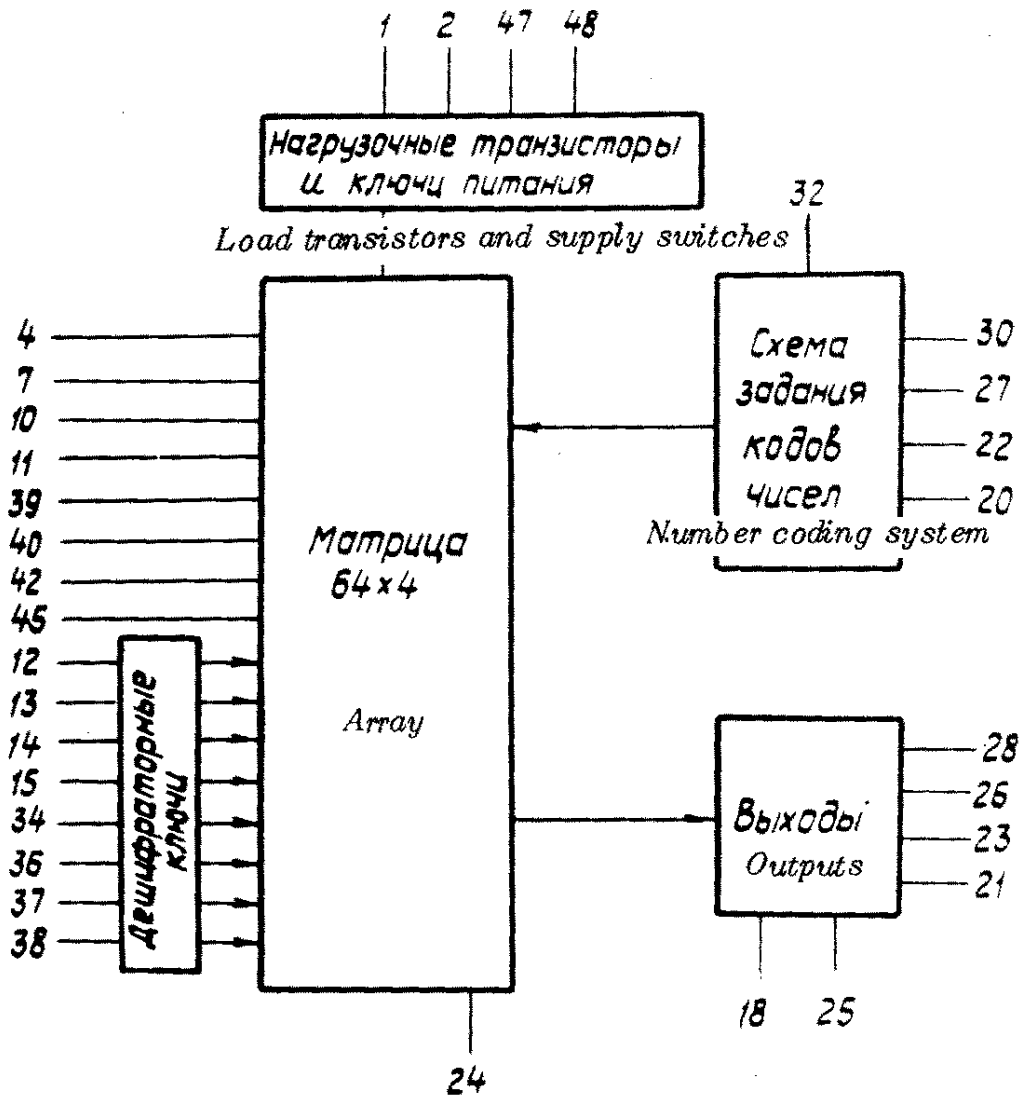
Ток утечки	< 80 мкА
Удельная потребляемая мощность в режиме хранения	0,017 мВт/бит
считывания	0,2 мВт/бит
Время считывания	< 250 нс
Время цикла записи	5 мс
Время хранения информации при отключенном питании	
K519PE1A	> 2000 ч
K519PE1B	> 500 ч

Диаграмма напряжений времен считывания



## K519PE2A, K519PE2B

Микросхемы представляют собой матрицу-накопитель ПЗУ со схемами частичной дешифрации и электрической перезаписью информации информационной емкостью 256 бит (64x4). Содержат 923 интегральных элемента. Корпус типа 244.48-11, масса не более 5 г.



Назначение выводов: 7 — напряжение питания записи; 2 — напряжение смещения записи; 4 — вход матрицы 8; 7 — вход матрицы 6; 10 — вход матрицы 4; 11 — вход матрицы 2; 12 — вход дешифратора 8; 13 — вход дешифратора 7; 14 — вход дешифратора 6; 15 — вход дешифратора 5; 18 — выбор кристалла при записи; 20 — код числа 4; 21 — выход 4; 22 — код числа 3; 23 — выход 3; 24 — выход 2; 27 — код числа 2; 28 — выход 1; 30 — код числа 1; 32 — запрет записи; 34 — вход дешифратора 4; 36 — вход дешифратора 3; 37 — вход дешифратора 2; 38 — вход дешифратора 1; 39 — вход матрицы 1; 40 — вход матрицы 3; 42 — вход матрицы 5; 45 — вход матрицы 7; 47 — напряжение питания считывания; 48 — напряжение смещения считывания.

### Электрические параметры

Потребляемая мощность в режиме хранения	15 мкВт/бит
Ток утечки	< 40 мкА
Время считывания	< 300 нс
Время цикла записи	2 мс
Время хранения информации при отключенном питании:	
K519PE2A	>2000 ч
K519PE2B	>500 ч

Диаграмма напряжений времен считывания

