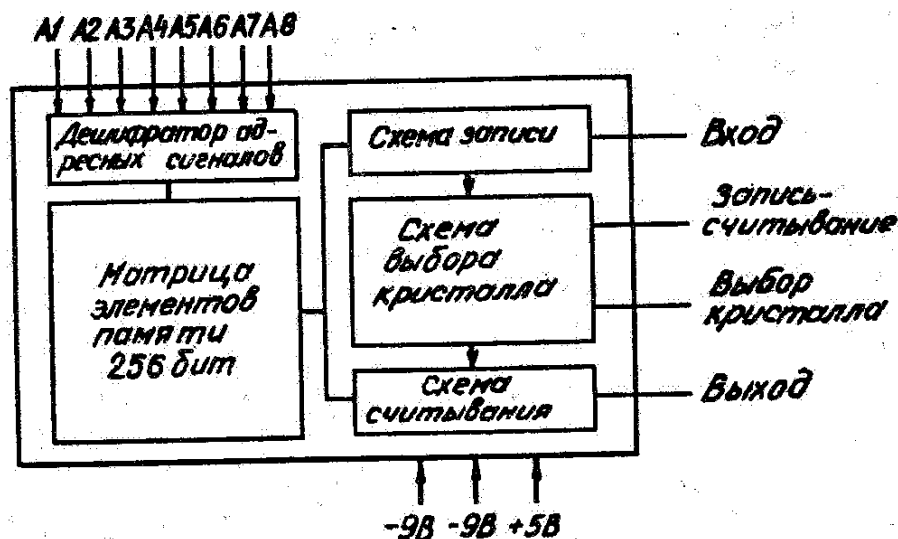


K527PY2

Микросхема представляет собой матрицу-накопитель статистического ОЗУ емкостью 256 бит со схемами управления. Содержит 1828 интегральных элемента.
Корпус типа 401.16-32, масса не более 1,2 г.



Назначение выводов: 1, 2 — входы адресные A5, A6; 3 — выход; 4, 5 — входы адресные A3, A4; 6 — вход адресный A1; 7 - напряжение питания управления ($U_{П1}$); 8 — напряжение питания матрицы ($U_{П2}$); 9 — вход адресный A2; 10 — свободный; 11 - вход; 12 — вход разрешения записи-считывания EWRRD; 13, 14 — входы адресные A7, A8; 15 — вход выбора кристалла CS; 16 — напряжение смещения подложки ($U_{см}$).

Электрические параметры

Номинальное напряжение питания:

$U_{П1}, U_{П2}$	-9 В $\pm 5\%$
$U_{см}$	5 В $\pm 5\%$

Выходное напряжение высокого уровня	> 4 В
Выходной ток низкого уровня	> 2,5 мА
Ток потребления	< 30 мА
Суммарный ток утечки на входах	< 10 мкА
Время считывания	< 1000 нс

Предельно допустимые режимы эксплуатации

Напряжение питания управления	-9,45...-8,55 В
Напряжение питания матрицы	-9,45...-8,55 В
Напряжение смещения подложки	4,75...5,25 В
Входное напряжение высокого уровня	> 4,5 В
Входное напряжение низкого уровня	« 0,4 В
Допустимое значение статического потенциала	100 В
Температура окружающей среды	-45...+55 °С