

# СЕРИИ 530, К 531

## КЛАССИФИКАЦИЯ

Таблица 1

Обозначение микросхемы	Функц. схема Рис.	Функциональное назначение
530ЛА1 К531ЛБ1	1	Два логических элемента "4И-НЕ"
530ЛА3 К531ЛБ3	2	Четыре логических элемента "2И-НЕ"
530ЛА2	3	Логический элемент "8И-НЕ"

Электрические параметры микросхем приведены в таблицах 2, 3.

Напряжение источника питания  
серия 530 - И и.п.  $-5В \pm 10\%$   
серия К531- И и.п.  $-5В \pm 5\%$

Таблица 2

Статический коэффициент нагрузки микросхем серии К531 на микросхемы других серий

Тип нагружаемого входа	Коэффициент нагрузки			
	с е р и и			
	К531	К155	К131	К158
Одиночные входы логического элемента	10	12	10	25
Одиночные входы триггерных схем	-	12	10	25
Сдвоенные входы триггерных схем синхронизации и установки	-	6	5	12
Строенный вход установки "0" для триггера	-	-	-	6

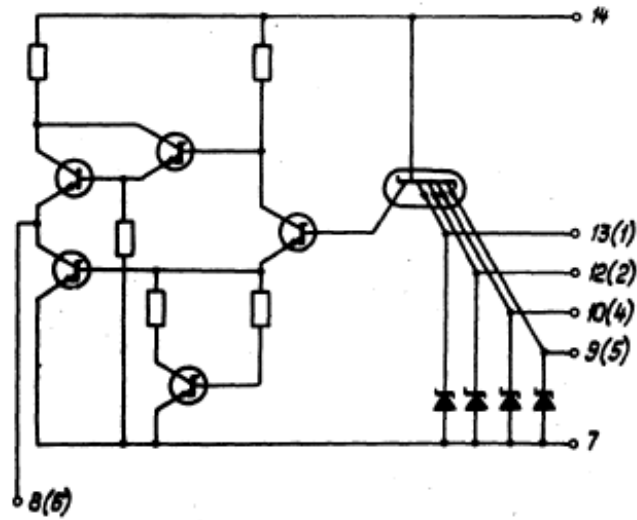
Примечание: динамические параметры гарантируются при подключении не более 10 одинарных входов

## ЭЛЕКТРИЧЕСКИЕ ПАРАМЕТРЫ

Таблица 3

Наименование параметра	530ЛА1	К531ЛБ1	530ЛА3	К531ЛБ3	530ЛА2
Статическая мощность потребления, мВт	71,5	-	143	-	41,3
Ток потребления, мА, не более в состоянии лог"0"	18	18	36	36	10
в состоянии лог"1"	8	8	18	18	5
Выходное напряжение лог"0", В, не более	0,5	0,5	0,5	0,5	0,5
Выходное напряжение лог"1", В, не менее	2,5	2,7	2,5	2,7	2,5
Входное напряжение на антизвонном диоде, В, не менее	-1,2	-1,2	-1,2	-1,2	-1,2
Время задержки распространения при включении, нс, не более	5,0	5,0	5,0	5,0	7,0
Время задержки распространения при выключении, нс, не более	4,5	4,5	4,5	4,5	6,0

## ФУНКЦИОНАЛЬНЫЕ СХЕМЫ



Базовый элемент серии

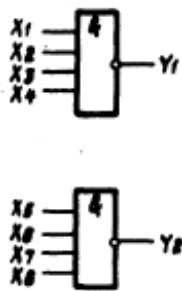


Рис.1  
530ЛА1, К531ЛБ1



Рис.2  
530ЛА3, К531ЛБ3



Рис.3  
530 ЛА2