

К536ИК6

Микросхема представляет собой схему управления преобразователем напряжение — код и используется в качестве автомата управления АЦП, обеспечивая преобразование входных напряжений постоянного тока в цифровой код по методу двухшагового интегрирования, а также автоматическую коррекцию дрейфа выходного напряжения. В состав ИС входят: блок управления, счетчик, схема формирования счетных импульсов, стартовая схема, блок выходных триггеров, схема формирования выходного байтового кода.

Корпус типа 413.48-1, масса не более 3 г.

Назначение выводов: 1 — частотный вход; 2 — вход повторный запуск; 3 — вход полярность измеряемого напряжения; 4 — вход синхронный режим; 5 — выход число— импульсного кода; 6 — вход импульса сброса; 7 — напряжение питания ($U_{п1}$); 8 — выход прерывание, свободен; 9 — выход коррекция; 10 — выход ключа напряжения; 11 — выход готовность; 12 — выход переполнение; 13 — выход ключа двоичного положительного эталонного напряжения; 14 — выход ключа двоичного отрицательного эталонного напряжения; 15 — выход ключа двоично-десятичного положительного эталонного напряжения; 16 — выход ключа двоично-десятичного отрицательного эталонного напряжения; 17 — выход частоты 50 Гц; 18 — выход полярность измеряемого напряжения; 19 — общий; 20 — выход режим двоично-десятичный; 21 — выход режим работы в качестве делителя; 22, 23, 29, 43 — вход синхроимпульсов; 24 — напряжение питания ($U_{п2}$); 25 — вход выбор микросхемы; 26 — вход импульса запроса к входному устройству; 27, 30 — вход адреса 2, 1; 28 — вход импульса запроса к выходному устройству; 31 — вход смещения выходного уровня; 32, 33, 34, 36, 37, 38, 39, 40, 41, 42, 45, 47 — выходы цифрового кода; 35 — выход контроль разрядов 6—12; 44 — вход считывание прямым кодом; 46 — выход контроль разрядов 1—5; 48 — выход ответ.

Электрические параметры

Напряжение источника питания

$U_{п1}$ -24 В

$U_{п2}$ 0...1,5 В

Потребляемая мощность

не более 70 мВт

Входное напряжение низкого уровня

-(0...2) В

Входное напряжение высокого уровня

-(11...22) В

Выходное напряжение низкого уровня

0...2 В (выходной транзистор открыт)

Выходное напряжение высокого уровня

-22 В (выходной транзистор закрыт)

Максимальное значение тока нагрузки

2 мА

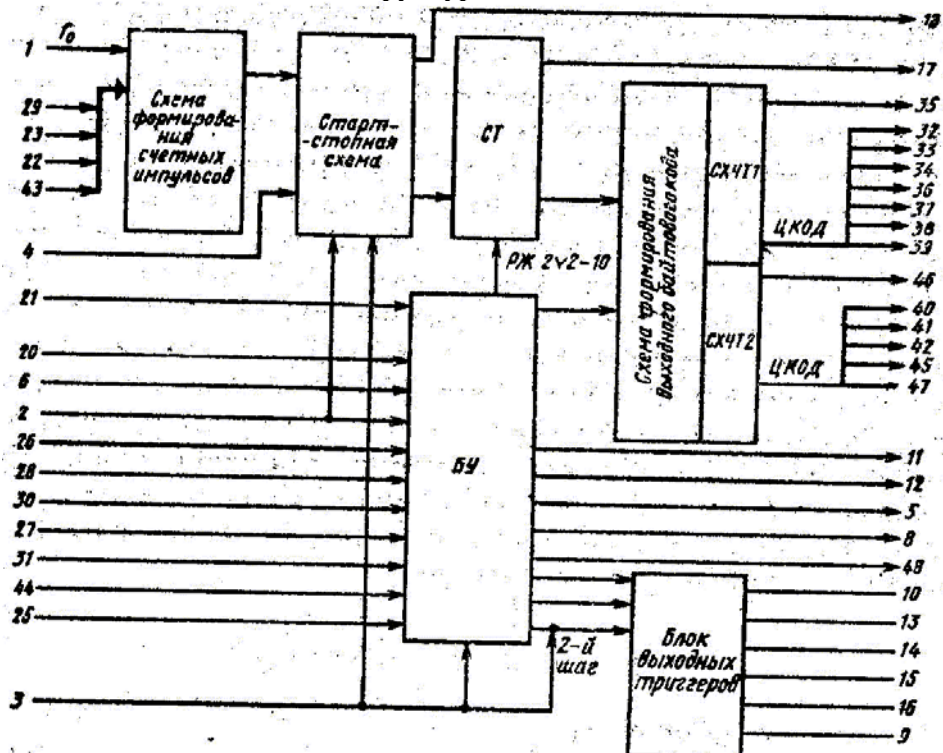
Разрядность

12 +2 КТ бит

Время цикла

10...30 мкс

Структурная схема



БУ — блок управления; СТ — счетчик