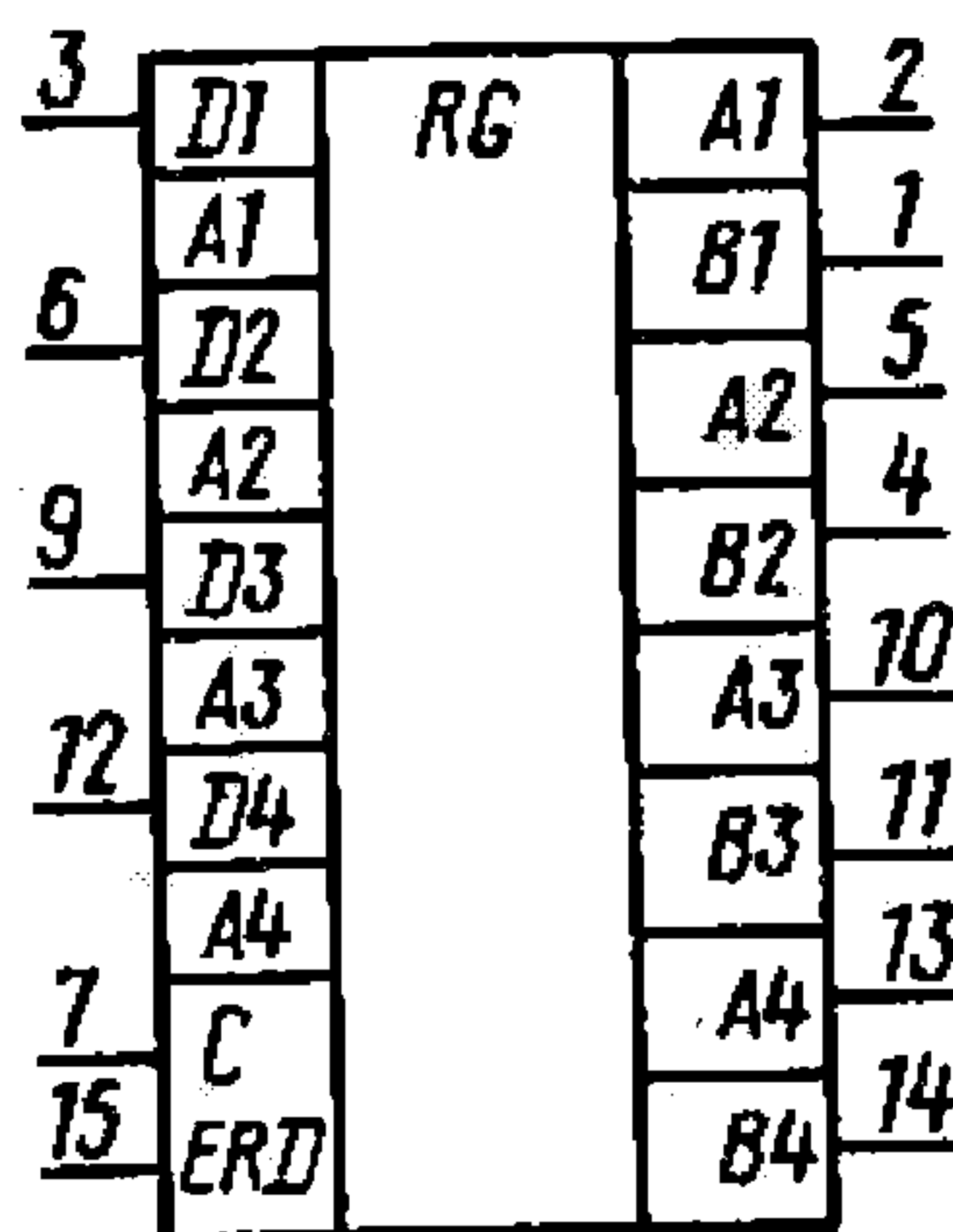


К555ИР43

Микросхема представляет собой восьмиразрядный запоминающий регистр. При подаче фронта импульса на вход 7 информация записывается на выводах 2, 5, 10, 13 и передается на выводы 1, 4, 11, 14. Новый 4-битовый сигнал передается на выводы 2, 5, 10, 13 через 4 информационных входа 3, 6, 9, 12. Полное 8-битовое слово получается на выходах после двух тактов — фронтов импульсов на выводе 7. Содержит 439 интегральных элементов. Корпус типа 238.16-1, масса не более 1,2 г.



Условное графическое обозначение К555ИР43

Назначение выводов: 1 — выход B1; 2 — выход A1; 3 — информационный вход D1; 4 — выход B2; 5 — выход A2; 6 — информационный вход D2; 7 — вход тактовый C; 8 — общий; 9 — информационный вход D3; 10 — выход A3; 11 — выход B3; 12 — информационный вход D4; 13 — выход A4; 14 — выход B4; 15 — вход разрешения считывания ERD; 16 — напряжение питания.

Электрические параметры

Номинальное напряжение питания	$5 \text{ В} \pm 5\%$
Выходное напряжение низкого уровня	$\leq 0,4 \text{ В}$
Выходное напряжение высокого уровня	$\geq 2,5 \text{ В}$
Ток потребления	$\leq 40 \text{ мА}$
Входной ток высокого уровня:	
по выводу 7	$\leq 40 \text{ мкА}$
по остальным выводам	$\leq 20 \text{ мкА}$
Входной ток низкого уровня:	
по выводу 7	$\leq -0,8 \text{ мА}$
по остальным выводам	$\leq -0,4 \text{ мА}$
Выходной ток высокого уровня	$\leq -0,4 \text{ мА}$
Потребляемая мощность	210 мВт
Время задержки распространения при включении	$\leq 30 \text{ нс}$
Время задержки распространения при выключении	$\leq 50 \text{ нс}$
Время установления сигнала	$\geq 20 \text{ нс}$
Время удержания сигнала	$\geq 5 \text{ нс}$
Длительность сигнала	$\geq 20 \text{ нс}$
Частота следования импульсов	$\leq 30 \text{ МГц}$
Коэффициент разветвления по выходу	20