



Э Т И К Е Т К А

Полупроводниковая интегральная микросхема K558PPII - матрица-накопитель постоянного запоминающего устройства со схемами управления, с электрической оменой информации и сохранением информации при отключенном напряжении питания - предназначена для работы в блоках памяти специализированных электронно-вычислительных машин, устройствах сбора и обработки информации, устройствах автоматике и контроля.

Информационная емкость 1024 бит, число разрядов в информационном слове 4.

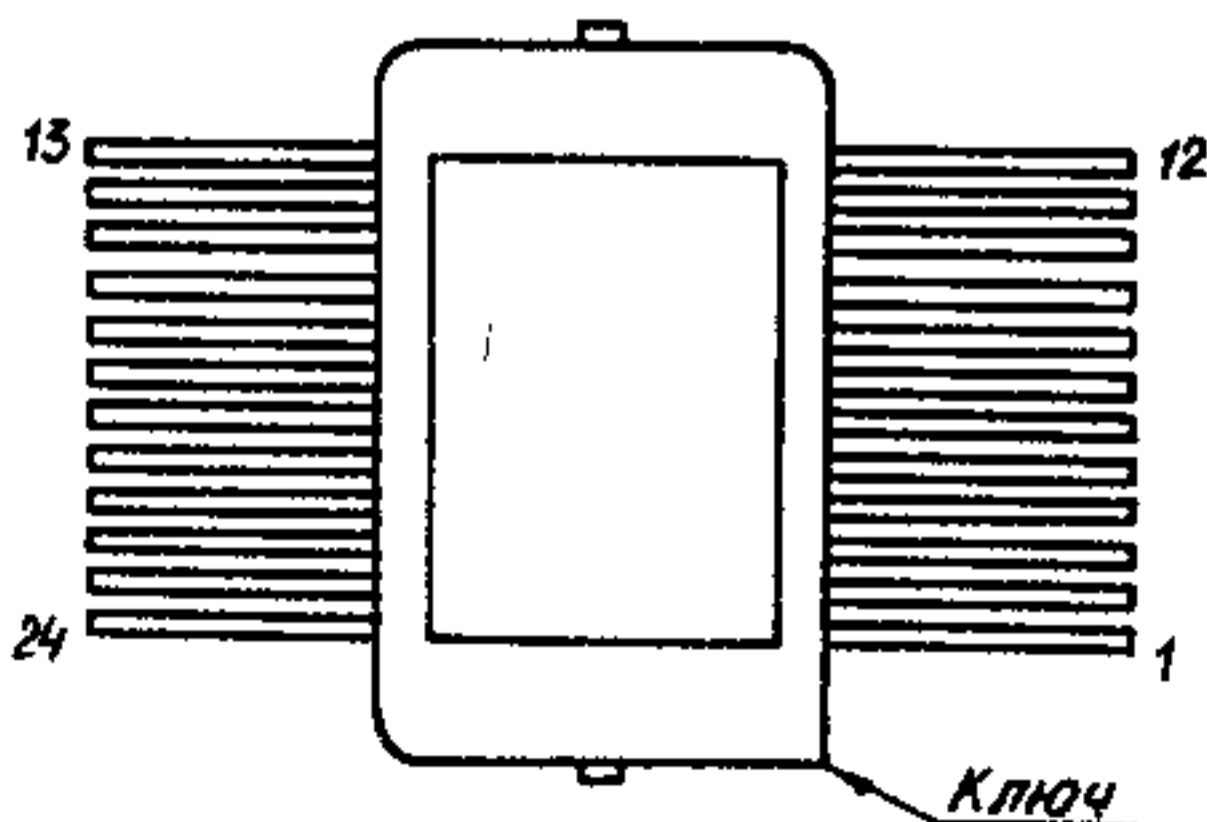
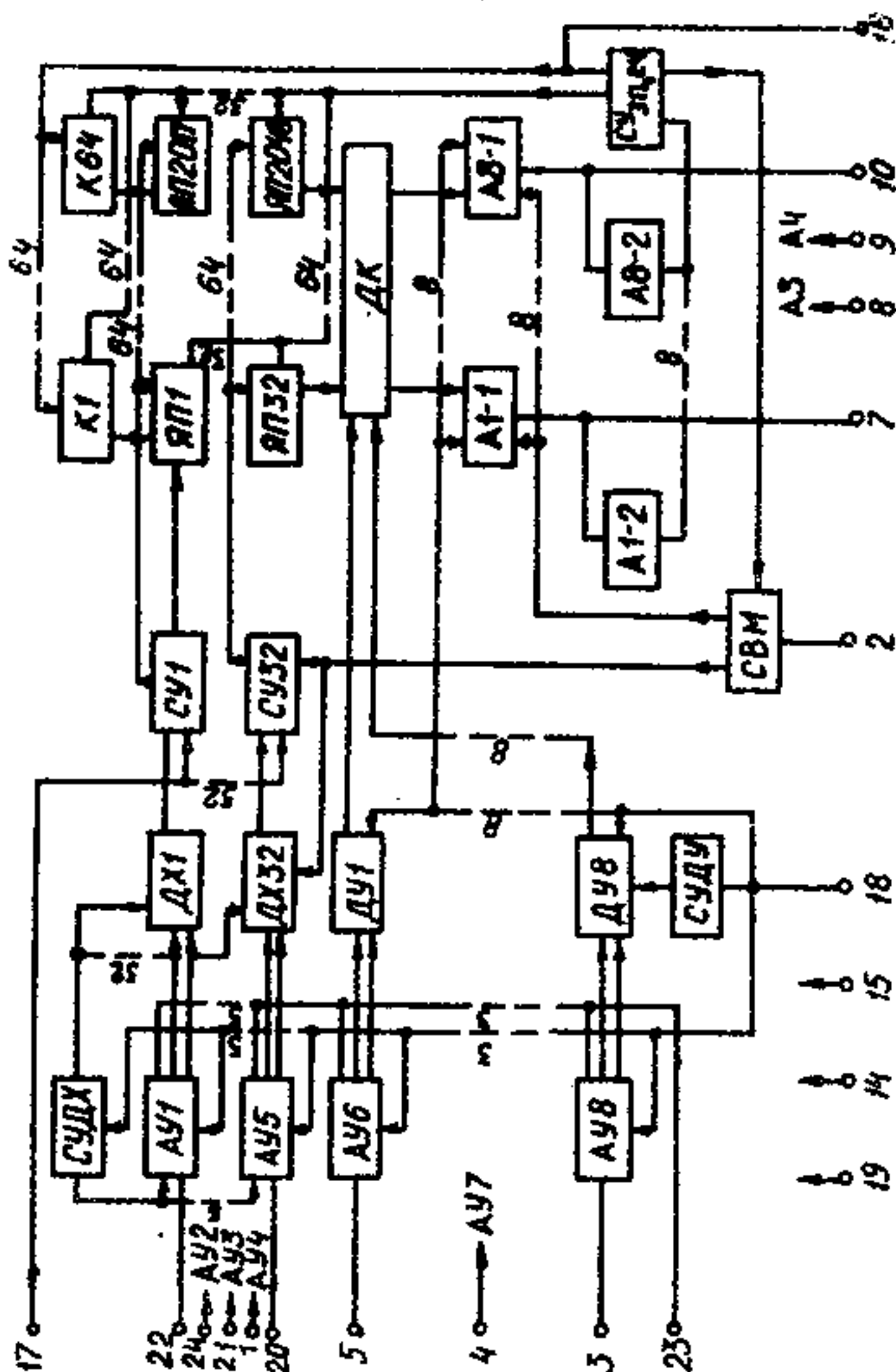


СХЕМА ЭЛЕКТРИЧЕСКАЯ ФУНКЦИОНАЛЬНАЯ



- СУДХ — схема управления дешифраторами строк
- AУ1...AУ8 — адресный усилитель
- ДХ1...ДХ32 — дешифратор строк
- ДУ1...ДУ8 — дешифратор столбцов
- СУ1...СУ32 — согласователь уровня
- К1...К64 — нагрузочный ключ
- ЯП1...ЯП2048 — ячейка памяти
- А1-1...А8-1 — усилитель выхода
- А1-2...А8-2 — усилитель входа
- СУэп,сч — схема управления записи-считывания
- СВМ — схема выбора микросхемы
- СУДУ — схема управления дешифраторами столбцов
- ДК — дешифраторные ключи

Контакт	Цепь	Контакт	Цепь
1	Вход адресный А4	14	Ун.п2
2	Вход сигнала выбора микросхемы	15	Вход сигнала стирания
3	Вход адресный А8	16	Вход сигнала разрешения
4	Вход адресный А7	17	Вход сигнала записи-считывания
5	Вход адресный А6		
6	Свободный	18	Вход тактового сигнала 2
7	Выход-вход В2	19	- Ун.п1
8	Выход-вход В3		
9	Выход-вход В4	20	Вход адресный А5
10	Выход-вход В5	21	Вход адресный А3
11	Свободный	22	Вход адресный А1
12	Свободный	23	Вход тактового сигнала 1
13	Свободный	24	Вход адресный А2

ОСНОВНЫЕ ЭЛЕКТРИЧЕСКИЕ ПАРАМЕТРЫ
(при температуре $25 \pm 10^{\circ}\text{C}$)

Наименование параметра	Норма		Примечание
	не менее	не более	
Напряжение логического нуля сигнала выходной информации, В	-	0,3	1,2,3
Напряжение логической единицы сигнала выходной информации, В	2,6	-	1,2,3
Время выборки адреса, мкс	-	5	1,2,3
Динамический ток потребления, мА	-	10	1,2,4

Примечания: 1. Электрический режим стирания:
 $U_{\text{н.п2}} = U_{\text{т1}}^{\text{I}} = U_{\text{т2}}^{\text{I}} = U_{\text{зп,сч}}^{\text{I}} =$
 $= U_{\text{р}}^{\text{I}} = U_{\text{стр}}^{\text{I}} = U_{\text{а}}^{\text{I}} = U_{\text{в.м}}^{\text{I}} = 5 \text{ В};$
 $U_{\text{вых,вх}}^{\text{O}} = 0 \text{ В}; U_{\text{р}}^{\text{O}} = U_{\text{стр}}^{\text{O}} =$
 $= -30 \text{ В}.$

2. Электрический режим записи:
 $U_{\text{н.п1}}^{\text{O}} = U_{\text{т1}}^{\text{O}} = U_{\text{т2}}^{\text{O}} = -12 \text{ В};$
 $U_{\text{н.п2}}^{\text{I}} = U_{\text{т1}}^{\text{I}} = U_{\text{т2}}^{\text{I}} = U_{\text{зп,сч}}^{\text{I}} =$
 $= U_{\text{р}}^{\text{I}} = U_{\text{стр}}^{\text{I}} = U_{\text{а}}^{\text{I}} = U_{\text{вых,вх}}^{\text{I}} =$
 $= U_{\text{в.м}}^{\text{I}} = 5 \text{ В}; U_{\text{зп,сч}}^{\text{O}} = -30 \text{ В};$
 $U_{\text{а}}^{\text{O}} = U_{\text{в.м}}^{\text{O}} = U_{\text{вых,вх}}^{\text{O}} = 0,4 \text{ В}$

3. Электрический режим считывания:

$$\begin{aligned}
 U_{и.п2} = U^0_{т1} = U^0_{т2} &= -12 \text{ В}; U_{и.п1} = \\
 &= U^I_{т1} = U^I_{т2} = U^I_{зп,сч} = U^I_p = \\
 &= U^I_{стр} = U^I_a = U^I_{в.м} = 5 \text{ В}; U^0_a = \\
 &= U^0_{в.м} = 0,4 \text{ В}; U^0_{зп,сч} = 0 \text{ В}; f = \\
 &= 100 \text{ кГц}, R_{н} = 6,8 \text{ кОм} \pm 5\%.
 \end{aligned}$$

4. Режим измерения динамического тока

$$\begin{aligned}
 \text{потребления: } U_{и.п1} = U^0_{т1} = U^0_{т2} &= \\
 &= -12,6 \text{ В}; U^0_a = U^0_{в.м} = 0,4 \text{ В}; \\
 U_{и.п2} = U^I_{т1} = U^I_{т2} = U^I_{зп,сч} = U^I_p &= \\
 &= U^I_{стр} = U^I_a = U^I_{в.м} = 5,25 \text{ В}; \\
 U^0_{зп,сч} = 0 \text{ В}; f = 100 \text{ кГц}, R_{н} &= \\
 &= 6,8 \text{ кОм} \pm 5\%.
 \end{aligned}$$

ПРЕДЕЛЬНЫЕ ЗНАЧЕНИЯ ДОПУСТИМЫХ ЭЛЕКТРИЧЕСКИХ РЕЖИМОВ ЭКСПЛУАТАЦИИ

Наименование параметров режима, единица измерения	Норма	
	не менее	не более
Напряжение источников питания, В: U _{и.п1} U _{и.п2}	-12,6 4,75	-11,4 5,25
Напряжение сигнала разрешения, U _p , В: логической единицы логического нуля	4,75 -31,5	5,25 -28,5
Напряжение сигнала адреса, U _a , напряжение сигналов входной ин- формации, U _{вх.и} , и напряжения выбора микросхемы, U _{в.м} , В: логической единицы логического нуля	4,75 -0,4	5,25 0,4
Напряжение тактовых сигналов, U _{т1} и U _{т2} , В: логической единицы логического нуля	4,75 -12,6	5,25 -11,4
Напряжение сигнала записи-счи- тывания, U _{зп.сч} , В, при счи- тывании:		

Наименование параметров режима, единица измерения	Норма	
	не менее	не более
логической единицы	4,75	5,25
логического нуля	-0,4	0
при записи:		
логической единицы	4,75	5,25
логического нуля	-31,5	-28,5
Напряжение сигнала стирания, Устр, В:		
логической единицы	4,75	5,25
логического нуля	-31,5	-28,5
Время удержания сигнала выходной информации относительно сигнала адреса, $t_{у.н.в}$, мкс	-	10

Примечание. Выбросы напряжения по всем сигналам не должны превышать $\pm 0,5$ В по отношению к выводу $U_{и.п2}$.

Содержание драгоценных металлов: золото - 0,0625918 г, серебро - 0,016187 г.

УКАЗАНИЯ ПО ЭКСПЛУАТАЦИИ

Микросхемы должны применяться и эксплуатироваться в соответствии с разделом 5 ГОСТ 18725-73.

При работе с микросхемами соблюдать меры по защите их от воздействия статического электричества в соответствии с ОСТ II 073.062-76.

Источники питания микросхемы и схем, с которыми она согласуется по входам и выходам, должны быть общими.

Корпус микросхемы находится под напряжением и не должен соприкасаться с проводниками и элементами монтажа.

Емкость выводов микросхемы относительно выводов $U_{и.п2}$ не более:

вход адресный, пФ	10
выход-вход, пФ	15
вход тактового сигнала I, пФ	15

ВХОД ТАКТОВОГО СИГНАЛА 2, ПФ	40
ВХОД СИГНАЛА ВЫБОРА МИКРОСХЕМЫ, ПФ	15
Ток утечки выводов микросхемы не более:	
ВХОД АДРЕСНЫЙ, ВХОД СИГНАЛА ВЫБОРА МИКРОСХЕМЫ СУММАРНЫЙ, МКА	5
ВЫХОД-ВХОД, МКА	5
ВХОД ТАКТОВОГО СИГНАЛА 1, МКА	5
ВХОД ТАКТОВОГО СИГНАЛА 2, МКА	5

Динамический ток потребления при $T = -45^{\circ}\text{C}$ и частоте 100 кГц не более 15 мА.

Время хранения информации при отключенном напряжении питания при $T = 70^{\circ}\text{C}$ не менее 2000 ч.

Время задержки сигналов между записью и считыванием, стиранием и считыванием, стиранием и записью должно быть не менее 5 мс.

Для восстановления уровней внутренних узлов микросхемы до уровней режима считывания после каждого режима записи или после каждого режима стирания перед считыванием информации должно быть произведено принудительное однократное считывание информации (без ее использования) по всем адресам микросхемы.

Вместо принудительного считывания допускается начинать считывание информации после выдержки не менее 60 с при включенных источниках $U_{и.п1}$ и $U_{и.п2}$ и напряжении логической единицы на остальных выводах или в режиме хранения информации при отключенных источниках питания (все выводы микросхемы соединены с выводом $U_{и.п2}$).

Выбросы напряжения по всем сигналам не должны превышать $\pm 0,5 \text{ В}$ по отношению к выводу $U_{и.п2}$.

Технические условия ОК0.348.348 ТУ