



Микросхемы  
К561РУ2А  
К561РУ2Б

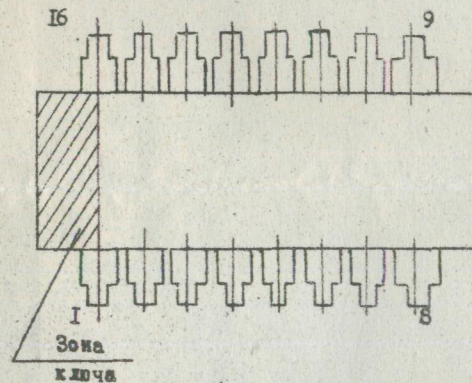
### ЭТИКЕТКА

Интегральные микросхемы К561РУ2А, К561РУ2Б предназначены для работы в качестве оперативного запоминающего устройства со схемой управления.

Климатическое исполнение УХЛ

Категории 3. I ГОСТ 15150-69

### Схема расположения выводов



Обозначение выводов показано условно.

### Условное графическое обозначение

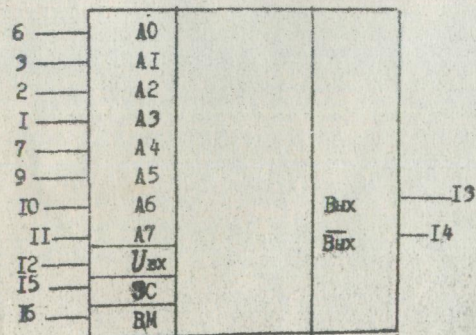




Таблица назначения выводов

Номер вывода	Назначение
1	Адресный вход столбца А3 Адресный вход столбца А2 Адресный вход столбца А1
2	
3	
4	Общий V <sub>cc</sub> .
5	
6	Адресный вход столбца А0 Адресный вход строки А4
7	
8	Адресный вход строки А5 Адресный вход строки А6
9	
10	Адресный вход строки А7 Информационный вход V <sub>вх</sub>
11	
12	Выход неинвертированный B <sub>вх</sub> Выход инвертированный B <sub>вх</sub>
13	
14	Вход сигнала "запись считывания" B <sub>4</sub> Вход сигнала "выбор микросхемы" B <sub>4</sub>
15	
16	Свободный

Основные электрические параметры при  $t = (25 \pm 10)^\circ\text{C}$

Наименование параметра, режим измерения, единица измерения	Норма			
	K561 P72A		K561 P7E	
	не менее	не более	не менее	не более
1. Ток потребления в статическом режиме, мкА $V_{cc} = 9, 45 \pm 1\%$	--	10	--	200
2. Входной ток логической единицы по каждому входу, мкА $V_{cc} = 9, 45 \pm 1\%$	--	0,2	--	0,2
3. Входной ток логического нуля по каждому входу, мкА $V_{cc} = 9, 45 \pm 1\%$	--	0,2	--	0,2
4. Выходной ток логического нуля, мА $V_{cc} = 8, 55 \pm 1\%$	2,0	--	2,0	--
5. Выходной ток логической единицы, мА $V_{cc} = 8, 55 \pm 1\%$	0,6	--	0,6	--
6. Время цикла записи, нс $V_{cc} = 8, 55 \pm 2\%$ ; $C = 50\text{пФ}$	--	800	--	1300
7. Время цикла считывания, нс $V_{cc} = 8, 55 \pm 2\%$ ; $C = 50\text{пФ}$	--	800	--	1300
8. Время выборки относительно сигнала выбора микросхем, нс $V_{cc} = 8, 55 \pm 2\%$ ; $C = 50\text{пФ}$	--	600	--	1000
9. Входная емкость, пФ $V_{cc} = 9\text{В} \pm 2\%$	--	8	--	10
10. Выходная емкость, пФ ( $V_{cc} = 9\text{В} \pm 2\%$ )	--	16	--	16

Обозначение групп при маркировке микросхем:

o - группа А

oo - группа Б

Содержание драгоценных металлов в 1000шт. микросхем золота 0,5212 г.

Сведения о приемке

Микросхемы K561 P72A, K561 P7E соответствуют БКО. 348. 457-071 У.

Приняты по извещению № 1863 от 01/91 года

Место для штампа ОТК



Место для штампа "Перепроверка произведена" \_\_\_\_\_ дата \_\_\_\_\_

Приняты по извещению № \_\_\_\_\_ от \_\_\_\_\_ дата \_\_\_\_\_

Место для штампа ОТК

УКАЗАНИЯ ПО ЭКСПЛУАТАЦИИ

1. Допустимое значение статического потенциала ИС03.

2. Все неиспользуемые входы микросхемы должны соединяться с шиной "Общий" или "V<sub>cc</sub>" в зависимости от выполняемой логической функции.

3. Запрещается проведение каких-либо электрических сигналов (в том числе с лин "питание") к корпусу и к выводу микросхем 8.