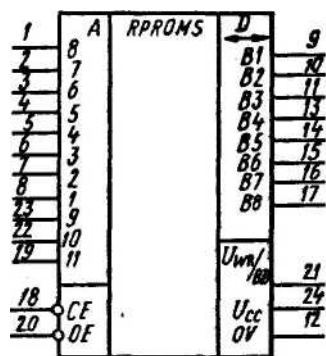


## K573PT2, KP573PT2, KC573PT2, KP573PT21 - KP573PT24

Микросхемы представляют собой постоянное запоминающее устройство емкостью 16 Кбит (2кx8) для K573PT2, KP573PT2, KC573PT2; емкостью 8 Кбит (1024x8) для KP573PT21, KP573PT22; емкостью 8 Кбит (2048x4) для KP573PT23, KP573PT24, с возможностью однократного программирования, длительным сроком хранения информации при включенном и отключенном напряжении питания. ИС KC573PT2 поставляются запрограммированными по карте заказчика, которая высылается потребителем в адрес изготовителя. K573PT2, KP573PT2, KC573PT2 содержат 32052 интегральных элемента, KP573PT21, KP573PT22, KP573PT23, KP573PT24 — 18666 интегральных элементов. Корпус типа 210Б.24-5, 2120.24-3, масса не более 5 г и 2120.24-12.01, масса не более 7,2 г.



Назначение выводов K573PT2, KP573PT2, KC573PT2: 1, 2, 3, 4, 5, 6, 7, 8, 19, 22, 23 — адресные входы A8...A1, A11, A10, A9; 9, 10, 11, 13, 14, 15, 16, 17 — выходы B1...B8; 12 — общий; 18 — вход сигнала разрешения обращения CE; 20 — вход сигнала "разрешения выхода" OE; 21 — выход сигнала запись-считывание  $U_{WR/RD}$ ; 24 — напряжение питания

Назначение выводов KP573PT21, KP573PT22: 1, 2, 3, 4, 5, 6, 7, 8 — адресные входы A8...A1; 9, 10, 11, 13, 14, 15, 16, 17 — выходы; 12 — общий; 18 — вход сигнала разрешения обращения CE; 19 — общий; 20 — вход сигнала разрешения выхода OE; 21 — выход сигнала запись-считывание  $U_{WR/RD}$ ; 21, 22 - адресные входы A10, A9; 24 — напряжение питания

Назначение выводов KP573PT23: 1, 2, 3, 4, 5, 6, 7, 8 — адресные входы A8...A1; 9, 10, 15, 17 — свободные; 11, 13, 14, 16 — выходы B1, B2, B3, B4; 18 — вход сигнала разрешения обращения CE; 19, 22, 23 — адресные входы A11, A10, A9; 20 — вход сигнала "разрешения выхода" OE; 21 — выход сигнала запись-считывание  $U_{WR/RD}$ ; 24 — напряжение питания

Назначение выводов KP573PT24: 1, 2, 3, 4, 5, 6, 7, 8 — адресные входы A8...A1; 9, 14, 15, 17 — свободные; 10, 11, 13, 16 — выходы B3, B1, B2, B4; 18 — вход сигнала разрешения обращения CE; 19, 22, 23 — адресные входы A11, A10, A9; 20 — вход сигнала разрешения выхода OE; 21 — выход сигнала запись-считывание  $U_{WR/RD}$ ; 24 — напряжение питания

### Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Напряжение низкого уровня сигнала выходной информации	< 0,4 В
Напряжение высокого уровня сигнала выходной информации	> 2,4 В
Ток потребления в режиме считывания:	
по выводу 24	< 20 мА
по выводу 21	< 2 мА
Ток утечки на входе	< 10 мкА
Время выборки адреса	< 0,45 мкс
Время выборки разрешения обращения	< 0,45 мкс
Время выборки разрешения выхода	< 0,2 мкс
Время хранения информации:	
при отключенном напряжении питания	> 100 000 ч
при включенном напряжении питания	> 50 000 ч
Входная емкость выводов:	
вход адресный	< 8 пФ
выход - вход	< 12 пФ
вход сигнала разрешения обращения	< 8 пФ

### Предельно допустимые режимы эксплуатации

Напряжение питания	4,75...5,25 В
Напряжение высокого уровня сигнала записи-считывания	23,5...25,5 В
Напряжение низкого уровня сигнала записи-считывания	4,75...5,25 В
Значение статического потенциала	100 В
Температура хранения	-45...+70 °С
Температура окружающей среды	-10...+70 °С