

# КА1001АП1

Микросхема представляет собой формирователь сигналов управления матрицей ППЗ (приборов с переносом зарядов). Содержит 1320 интегральных элементов. Корпус типа 405.24-7, масса не более 2,5 г.

Назначение выводов: 1 — вход тактового сигнала (2,125 МГц); 2 — вход накопления установки времени; 3 — вход гасящего импульса полей; 4 — вход начальной установки; 5 — вход строчного синхронизирующего импульса; 6 — выход импульса фиксации «черного»; 7 — выход сигнала остановки выходного регистра; 8 — выход инверсный сигнала кадровой частоты; 9 — выход сигнала кадровой частоты; 10 — выход сигнала управления секцией В (фаза 2); 11 — вход установки режима накопления в фазе 2; 12 — общий; 13 — выход сигнала управления секцией А (фаза 2); 14 — выход сигнала управления секцией В (фаза 3); 16, 17 — выходы сигналов управления секциями А и В (фазы 3 и 1); 18 — вход установки режима накопления в фазе 1; 19 — выход сигнала управление секцией А (фаза 1); 20, 21 — входы 1 и 2 установок режима работы; 22 — выход импульса запрета переноса строк; 23 — вход установки режима переноса строк; 24 — напряжение питания.

1	Т	F	ИФ	6
2	ВН		ОВР	7
3	ГИП		2V	8
4	R		2V	9
5	ССИИ		В2	10
11	PH2		A2	13
15	PH3		B3	14
18	PH1		A3	16
20	PP1		B1	17
21	PP2		A1	19
23	PPC		МЗПС	22

Условное графическое обозначение КА1001АП1

## Электрические параметры

Номинальное напряжение питания	9 В ±5%
Выходное напряжение низкого уровня	≤0,3 В
Выходное напряжение высокого уровня	≥8,2 В
Ток потребления	≤100 мкА
Входной ток низкого (высокого) уровня	≤0,1 мкА
Выходной ток низкого (высокого) уровня	≥1,3 мА
Время перехода при включении (выключении)	≤200 нс
Время задержки между фронтами и срезами сигналов <i>V3, V2</i>	500...900 нс
Тактовая частота	≥2,6 МГц
Входная емкость	≤10 пФ

## Предельно допустимые режимы эксплуатации

Напряжение питания	8,55...9,45 В
Температура окружающей среды	-45...+85 °С