

МИКРОСХЕМЫ ИНТЕГРАЛЬНЫЕ СЕРИИ КА1603

Общие данные

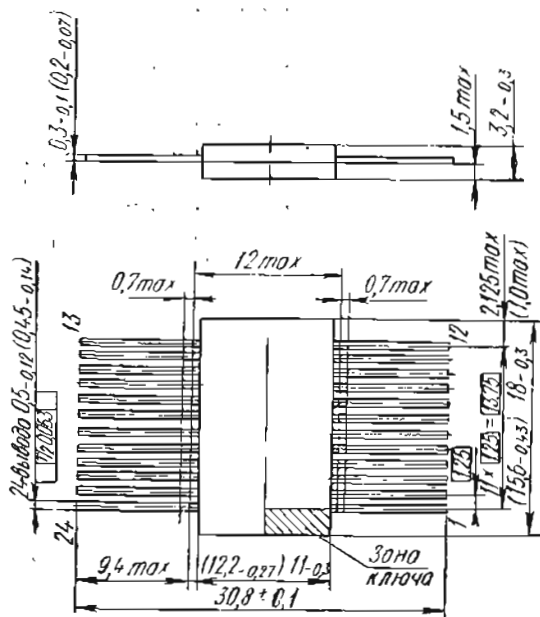
Микросхемы интегральные серии КА1603 предназначены для применения в радиоэлектронной аппаратуре.

Состав серии КА1603

Сокращенное обозначение вида микросхемы	Функциональное назначение	Обозначение документа на поставку
КА1603РЕ1	Постоянное запоминающее устройство емкостью 16 кбит	БК0.348.763-01 ТУ

Микросхемы выполнены в прямоугольном корпусе 405.24—7.

ГАБАРИТНЫЙ ЧЕРТЕЖ



Масса не более 2,5 г

Нумерация выводов показана условно.

МИКРОСХЕМЫ ИНТЕГРАЛЬНЫЕ СЕРИИ КА1603

Общие данные

ВНЕШНИЕ ВОЗДЕЙСТВУЮЩИЕ ФАКТОРЫ

Синусоидальная вибрация:	
диапазон частот, Гц	1—2000
амплитуда ускорения, м/с ² (g)	200 (20)
Механический удар одиночного действия:	
пиковое ударное ускорение, м/с ² (g)	1500 (150)
длительность действия ударного ускорения, мс	0,1—2,0
Механический удар многократного действия:	
пиковое ударное ускорение, м/с ² (g)	1500 (150)
длительность действия ударного ускорения, мс	1—5
Линейное ускорение, м/с ² (g)	5000 (500)
Пониженная рабочая температура среды, °С	минус 45
Повышенная рабочая температура среды, °С	85
Повышенная предельная температура среды, °С	100
Изменения температуры среды, °С	от минус 60 до +100

НАДЕЖНОСТЬ

Минимальная наработка*, ч	50 000
Срок сохраняемости*, лет	15

УКАЗАНИЯ ПО ПРИМЕНЕНИЮ И ЭКСПЛУАТАЦИИ

Микросхемы следует применять и эксплуатировать в соответствии с ГОСТ 18725—83 и требованиями, изложенными ниже.

Допустимое значение статического потенциала не более 100 В.

Микросхемы пригодны для монтажа в аппаратуре методом групповой пайки.

Запрещается подведение каких-либо электрических сигналов (в том числе напряжение с шин «питание») к выводам микросхем, не использованным согласно электрической схеме.

Пайку начинать с выводов питания.

* В условиях и режимах, допускаемых ОТУ или ТУ.

МИКРОСХЕМЫ ИНТЕГРАЛЬНЫЕ СЕРИИ КА1603

Общие данные

Пайку остальных выводов разрешается производить в любой последовательности.

При эксплуатации и испытаниях микросхем соблюдать следующий порядок включения и выключения микросхем:

при включении:

подать напряжение питания;

подать входное напряжение;

при выключении:

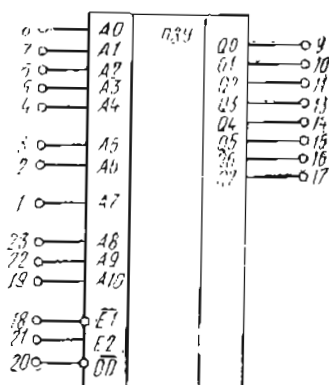
снять входное напряжение;

снять напряжение питания.

Неиспользованные входы подключать к шинам «питание» или «общий».

Во избежание превышения напряжения на входах микросхемы под напряжением питания (в момент переключения схемы) рекомендуется подключать конденсатор между выводами «питание» — «общий» емкостью 0,033 мкФ.

ФУНКЦИОНАЛЬНАЯ СХЕМА



- | | |
|----------------------------------|---|
| 1 — вход сигнала адреса A7 | 14 — выход сигнала информации Q4 |
| 2 — вход сигнала адреса A6 | 15 — выход сигнала информации Q5 |
| 3 — вход сигнала адреса A5 | 16 — выход сигнала информации Q6 |
| 4 — вход сигнала адреса A4 | 17 — выход сигнала информации Q7 |
| 5 — вход сигнала адреса A3 | 18 — вход сигнала разрешения $\overline{E1}$ |
| 6 — вход сигнала адреса A2 | 19 — вход сигнала адреса A10 |
| 7 — вход сигнала адреса A1 | 20 — вход сигнала разрешения выхода \overline{OD} |
| 8 — вход сигнала адреса A0 | 21 — вход сигнала разрешения E2 |
| 9 — выход сигнала информации Q0 | 22 — вход сигнала адреса A9 |
| 10 — выход сигнала информации Q1 | 23 — вход сигнала адреса A8 |
| 11 — выход сигнала информации Q2 | 24 — 5 В |
| 12 — общий | |
| 13 — выход сигнала информации Q3 | |

Таблица истинности
для положительной логики

$\overline{E1}$	E2	\overline{OD}	Состояние выходов информации	Режим работы	Состояние адресных регистров
1	X	X	Отключены	Хранение	Отключены
X	0	X			Включены
0	1	1			
0	1	0			

ОСНОВНЫЕ ТЕХНИЧЕСКИЕ ДАННЫЕ

(при температуре $25 \pm 10^\circ\text{C}$)

Напряжение питания, В	$5 \pm 10\%$
Ток потребления, мкА, не более	10
Входной ток низкого (высокого) уровня мкА, не более	0,1
Выходное напряжение низкого уровня, В, не более	0,4
Выходное напряжение высокого уровня, В, не менее	4
Выходной ток низкого (высокого) уровня в состоянии «выключено», мкА, не более	0,2
Время удержания сигнала адреса относительно сигнала разрешения, нс, не более	80
Время выборки разрешения, нс, не более:	
при $U_n = U_{вх} = 4,5$ В	360
при $U_n = U_{вх} = 5$ В	400
Время выборки разрешения выхода, нс, не более	280
Длительность интервала между сигналами разрешения, нс, не менее	95
Время сдвига сигнала разрешения относи- тельно сигнала адреса, нс, не менее	15
Входная емкость, пФ, не более	8
Выходная емкость, пФ, не более	12

ПРЕДЕЛЬНО ДОПУСТИМЫЕ ЗНАЧЕНИЯ ПАРАМЕТРОВ
И РЕЖИМОВ ЭКСПЛУАТАЦИИ

Напряжение питания, В:	
максимальное	5,5
минимальное	4,5