

КЛ1807ВМ4

Микросхема представляет собой СБИС арифметического сопроцессора 32-разрядного микропроцессора КЛ1807ВМ3 и предназначена для ускоренного выполнения арифметических операций с числами в формате с «плавающей запятой» (ПЗ) и целыми числами. Содержит блок обработки данных, состоящий из процессора мантиссы, процессора экспоненты, процессора знака, контроллера микропрограммы, блока дешифрации команд и управления вводом/выводом данных, блока шины данных, блока синхронизации.

Корпус типа 6222.68-1, масса не более 7,4 г.

Электрические параметры

Номинальное напряжение питания	5 В ±5%
Количество команд:	68
арифметических с числами в формате ПЗ . .	40
преобразования форматов данных	21
арифметических с целыми числами	7
Разрядность АЛУ блока обработки данных	81 бит
Разрядность АЛУ процессора мантиссы	67 бит
Разрядность АЛУ процессора экспоненты	13 бит
Разрядность обрабатываемых данных	8, 16, 32, 64 бит
Время цикла (при частоте следования импульсов тактовых сигналов 40 МГц)	100 нс