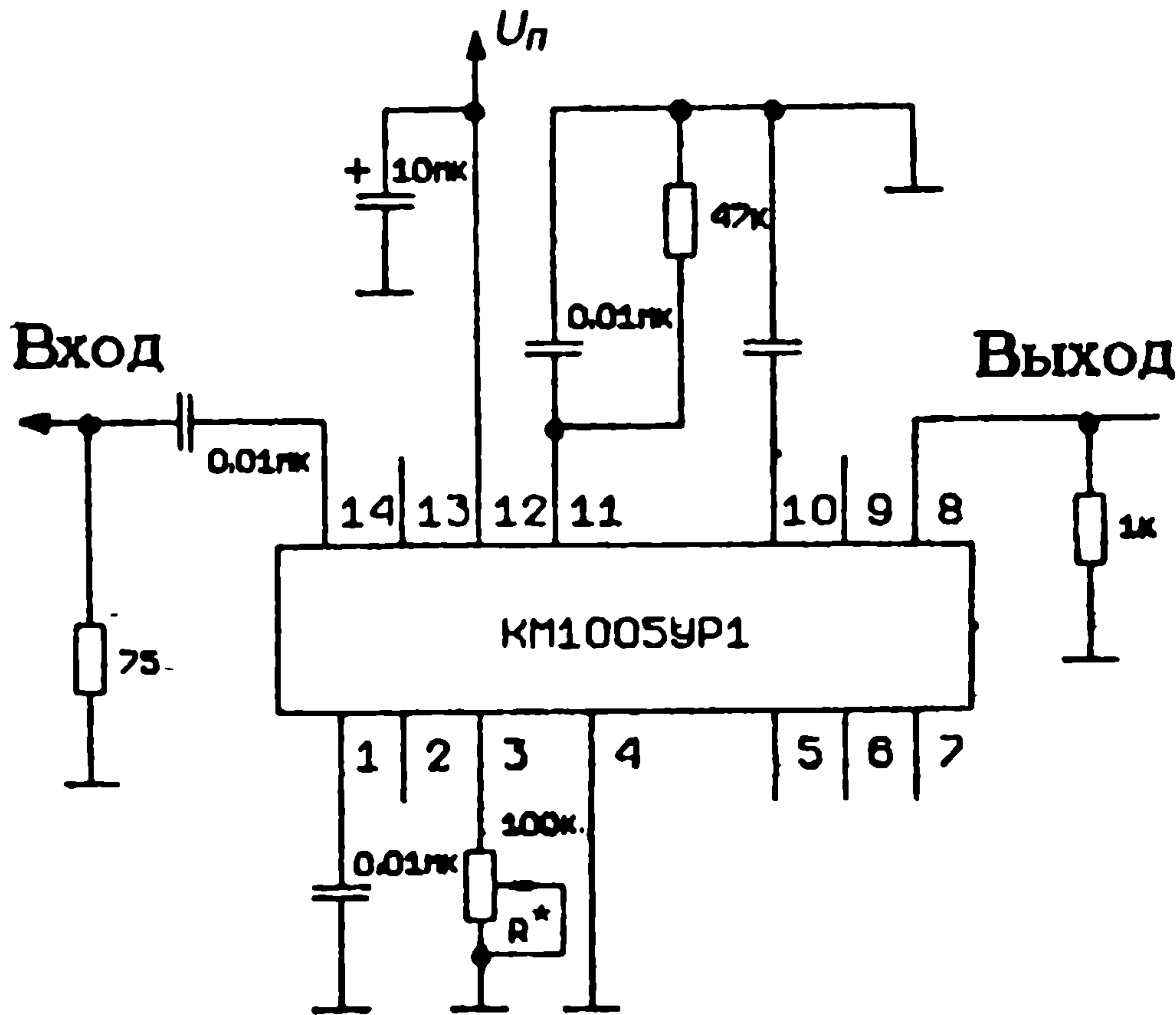


КМ1005УР1А, КМ1005УР1Б

Микросхемы представляют собой усилитель-ограничитель частотно-модулированного сигнала. Содержат 73 интегральных элемента. Корпус типа 201.14-8, масса не более 2,2 г.



Типовая схема включения КМ1005УН1

Назначение выводов: 1 — блокировка; 2, 13 — выходы контрольные; 3, 11 — обратная связь; 4 — общий; 5 — эмиттер транзистора; 6 — база транзистора; 7 — коллектор транзистора; 8 — выход; 9 — выход стабилизатора; 10 — диодный ограничитель; 12 — напряжение питания; 14 — вход.

Электрические параметры

Номинальное напряжение питания:

КМ1005УР1А	9 В ± 5%
КМ1005УР1Б	12 В ± 5%

Постоянное выходное напряжение:

на выводе 1 КМ1005УР1Б	3,1...4,3 В
на выводе 2 КМ1005УР1Б	0,8...2,4 В
на выводе 8 КМ1005УР1Б	2,1...3,4 В
на выводе 9:	
КМ1005УР1А	5,7...6,15 В
КМ1005УР1Б	5,9...6,7 В
на выводе 13:	
КМ1005УР1А	5,05...6,15 В
КМ1005УР1Б	5,15...5,95 В
на выводе 14 КМ1005УР1Б	3,1...4,3 В

Размах выходного напряжения:		
КМ1005УР1А		1...1,35 В
КМ1005УР1Б		≥ 1 В
Ток потребления:		
КМ1005УР1А		10...23 мА
КМ1005УР1Б		15...30 мА
Минимальная скважность выходного напряжения		
КМ1005УР1А		≤ 1,8
Максимальная скважность выходного напряжения		
КМ1005УР1Б		≥ 2,1

Предельно допустимые режимы эксплуатации

Напряжение питания:		
КМ1005УР1А		8,55...9,45 В
кратковременно (≤ 3 мин)		12 В
КМ1005УР1Б		11,5...12,6 В
кратковременно (≤ 3 мин)		15,6 В
Статический потенциал		≤ 200 В
Входное напряжение		≤ 1,1 В
Минимальное сопротивление нагрузки на выводе 8		≥ 0,95 кОм
Температура окружающей среды		– 25...+ 70 °С

гор)
ни-
ней
воз-
ных
мВ
ро-
при
ных

пе-
за-
ре-
его
жо-
ния
ния
ре-

гулирования фазы, 15 — вход 2 схемы регулирования фазы, 16 — вход схемы регулирования скорости вращения вала.