



Микросхема КМ1178ХК1

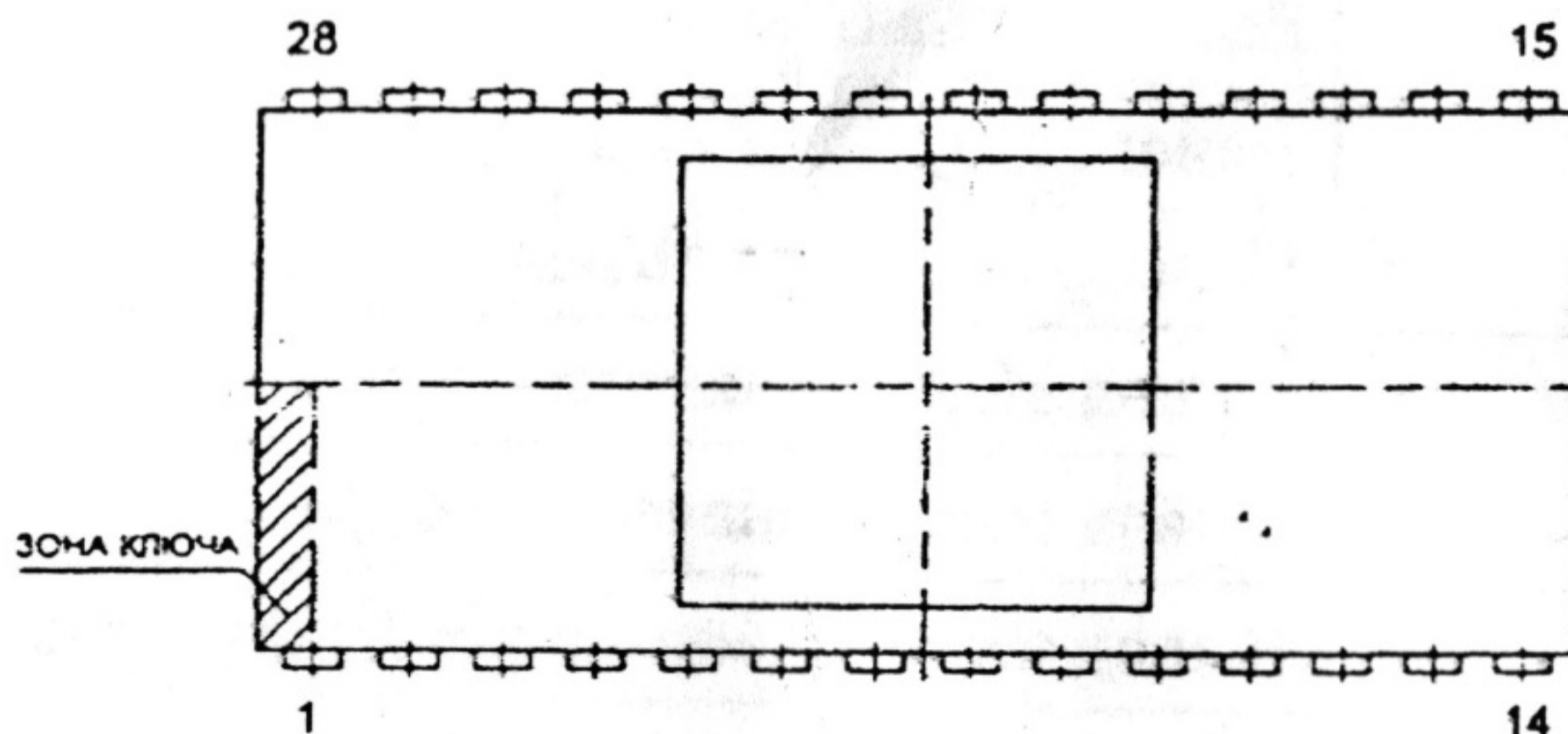
ЭТИКЕТКА

КФДЛ.431324.008 ЭТ

Микросхема интегральная КМ1178ХК1

Функциональное назначение: аналоговый интерфейс процессорной обработки информации звукового диапазона

Схема расположения выводов в корпусе 2121.28-6



Масса микросхемы не более 6 г.

Таблица 1 - Функциональное назначения выводов микросхемы

| Номер вывода | Обозначение вывода | Функциональное назначение вывода |
|--------------|--------------------|---|
| 1 | 2 | 3 |
| 1 | NC | Неиспользуемый вывод |
| 2 | RESET | Вход начальной установки |
| 3 | EODR | Выход окончания передачи данных |
| 4 | FSR | Выход начала передачи данных |
| 5 | DR | Выход данных последовательного порта АЦП |
| 6 | MSTR CLK | Вход тактового сигнала |
| 7 | V _{CC1} | Вывод питания плюс 5 В цифровых блоков |
| 8 | REF | Вход/выход внешнего/внутреннего опорного напряжения |
| 9 | #0V | Вывод общий цифровых блоков |
| 10 | SHIFT CLK | Выход тактового сигнала |
| 11 | EODX | Выход окончания приема данных |
| 12 | DX | Вход данных последовательного порта ЦАП |
| 13 | WORD/ BYTE | Вход управления способом приема/передачи данных |
| 14 | FSX | Вход начала приема данных |
| 15 | NC | Неиспользуемый вывод |
| 16 | NC | Неиспользуемый вывод |
| 17 | 0V | Вывод общий аналоговых блоков |
| 18 | 0V | Вывод общий аналоговых блоков |
| 19 | V _{CC2} | Вывод питания минус 5 В аналоговых блоков |
| 20 | V _{CC3} | Вывод питания плюс 5 В аналоговых блоков |
| 21 | OUT- | Выход аналоговый инвертирующий |
| 22 | OUT+ | Выход аналоговый не инвертирующий |
| 23 | AUX IN- | Вход аналоговый инвертирующий дополнительный |
| 24 | AUX IN+ | Вход аналоговый не инвертирующий дополнительный |
| 25 | IN- | Вход аналоговый инвертирующий основной |
| 26 | IN+ | Вход аналоговый не инвертирующий основной |
| 27 | NC | Неиспользуемый вывод |
| 28 | NC | Неиспользуемый вывод |

1 ОСНОВНЫЕ ТЕХНИЧЕСКИЕ ДАННЫЕ

1.1 Основные электрические параметры при температуре от минус 60 °С до плюс 85 °С представлены в таблице 2.

Таблица 2

| Наименование параметра, единица измерения | Буквенное обозначе- ние пара- метра | Норма параметра | |
|--|--|-----------------|----------|
| | | не менее | не более |
| 1 | 2 | 3 | 4 |
| 1 Выходное напряжение низкого уровня, В | U_{OL} | - | 0,4 |
| 2 Выходное напряжение высокого уровня, В | U_{OH} | 2,4 | - |
| 3 Опорное напряжение на выходе, В | U_{OREF} | 3,0 | 3,3 |
| 4 Напряжение смещения АЦП, мВ | U_{IOD} | - | 70 |
| 5 Напряжение смещения на выходе относительно нулевого потенциала, мВ | U_{OO} | - | 80 |
| 6 Максимальное выходное напряжение относительно нулевого потенциала, В | U_{Omax1} | 3 | - |
| 7 Максимальное выходное напряжение между парафазными выходами, В | U_{Omax2} | 6 | - |
| 8 Ток потребления цифровых блоков от положительного источника питания, мА | I_{CC1} | - | 7 |
| 9 Ток потребления аналоговых блоков от отрицательного источника питания, мА | I_{CC2} | - | -40 |
| 10 Ток потребления аналоговых блоков от положительного источника питания, мА | I_{CC3} | - | 40 |
| 11 Функциональный контроль | ФК | - | - |
| 12. Полные гармонические искажения ЦАП и АЦП, % | ТНД | 58 | - |

1.2 Содержание драгоценных металлов:

- золото - 0,0376 г; 6.10.11
- серебро - 0,0673 г. 0.10.11

в том числе:

золото - 0,0714 г/мм на 28 выводах длиной $(3,5 \pm 0,24)$ мм.

1.3 Цветных металлов не содержится.

2 ГАРАНТИИ ИЗГОТОВИТЕЛЯ

Изготовитель гарантирует соответствие качества данной микросхемы требованиям КФДЛ.431324.008ТУ.ГК при соблюдении потребителем режимов и условий монтажа и эксплуатации, правил хранения и транспортирования, установленных ГОСТ 18725-83.

3 СВЕДЕНИЯ О ПРИЕМКЕ

Микросхемы КМ1178ХК1 соответствуют КФДЛ.431324.008ТУ ГК и признаны годными для эксплуатации.

Приняты по извещению № _____ от 13.02.11 _____ дата

Место для штампа
СКК

подпись лица, ответственного за приемку

Место для штампа "Перепроверка произведена _____" _____ дата

Приняты по извещению № _____ от _____ дата

Место для штампа
СКК

подпись лица, ответственного за приемку

Цена договорная