

# КМ1809ВГ5

Микросхема представляет собой многопротокольный связной контроллер (последовательный многофункциональный контроллер) и предназначена для приема и передачи последовательных синхронных данных в микропроцессорных системах, в составе микро-ЭВМ и других средств вычислительной техники.

Корпус типа 2123.40-6, масса не более 5 г.

Назначение выводов: 1 — вход «выбор микросхемы»; 2 — вход «синхронизация приемника» 3 — вход «входные данные приемника»; 4 — выход «синхронизация флаг»; 5 — выход «готовность приемника»; 6 — выход «готовность данных приемника»; 7 — выход «состояние приемника»; 8 — вход «разрешение приемника»; 9 — общий; 10...17 — входы/выходы «данные», разряды 8...15; 18 — вход «чтение — запись»; 19 — вход «адрес 2»; 20 — вход «адрес 1»; 21 — вход «адрес 0»; 22 — вход «байт»; 23 — вход «синхронизация шины данных»; 24...31 — входы/выходы «данные», разряды 7...0; 32 — напряжение питания; 33 — вход «сброс»; 34 — выход «готовность передатчика»; 35 — выход «запрос данных передатчика»; 36 — выход «ошибка передатчика»; 37 — вход «разрешение передатчика»; 38 — выход «выходные данные передатчика»; 39 — вход «синхронизация передатчика»; 40 — вход «режим контроля».

33	SR	IOS	8D	10
				8
1	CP		9	11
19	A2		10	12
20	A1		11	13
21	A0		12	14
22	BY		13	15
18	PD/WR		14	16
23	SYNDB		15	17
2	SYNRC		7	24
3	IDRC		6	25
8	ERC		5	26
			4	27
40	MOCH		3	28
			2	29
39	SYNTF		1	30
37	ETF		0	31
				4
				5
				6
32	5V			7
9	0V			
				34
				35
				36
				38

Условное графическое обозначение КМ1809ВГ5

## Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня при $I_{\text{вых}}^0 = 1,6$ мА	≤ 0,4 В
Выходное напряжение высокого уровня при $I_{\text{вых}}^1 = 0,1$ мА	≥ 2,4 В
Ток потребления	≤ 150 мА
Ток утечки на входе	≤  ±10  мкА
Ток утечки на выходе	≤  ±20  мкА
Мощность потребления	≤ 0,9 Вт
Время задержки распространения истинных выходных данных $D15...D0$ относительно переднего фронта сигнала $SYNDB$	≤ 170 нс
Время задержки восстановления после считывания выходных данных $D15...D0$ относительно заднего фронта сигнала $SYNDB$	≤ 150 нс
Время задержки распространения выходных последовательных данных $ODTF$ относительно переднего фронта частоты передатчика $SYNTF$	≤ 250 нс

## Предельно допустимые режимы эксплуатации

Напряжение на выходах в закрытом состоянии	0...5,25 В
Выходной ток низкого уровня	≤ 1,6 мА
Выходной ток высокого уровня	≤ 0,1 мА
Длительность фронтов входных сигналов	≤ 10 нс
Емкость нагрузки	≤ 100 пФ
Входная частота $SYNTF$ и $SYNRC$	0...2 МГц