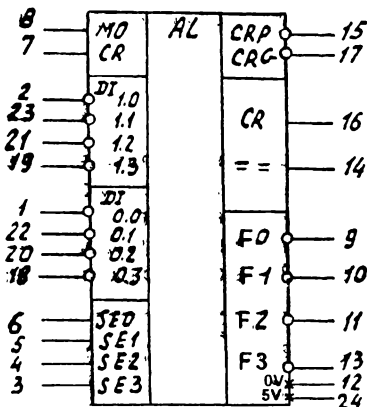


КР1531ИПЗ

Микросхема представляет собой 4-разрядное арифметическо-логическое устройство. Корпус типа 239.24-1, масса не более 6 г.

Назначение выводов: 1, 2, 18...23 — информационные входы $\overline{DIO.0}$, $\overline{DI1.0}$, $\overline{DIO.3}$, $\overline{DI1.3}$, $\overline{DIO.2}$, $\overline{DI1.2}$, $\overline{DIO.1}$, $\overline{DI1.1}$; 3...6 — входы выбора функции $SE3... SE0$; 7 — вход переноса CR ; 8 — вход режима MO ; 9...11, 13 — функциональные выходы $\overline{F0} ... \overline{F3}$; 12 — общий; 14 — выход сравнения с открытым коллектором; 15 — выход распространения переноса \overline{CRP} ; 16 — выход переноса CR ; 17 — выход генерации переноса \overline{CRG} ; 24 — напряжение питания.



Условное графическое обозначение КР1531ИПЗ

Электрические параметры

Номинальное напряжение питания	5 В ±5%
Выходное напряжение низкого уровня при $U_{п}=4,75$ В; $U_{вх}^0=0,8$ В; $U_{вх}^1=2$ В; $I_{вх}^0=20$ мА	≤ 0,5 В
Выходное напряжение высокого уровня при $U_{п}=4,75$ В; $U_{вх}^0=0,8$ В; $U_{вх}^1, U_{вх}^1=-1$ мА	≥ 2,7 В
Входной ток низкого уровня при $U_{п}=5,25$ В; $U_{вх}^0=0,5$ В:	
по входу \overline{MO}	≤ −0,6 мА
по входам $\overline{DIO}, \overline{DI1}$	≤ −1,8 мА
по входу \overline{SEn}	≤ −2,4 мА
по входу \overline{CR}	≤ −3 мА
Входной ток высокого уровня при $U_{п}=5,25$ В;	
$U_{вх}^1=2,7$ В	≤ 20 мкА
Ток потребления при $U_{п}=5,25$ В; $U_{вх}^1=4,75$ В;	
$U_{вх}^0=0$ В	≤ 65 мА
Выходной ток высокого уровня при $U_{п}=5,25$ В	≤ 250 мкА

Время задержки распространения сигнала при
включении (выключении) при $U_{п} = 5$ В; $C_{н} = 50$ пФ;
 $R_{н} = 500$ Ом:

от входа $\overline{DI0}$ или $\overline{DI1}$ к выходу CR	≤ 14 ; ≤ 13 нс
от входа $\overline{DI0}$ или $\overline{DI1}$ к выходу \overline{CRG}	$\leq 8,5$ нс
от входа $\overline{DI0}$ или $\overline{DI1}$ к выходу \overline{CRP}	$\leq 8,5$; 8 нс
от входа $\overline{DI0}$ или $\overline{DI1}$ к выходу $\overline{F_1}$	≤ 10 нс
от любого $\overline{DI0}$ или $\overline{DI1}$ к любому \overline{F}	≤ 11 ; $\leq 11,5$ нс
от входа CR к выходу \overline{F}	$\leq 9,5$ нс
от входа CR к выходу CR	≤ 9 ; 9,5 нс
от входа $\overline{DI0}$ или $\overline{DI1}$ до выхода сравнения	$\leq 13,5$ нс