

KP1628PP3, KP1628PP3A

Микросхемы представляет собой электрически стираемое перепрограммируемое постоянное запоминающее устройство с ёмкостью 4 кбит (512×8) у KP1628PP3 и 2 кбит у KP1628PP3A. Применяются совместно с KP1853BE1 и их аналогами. Предназначены для хранения информации о настройке радиоканала телевизора и значений регулировок, сделанных изготовителем телевизора. Информация сохраняется после отключения питания. Операции считывания и программирования выполняются через ИМ-шину. Входные и выходные сигналы ТТЛ-уровня. Вход выбора адресных вариантов OPT дает возможность работы параллельно двух микросхем, чтобы увеличить объем памяти до 8192 бит. Имеют встроенный генератор тактовых импульсов и устройство для формирования напряжений программирования. Корпус типа 201.8-1, масса не более 1 г.

Назначение выводов: 1 — общий; 2 — вход защиты \bar{S} ; 3 — вход выбора адресных вариантов OPT; 4 — вход сброса \bar{RES} ; 5 — вход/выход данных (ИМ-шина), IMC ; 6 — вход подтверждения (ИМ-шина), IMI ; 7 — вход тактовый (ИМ-шина), IMD ; 8 — напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В ±5%
Входное напряжение низкого уровня	≤ 0,8 В
Входное напряжение высокого уровня	≥ 2,4 В
Ток потребления	≤ 60 мА
Длительность стирания/записи	≤ 30 мс
Частота тактирования ИМ-шины	≤ 170 кГц