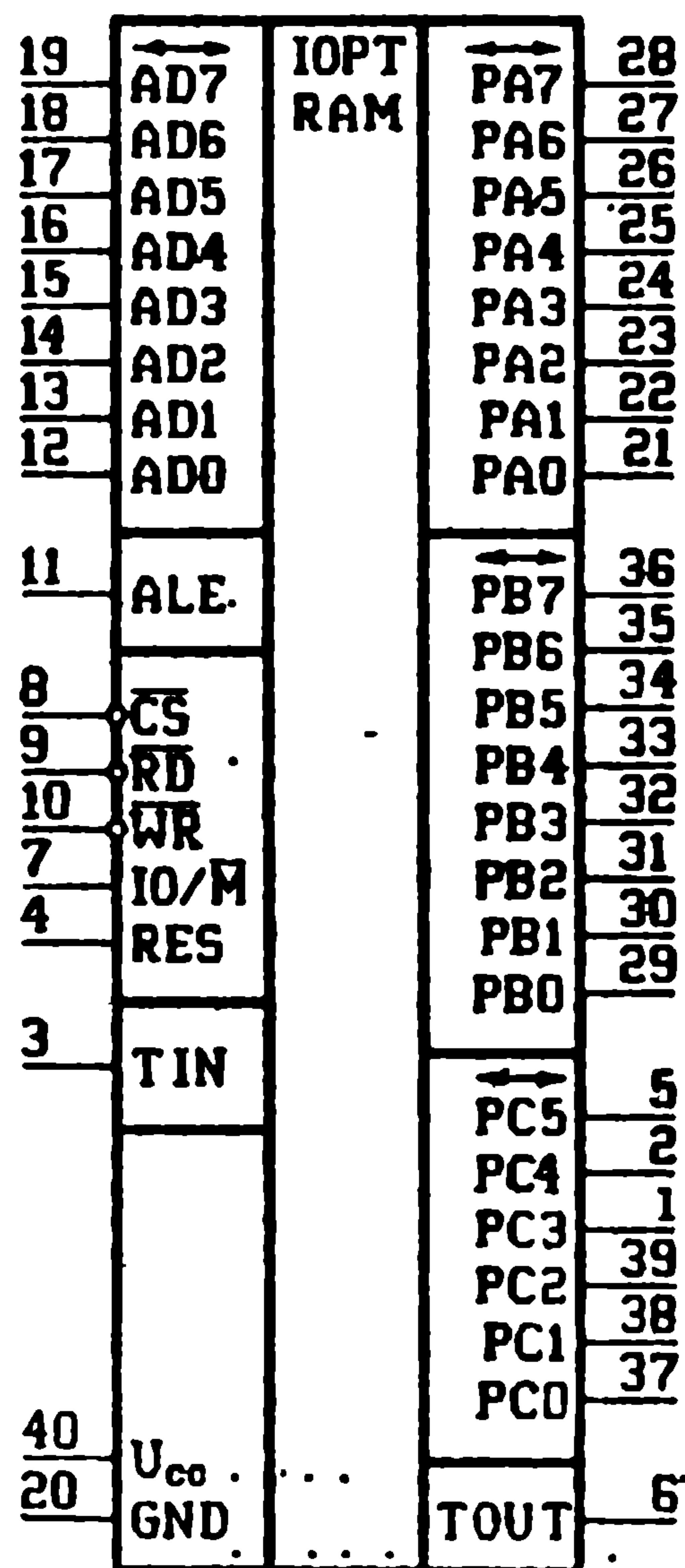


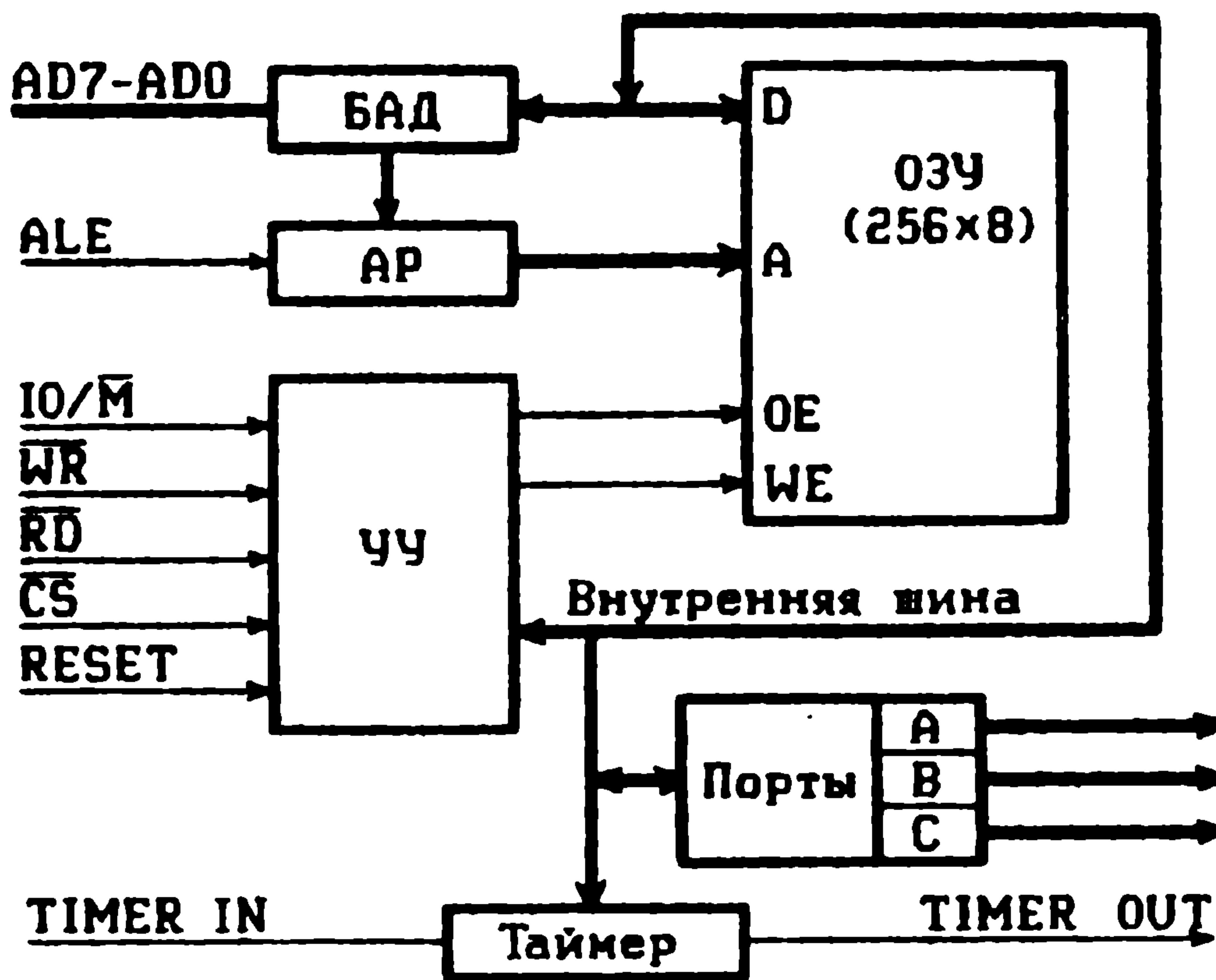
КР1821РУ55

Микросхема представляет собой статическое оперативное запоминающее устройство емкостью 2048 бит (256×8) с портами ввода/вывода (два 8-битовых и один 6-битовый) и 14-битовым программируемым таймером. В состав блока устройства управления (УУ), который воспринимает внешние сигналы управления и вырабатывает внутренние сигналы, управляющие работой всех блоков, входят: регистр управляющего слова, называемый также регистром команд, и регистр слова состояния. Блок таймера содержит 14-битовый вычитающий счетчик, 16-битовый регистр хранения, схему формирования выходного сигнала и схему управления таймером. Все разряды одинаковых портов А и В используются для ввода или вывода параллельно. Содержит 20 000 интегральных элементов. Корпус типа 2123.40-1, масса не более 6,5 г.



Условное графическое обозначение КР1821РУ55

Назначение выводов: 1, 2, 5, 37...39 — выходы двунаправленной 6-разрядной шины ввода/вывода данных порта С; 3 — вход синхроимпульсов таймера; 4 — вход сигнала сброса; 6 — выход сигнала таймера; 7 — вход выборки порта ввода/вывода или памяти; 8 — вход выборки; 9 — вход управления чтением данных из ИС; 10 — вход управления записью данных в ИС; 11 — вход разрешения фиксации адреса внутри ИС; 12...19 — входы двунаправленной мультиплексной 8-разрядной шины адрес/данные; 20 — общий; 21...28 — выходы двунаправленной 8-разрядной шины ввода/вывода данных порта А; 29...36 — выходы двунаправленной 8-разрядной шины ввода/вывода данных порта В; 40 — напряжение питания.



Структурная схема КР1821РУ55:
 АР — адресный регистр; БАД — буфер адреса/данных

Электрические параметры

Напряжение питания	5 В ± 10%
Выходное напряжение низкого уровня	≤ 0,4 В
Выходное напряжение высокого уровня	≥ 3 В
Ток потребления в режиме обращения	≤ 5 мА
Время выборки адреса	≤ 400 нс