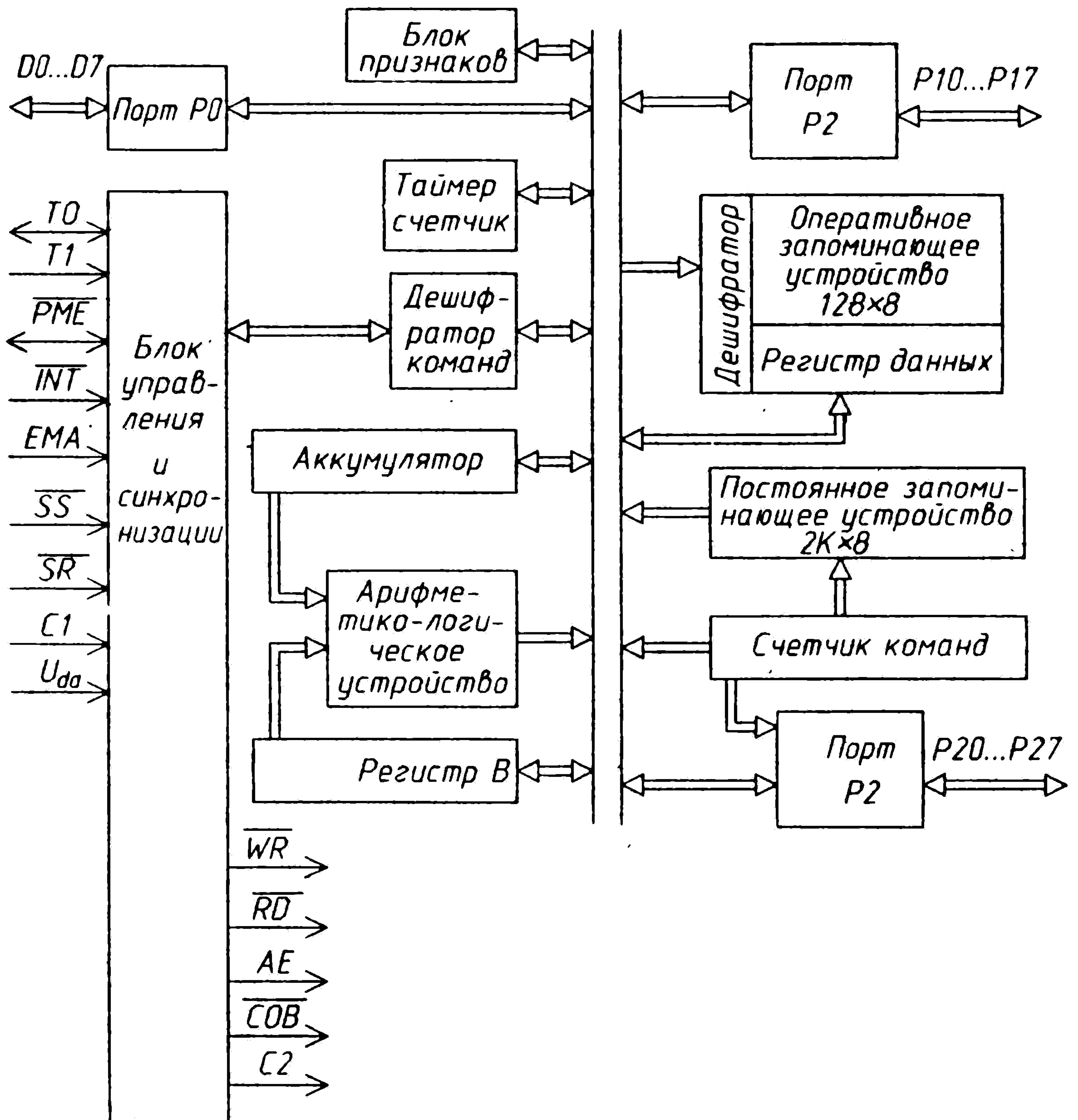


КА1835ВГ14, КР1835ВГ14

Микросхемы представляют собой однокристалльную 8-разрядную микро-ЭВМ и предназначены для управления конвейерами, металлорежущими станками, технологическим оборудованием, роботами, манипуляторами, в контрольно-измерительной и бытовой технике, в качестве контроллера клавиатуры персональной ЭВМ. В состав ИС входят: 8-разрядное АЛУ, ПЗУ программ емкостью 2 кбайта, регистровое ОЗУ данных емкостью 128 байт, устройство управления, 8-битный программируемый таймер/счетчик событий, программно управляемые схемы ввода/вывода (27 линий). Архитектура обеспечивает возможность прямой адресации внешнего ОЗУ емкостью 256 байт. Корпуса типов 4222.48-2 и 2123.40-5.

Назначение выводов в корпусе 4222.48-2: 1, 12, 13, 24, 25, 36, 37, 48 — свободные; 2 — вход внешнего прерывания \overline{INR} ; 3 — вход режима работы с внешним/внутренним ПЗУ EMA ; 4 — выход чтения \overline{RD} ; 5 — вход/выход режима тестирования внешнего

ПЗУ, управляемая считыванием из внешней памяти \overline{PME} , \bar{b} — выход записи \overline{WR} ; 7 — выход разрешения фиксации адреса ALE ; 8...11, 14...17 — входы/выходы порта P0 $D0...D7$ (BUS); 18 — общий; 19...22, 35, 38...40 — входы/выход порта 2 $P20...P27$; 23 — выход управления дополнительным портом \overline{PROG} ; 26 — вход микрopotребления U_{DD} ; 27...34 — входы/выходы порта P1 $P10...P17$; 41 — тестовый вход $T1$; 42 — напряжение питания; 43 — тестовый вход/выход $T0$; 44 — вход подключения внешнего генератора (кварца) $C1$; 45 — выход подключения внешнего генератора (кварца) $C2$; 46 — вход установки в «0» \overline{SR} ; 47 — вход пошагового выполнения программ \overline{SS} .



Структурная схема КА1835ВГ14, КР1835ВГ14

Назначение выводов в корпусе 2123.40-5: 1 — тестовый вход/выход; 2 — вход подключения внешнего генератора (кварца); 3 — выход подключения внешнего генератора (кварца); 4 —

вход установки в « \bar{U} »; 5 — вход пошагового выполнения программ; 6 — вход внешнего прерывания; 7 — вход режима работы с внешним/внутренним ПЗУ; 8 — выход чтения; 9 — вход/выход режима тестирования внешнего ПЗУ, управления считыванием из внешней памяти; 10 — выход записи; 11 — выход разрешения фиксации адреса; 12...19 — входы/выходы порта P0 D0...D7 (BUS); 20 — общий; 21...24, 35...38 — входы/выходы порта P2 P20...P27; 25 — выход управления дополнительным портом; 26 — вход микропотребления; 27...34 — входы/выходы порта P1 P10...P17; 39 — тестовый вход; 40 — напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В \pm 10%
Выходное напряжение высокого уровня	$\geq (U_n - 0,4)$ В
Выходное напряжение низкого уровня	$\leq 0,4$ В
Ток потребления статический	≤ 1 мА
Рабочая частота	5; 8 МГц