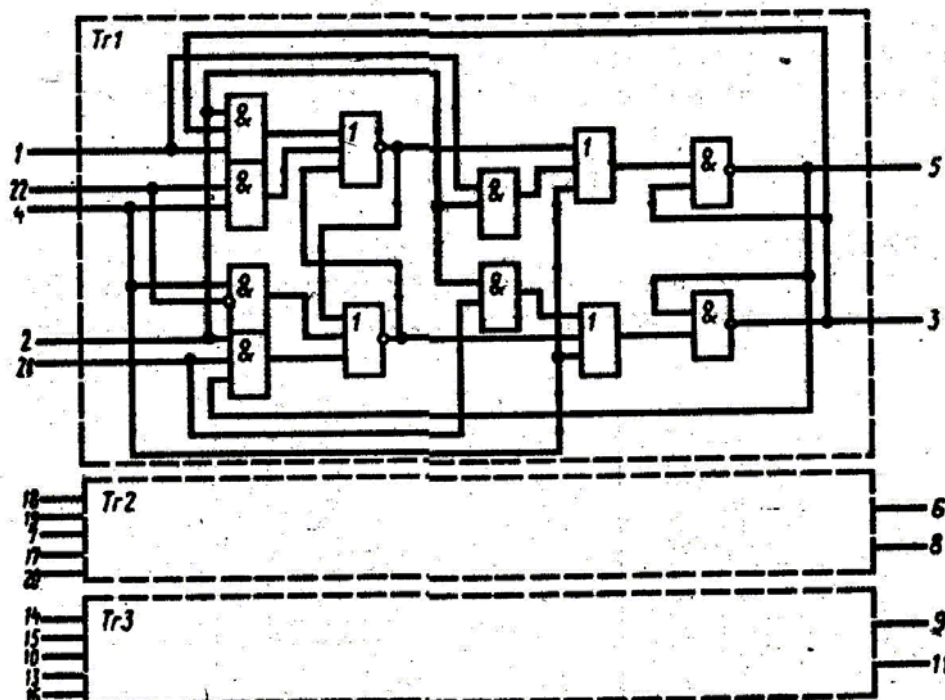


КР501ТК1 (К501ТК1П)

Микросхема представляет собой строенный одноконтный двухступенчатый комбинированный (JKD) триггер. Р-МОП технология. Содержит 583 интегральных элемента. Корпус типа 2130.24-1, масса не более 3,6 г.



Назначение выводов: 1 — вход J1; 2 — вход T1; 3 — выход Q1; 4 — вход TD1; 5 — выход Q1; 6 — выход Q2; 7 — вход TD2; 8 — выход Q2; 9 — выход Q3; 10 — вход TD3; 11 — выход Q3; 12 — общий; 13 — вход T3; 14 — вход J3; 15 — вход D3; 16 — вход K3; 17 — вход T2; 18 — вход J2; 19 — вход D2; 20 — вход K2; 21 — вход K1; 22 — вход D1; 23 — напряжение смещения; 24 — напряжение питания.

Электрические параметры

Напряжение питания	-12 В±10%
Напряжение смещения	-27 В±10%
Выходное напряжение высокого уровня	> -9,5 В
Выходное напряжение низкого уровня	< -1 В
Входное напряжение высокого уровня	> -8,5 В
Входное напряжение низкого уровня	< -2 В
Помехоустойчивость	< 1,0 В
Ток потребления от источника питания	< 2,6 мА
Ток потребления от источника смещения	< 2 мА
Входной ток высокого уровня	< 1,8 мкА
Потребляемая мощность	< 100 мВт
Частота переключения	< 200 кГц
Время перехода из состояния высокого уровня в состояние низкого уровня	< 3,0 мкс
Время перехода из состояния низкого уровня в состояние высокого уровня	< 0,5 мкс

Предельно допустимые режимы эксплуатации

Напряжение положительной полярности на любом выводе	< 0,3 В
Напряжение источника питания	-15 В
Напряжение смещения	-30 В
Входное напряжение	-30 В
Выходное напряжение	-20 В
Температура окружающей среды	-45...+70°C
Многократное циклическое изменение температуры	-45...+70
Относительная влажность воздуха при +25°C	до 98%
Вибрационные нагрузки (1-600 Гц)	до 10 g
Многократные удары с ускорением	до 75 g
Линейные нагрузки с ускорением	до 25 g

Общие рекомендации по применению

Допустимое значение статического потенциала — 30 В.

Допускается использовать ИС в режиме отбора тока (0,4 мА) в состоянии низкого уровня на выходе при увеличении напряжения низкого уровня до -2 В. Допускается отбор тока (1 мА) в состоянии низкого уровня без сохранения уровня. Допускается уменьшение выходного напряжения высокого уровня до -6,5 В в состоянии высокого уровня при подключении резистора $R_m=13$ кОм между контролируемым и общим выводами. Одновременно допускается отбор тока со всех выводов.

Число допускаемых перепаяк — не более 2. Групповая пайка при температуре до 295 °С, продолжительность не более 4 с.