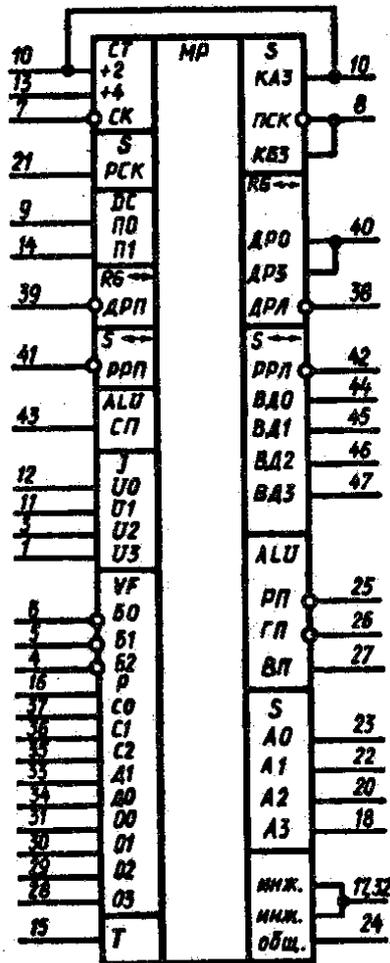


# 582ИК1, 582ИК1А, К582ИК1, КР582ИК1

Микросхемы представляют собой 4-разрядный параллельный микропроцессор. Количество микрокоманд – 4608; количество регистров общего назначения – восемь одноадресных.

Содержат 4950 интегральных элементов. Корпуса типа 244.48-3 и 413.48-3 (КР582ИК1), масса не более 6 г.



## Назначение выводов

1,3, 11, 12 — вход информации 3, 2, 1 и 0 разрядов; 2, 19, 48 — свободные; 4, 5, 6 — входы инверсные дешифрации РОН по каналу Б, 2, 1 и 0 разрядов (код операции); 7 — вход включения счетчика команд инверсный; 8 — выход переноса счетчика команд инверсный, выход старшего разряда Б - коммутатора в старший позиции; 9, 14 — вход управления относительной позицией микропроцессора, 0 и 1 разрядов; 10 — вход увеличения на 2 содержимого счетчика команд в младшей позиции, выход старшего разряда А — коммутатора в старшей позиции; 13 — вход увеличения на 4 содержимого счетчика команд (пропуск трех команд) в младшей позиции; 15 — вход синхронизации; 16 — вход разрешения передачи данных из РОН по каналу Б (код операции); 17 — шина инжектора + (напряжение питания); 18, 20, 22, 23 — выходы адреса 3, 2, 1 и 0 разрядов; 21 — вход разрешения передачи содержимого счетчика команд на выход адреса; 24 — общий; 25 — выход распространения переноса АЛУ инверсный; 26 — выход генерирования переноса АЛУ инверсный; 27 — выход последовательного переноса АЛУ; 28, 29, 30, 31 — входы операционного поля ПЛМ 3, 2, 1 и 0 разрядов (код операции); 32 — шина инжектора + (напряжение питания объединить с выводом 17); 33, 34 — входы D — поля ПЛМ 1 и 0 разрядов (код операции); 35, 36, 37 — входы С — поля ПЛМ 2, 1 и 0 разрядов (код операции); 38 — вход/выход инверсный, связанный со старшим разрядом дополнительного регистра (сдвиг влево/вправо); 39 — вход/выход, связанный с младшим разрядом дополнительного регистра (сдвиг влево/вправо); 40 — выход младшего разряда дополнительного регистра в младшей позиции, выход старшего разряда дополнительного регистра в старшей позиции; 41 — вход/выход инверсный, связанный с младшим разрядом рабочего регистра (сдвиг влево/вправо); 42 — вход/выход инверсный, связанный со старшим разрядом рабочего регистра (сдвиг вправо/влево); 43 — выход переноса АЛУ; 44, 45, 46, 47 — выходы данных 0, 1, 2 и 3 разрядов.

## Электрические параметры

Тактовая частота (КР582ИК1)	600 кГц
Напряжение питания	1,2...5 В
Выходное напряжение низкого уровня	< 0,4 В
Напряжение инжектора (выводы 17 и 32 объединены)	< 1,5 В
Входное напряжение	<  -1,5  В
Входной ток высокого уровня	
по выводам 10, 38, 39, 41, 42	< 600 мкА
по выводам 7, 15	< 500 мкА
по остальным выводам	< 250 мкА
Выходной ток высокого уровня	
582ИК1, К582ИК1	< 320 мкА
КР582ИК1	400...650 мкА
Ток инжектора	145 мА ± 10%
Потребляемая мощность	< 240 мВт
Время задержки распространения	
от входов информации до выхода данных	
по каналу А, минуя АЛУ	< 500 нс
от входа синхронизации до выхода данных	
с РОН через АЛУ	< 1200 нс
Емкость нагрузки	
по выводам 18, 20, 22, 23, 25...27	< 400 пФ
по выводам 40, 44...47	
582ИК1	< 400 пФ
К582ИК1, КР582ИК1	< 300 пФ
по выводам 8, 10, 38, 39, 41, 42	< 100 пФ

Сохраняемость	25 лет
Минимальная наработка	100 000 ч
Прогнозируемая долговечность до наступления первого отказа с учетом 90-% доверительных интервалов	53 000 ч

### **Предельно допустимые режимы эксплуатации**

Ток питания	130...160 мкА
Входное напряжение высокого уровня	3,3 В
Входной ток	1,2 мА
Выходное напряжение высокого уровня	3,3 В
Температура окружающей среды	
582ИК1	-40...+100°C
582ИК1А	-40...+125°C
КР582ИК1	-10...+70°C
Относительная влажность воздуха при +40°C (КР582ИК1)	до 98%
Вибрационные нагрузки (КР582ИК1, 1-3000 Гц)	до 20 g
Многokратные удары с ускорением (КР582ИК1)	до 150 g
Линейная нагрузка с ускорением (КР582ИК1)	до 200 g
Одиночные удары с ускорением (КР582ИК1)	до 1000 g