

## ОБЩАЯ ХАРАКТЕРИСТИКА

Серии 584, КР584 состоят из интегральных инжекционных схем повышенной функциональной сложности.

Микросхемы предназначены для применения в качестве контроллеров технологического процесса.

## СОСТАВ СЕРИЙ:

- 584ВМ1 - Четырехразрядный микропроцессор  
 584ВУ1 - Блок микропрограммного управления  
 584ВГ1 - Контроллер состояний  
 КР584ИК1А, Б, В - Четырехразрядный наращиваемый микропроцессор

Корпус. Для ИС 584ВГ1 прямоугольный металлокерамический 4134.48-2 (рис. 60)

Для ИС 584ВМ1, 584ВУ1 прямоугольный 244.48-8 (в планарном исполнении) (рис. 18)

Для ИС КР584ИК1А, Б, В прямоугольный пластмассовый 2123.40-5 (рис. 48)

Электрические параметры микросхем приведены в таблицах I-4.

Ток питания:  $I_n = 130 \text{ мА} \pm 10\%$

## ЭЛЕКТРИЧЕСКИЕ ПАРАМЕТРЫ

Таблица I

Обозначение параметра	КР584ИК1А	КР584ИК1Б	КР584ИК1В
$I_n, \text{ мА}$	130±10	130±10	130±10
$I'_{\text{вх}}, \text{ мА, не более}$	0,25	0,375	0,75
$U_{\text{д}}, \text{ В, не менее}$	-1,5	-1,5	-1,5
$I'_{\text{вых}}, \text{ мА, не более}$	0,25	0,375	0,75
$t_{\text{зд}}, t_{\text{зд}'}^{\text{д}}$ , нс, не более			
Шин вх. → Шин вых.	750	750	750
минуя АЛУ, канал А			
Шин вх. → Шин вых.	1400	1400	1400
через АЛУ, канал А			
Шин АДР по сигналу "приоритет"	480	480	480
вх. ПАЛУ → Шин вых.	1200	1200	1200
вых ПАЛУ относительно вх. ПАЛУ	800	800	800
Шин вх. → Шин вых.			
через АЛУ, канал В	1500	1500	1500

Продолжение табл. I

Обозначение параметра	КР584ИКИА	КР584ИКИБ	КР584ИКИВ
Шин вх. → СТ.БИТ канала А	560	560	560
Шин вх. → СТ.БИТ канала В	680	680	680
$U^0$ вых., В, не более	0,4	0,4	0,4
$U^1$ вых., В, не менее	2,4	2,4	2,4
$t_4$ , мкс, не более	2,0	2,0	2,0

Таблица 2

Обозначение параметра	Классификационные параметры		
	$I^1$ вх., мА	$I^1$ вых. max мА	Функционирование
КР584ИКИА	0,25* 0,5*	0,25*1 0,5*2	Выполняются все типы операций
КР584ИКИБ	0,375* 0,75**	0,375*1 0,75*2	
КР584ИКИВ	0,75* 1,0**	0,75*1 1,0*2	

\* - для выводов I-5, II, I6, I7, 21, 22, 24, 25, 30, 36-39

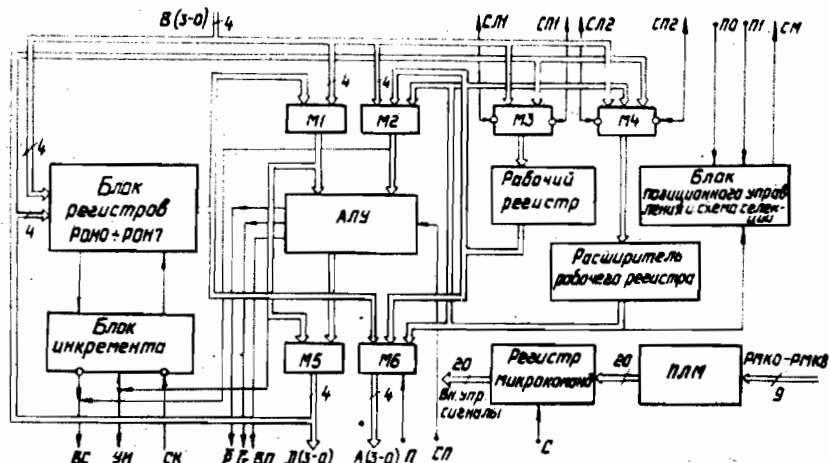
\*\* - для выводов I8, 26

\*1 - для выводов 8, I2-I5, I9, 28, 29, 31, 32, 33-35

\*2 - для выводов 6, 7, 9, I0, 23

Таблица 3

Обозначение параметра	584ВМИ	584ВВИ
$I$ инж, мА	180+15%	150+15%
$U_{инж}$ , В, не менее	1,0	1,0
не более	1,4	1,4
$U^0$ вых., В, не более	0,4	0,4
$I^1$ вых., мА, не более	-	0,6
для выводов: 06, 09, II, I2, 27	0,6	-
для выводов: I0, I4-I7, 23, 33, 34, 36, 37, 39, 40, 41	0,05	-
$t_{30,p}; t_{30,r}$ , нс, не более		
DI → DO, минуя А И, канал А	320	-
DI → DO, минуя А И, канал А	600	-
А по сигналу РСР	280	-
А ИСИГН → DO	500	-
А ИСОИТ относительно А ИСИГН	275	-



- 1-5, 36-39 - Шины микрокоманд (РМК0-РМК3)  
 6, 7, 9, 10 - Двухнаправленные шины для распространения сдвигов в РР и РРР (СП1, СП2, СП1, СП2)  
 8 - "0P" РРР младшей БИС I; "4P" старшей БИС (СМ)  
 11 - Вход переноса АЛУ (СП)  
 12-15 - Шина выхода (Д0-Д3)  
 16, 17, 24, 25 - Шина входа (В0-В3)  
 18 - вход переноса программного счетчика (СК)  
 19 - выход переноса программного счетчика (РОН7) в старшей позиции выход старшего бита шины "А" (ВС)  
 23 - В младшей БИС задает коэффициент пересчета в РОН7, в старшей - выход старшего бита шины "В" (УИ)  
 21, 22 - Двухразрядная шина, задающая позицию БИС внутри процессора (Ю, П)  
 20 - общий  
 26 - вход синхронизации ( $\bar{G}$ )  
 27, 40 - вывод инжектора  
 28, 29, 31, 32 - шины адреса (А0-А3)  
 30 - вход управления индикацией РОН7 на шине А(П)  
 33, 34 - выход генерации ускоренного переноса (Р)  
 35 - выход переноса АЛУ (ВП)

КР584ИКИ