

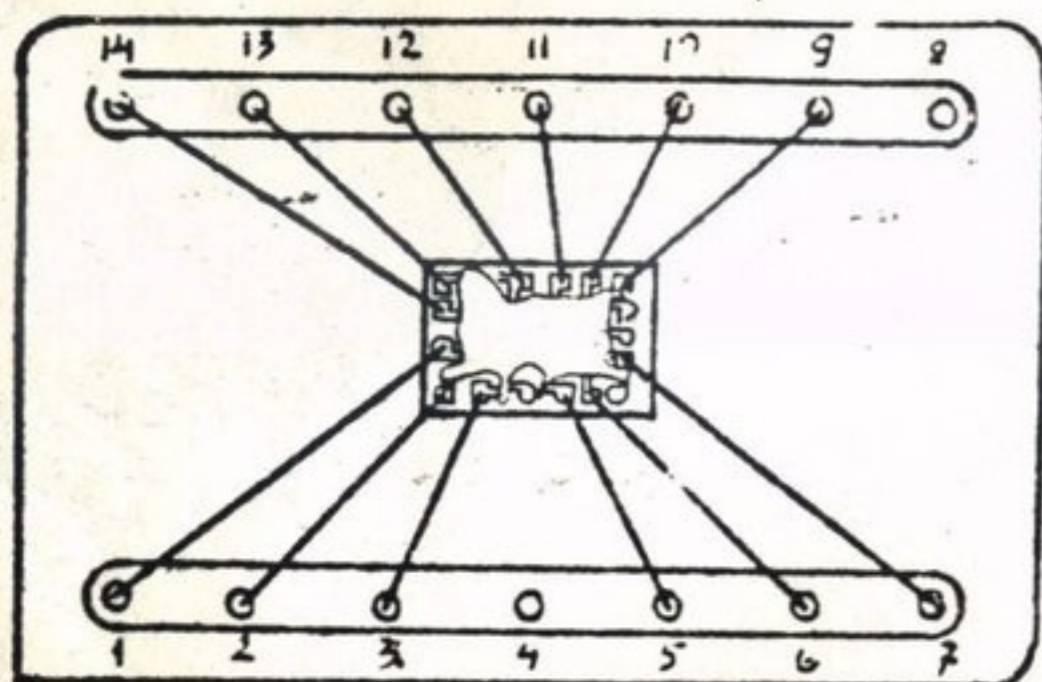
Экспериментальные образцы.

Функциональное назначение: малощумящий усилитель низкой частоты с АРУ. Напряжение питания $4 В \pm 10\%$, потребляемая мощность 3,2 мВт.

ОСНОВНЫЕ ЭЛЕКТРИЧЕСКИЕ ПАРАМЕТРЫ.

Наименование параметра, ед. измерения	Обозн. парам.	Норма параметра	Режим измерения					Примечания
			$U_{ин}$	$U_{вх}$	$U_{вых}$	f	t°	
			В	мВ	мВ	кГц	°С	
Ток потребления, не более, мА	I_n	0,8	4,4	0	0	—	25 ± 10	
Коэффициент усиления в пределах	$K_{y,r}$	1000 ÷ 5500	4,0	0,02	—	1,0	25 ± 10	от минуса 20 до +55
Выходное напряжение, мВ, не менее	$U_{вых}$	300	4,0	2	—	1,0	25 ± 10	
Коэффициент гармоник, не более, %	K_r	5,0	4,0	2	—	1,0	25 ± 10	
Приведенное ко входу напряжение шумов, не более, мкВ	$U_{ш}$	0,7	4,0	—	—	0,2 ÷ 6,3	25 ± 10	
Нестабильность выходного напряжения при изменении входного сигнала в заданных пределах, не более, дБ	$\Delta U_{вых}/U_{вх}$	6,0	4,0	0,06 ÷ 2,0	—	1,0	25 ± 10	
Нестабильность выходного напряжения в рабочем диапазоне напряжения питания и температуры окружающей среды, не более, дБ	$\Delta U_{вых}$	4,0	3,2 ÷ 4,4	2	—	1,0	от минуса 20 до +55	
Время срабатывания, не более, мсек	t_1	25,0	4,0	0,02 - 2,0	—	1,0	25 ± 10	
Время восстановления, в пределах, сек	t_2	0,5 ÷ 2,5	4,0	2,0 - 0,06	—	1,0	25 ± 10	
Входное сопротивление, не менее, КОм	$R_{вх}$	50	4,0	—	100	1,0	25 ± 10	
Коэффициент неравномерности АЧХ в полосе рабочих частот, не более, дБ	$K_{нр АЧХ}$	3,0	4,0	—	77,75	0,2 - 7,0	25 ± 10	
Максимальное допустимое напряжение источника питания, В	$U_{пит max}$	$6,0 \pm 10\%$	$6,0 \pm 10\%$	—	—	—	—	
Максимально допустимое напряжение входного сигнала, мВ	$U_{вх max}$	6,0	—	—	—	—	—	

Разводка кристалла в технологической таре.



Основная схема включения микросхемы

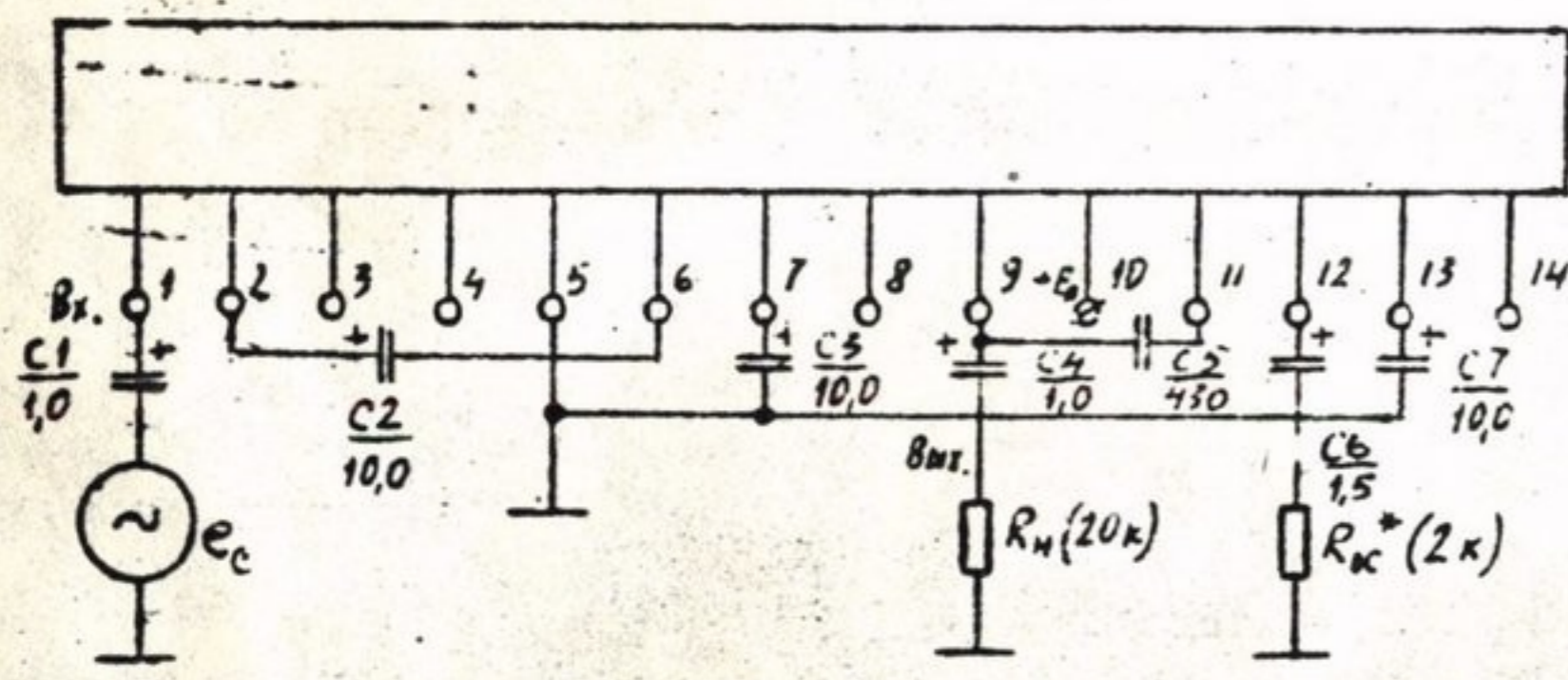
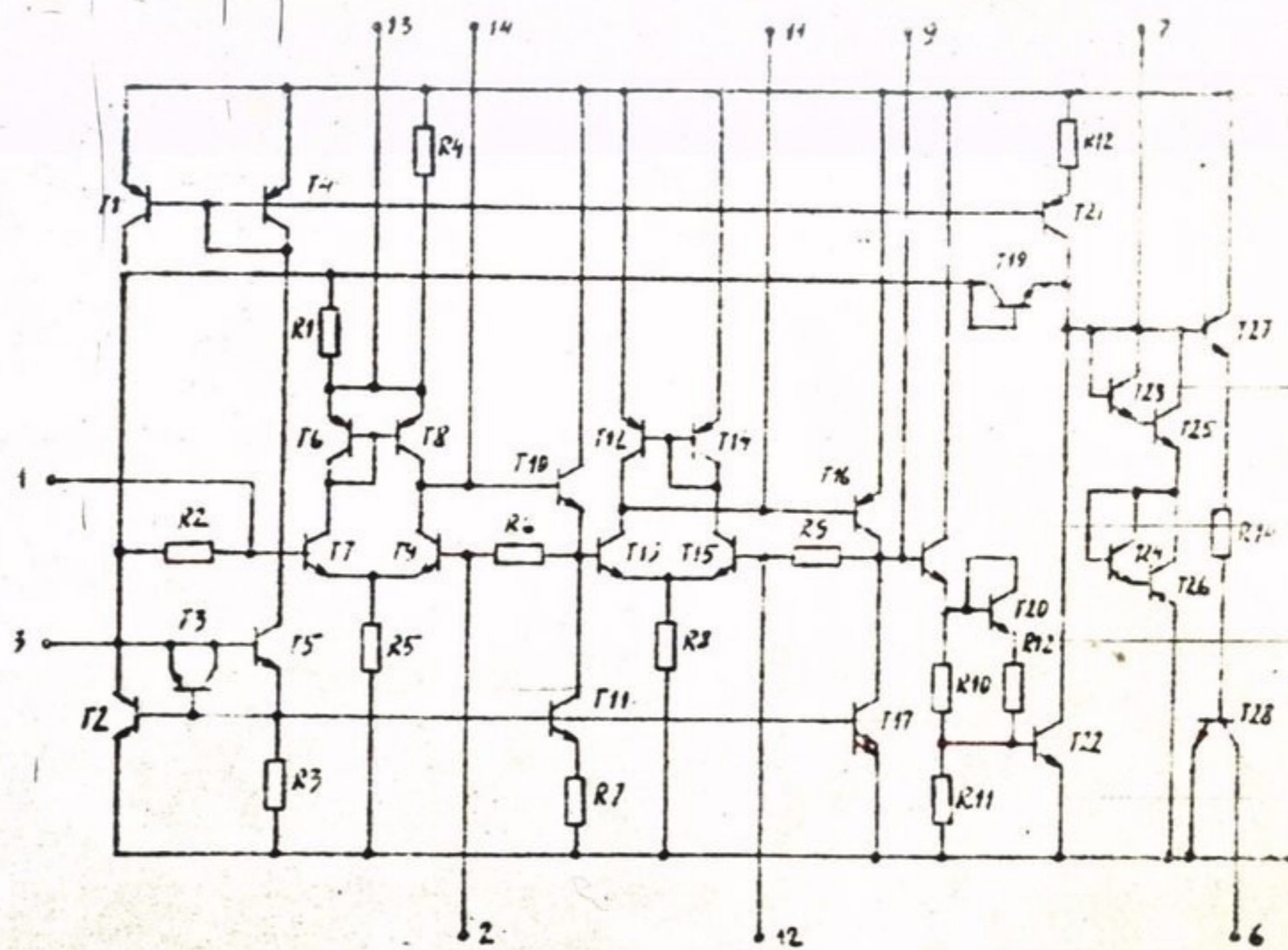


СХЕМА ЭЛЕКТРИЧЕСКАЯ ПРИНЦИПИАЛЬНАЯ



УСЛОВИЯ ЭКСПЛУАТАЦИИ: температура окружающей среды от минус 20°С до +55°С; относительная влажность воздуха до 98% при температуре +35°С; циклические изменения температур, вибрационные нагрузки в диапазоне 10-2000 Гц с ускорением до 5g. УКАЗАНИЯ ПО УСТАНОВКЕ И МОНТАЖУ в соответствии с разделом 10 ОТУ НПО.073.004 ТУ и 9 3.421.015 ТУ. Допустимое количество монтажа микросхем на платы не более двух раз; установка и извлечение микросхем из контактирующих устройств должна производиться при выключенном источнике питания; микросхемы в блоках аппаратуры рекомендуется покрывать лаком УР-231 МРТУ6-ИС-363-59 в три слоя; при монтаже микросхем следует принимать меры защиты от статического электричества согласно ОСТ 11 АЛС.336.013-73.